



19



OFICINA ESPAÑOLA DE
PATENTES Y MARCAS

ESPAÑA

11 Número de publicación: **2 356 732**

51 Int. Cl.:
G01D 5/249 (2006.01)
G01D 5/347 (2006.01)

12

TRADUCCIÓN DE PATENTE EUROPEA

T3

96 Número de solicitud europea: **03017161 .5**
96 Fecha de presentación : **29.07.2003**
97 Número de publicación de la solicitud: **1403623**
97 Fecha de publicación de la solicitud: **31.03.2004**

54 Título: **Procedimiento para la determinación de una posición absoluta.**

30 Prioridad: **25.09.2002 DE 102 44 547**

45 Fecha de publicación de la mención BOPI:
12.04.2011

45 Fecha de la publicación del folleto de la patente:
12.04.2011

73 Titular/es: **DR. JOHANNES HEIDENHAIN GmbH**
Postfach 12 60
83292 Traunreut, DE

72 Inventor/es: **Mittmann, Rudolf**

74 Agente: **Ungría López, Javier**

ES 2 356 732 T3

Aviso: En el plazo de nueve meses a contar desde la fecha de publicación en el Boletín europeo de patentes, de la mención de concesión de la patente europea, cualquier persona podrá oponerse ante la Oficina Europea de Patentes a la patente concedida. La oposición deberá formularse por escrito y estar motivada; sólo se considerará como formulada una vez que se haya realizado el pago de la tasa de oposición (art. 99.1 del Convenio sobre concesión de Patentes Europeas).

DESCRIPCIÓN

- 5 **[0001]** La invención se refiere a un procedimiento para la determinación de una posición absoluta de acuerdo con la reivindicación 1 así como a una instalación de medición de la posición para la realización del procedimiento.
- 10 **[0002]** En muchos campos, para la determinación de la posición de dos cuerpos móviles entre sí se emplean muchas veces instalaciones de medición de la posición absoluta. Las instalaciones de medición de la posición absoluta tienen, frente a los sistemas de medición puramente incremental, la ventaja de que en cualquier posición relativa se puede emitir también sin interrupción de la energía de alimentación inmediatamente una información de la posición correcta.
- 15 **[0003]** La posición absoluta es representada en este caso por un código, que está dispuesto en varias pistas que se extienden paralelas entre sí, por ejemplo como código Gray.
- 20 **[0004]** Especialmente economizadora de espacio es la disposición de la información de la posición en una única pista de código con elementos de código dispuestos unos detrás de los otros en la dirección de medición. Los elementos de código están dispuestos en este caso unos detrás de otros en distribución pseudos-aleatoria, de manera que un número determinado de elementos de código sucesivos forma en cada caso un patrón de código o bien un patrón binario, que define de manera unívoca la posición absoluta como palabra de código. En el caso del desplazamiento de la instalación de exploración en un único elemento de código, se forma ya un patrón de código nuevo y sobre toda la zona de medición a detectar de forma absoluta está disponible una secuencia de palabras de código diferentes. Un código secuencial de este tipo se designa como código de cadena o como código pseudo-aleatorio.
- 25 **[0005]** En instalaciones de medición de la posición pueden aparecer errores, por ejemplo, a través de contaminación parcial de la escala, en la secuencia binarias que forma la palabra de código, que provocan una determinación errónea de la posición absoluta.
- 30 **[0006]** Ya se han propuesto procedimientos para la detección de un error de este tipo. En el documento EP 0 789 226 B1 se propone a tal fin explorar con una instalación de exploración al mismo tiempo al menos tres patrones de códigos diferentes completos de la escala y a partir de ellos formar palabras de códigos. Las distancias reales de las palabras de códigos son comparadas con las distancias teóricas, con lo que a partir de las palabras de códigos detectadas al mismo tiempo se utiliza una palabra de código reconocida como correcta y las palabras de códigos reconocidas como erróneas son excluidas del procesamiento posterior.
- 35 **[0007]** A través de este procedimiento se eleva la fiabilidad o bien la seguridad funcional de una instalación de medición de la posición. Pero es un inconveniente que una palabra de código es excluida ya como errónea cuando solamente un único bit de la secuencia binaria es erróneo. Para conseguir una alta fiabilidad y seguridad funcional de la instalación de medición de la posición, deben explorarse al mismo tiempo muchas palabras de códigos.
- 40 **[0008]** En el documento DE 195 06 019 C2 se describe un procedimiento para la detección de errores. En este caso, se parte de que en el caso de una modificación de la posición, la nueva palabra de código debe coincidir con una palabra de código de la etapa de medición precedente o de la etapa de medición siguiente. Solamente en caso de coincidencia de la nueva palabra de código con una palabra de código vecina se asocia a la nueva palabra de código una posición absoluta. Se publica también una rutina de errores para la determinación de un error. En este caso, se invierten sucesivamente bits de la nueva palabra de código y se comparan para la determinar la coincidencia con el bit correspondiente de las palabras de códigos vecinas. Esta rutina se realiza hasta que se establece una coincidencia de la nueva palabra de código con una palabra de código vecina. Los bits, que deben invertirse hasta la coincidencia, se reconocen como erróneos, con lo que se pueden reconocer también elementos de detección que trabajan erróneamente.
- 45 **[0009]** A través de este procedimiento solamente es posible una verificación de errores.
- 50 **[0010]** La invención tiene el cometido de indicar un procedimiento, con el que se garantiza una determinación tolerante de errores y, a pesar de todo, fiable de una posición absoluta.
- 55 **[0011]** Este cometido se soluciona según la invención por medio de las características de la reivindicación 1.
- 60 **[0012]** Una instalación de medición de la posición para la realización del procedimiento se indica en la reivindicación 8.

[0013] Las ventajas conseguidas con la invención consisten en que no deben separarse todas las palabras de códigos erróneas. Con el procedimiento se toleran bits erróneos en una palabra de código. La probabilidad de que a través de la exploración de una zona relativamente pequeña del código se pueda detectar una posición absoluta correcta es muy grande, por lo que según la invención se eleva la seguridad funcional y la capacidad funcional de la instalación de medición de la posición.

[0014] Las formas de realización ventajosas de la invención se indican en las reivindicaciones dependientes.

[0015] La invención se explica en detalle con la ayuda de los dibujos, en los que:

La figura 1 muestra una instalación de medición de la posición en representación esquemática.

La figura 2 muestra el principio de una verificación de errores.

La figura 3 muestra las señales para la verificación de errores según la figura 2.

La figura 4 muestra palabras de códigos posibles con exploración redundante y posiciones absolutas asociadas.

La figura 5a muestra una rutina de comparación sin bit explorado como erróneo.

La figura 5b muestra una rutina de comparación con un bit reconocido como erróneo.

La figura 5c muestra una rutina de comparación con dos bits reconocidos como erróneos.

La figura 5d muestra una rutina de comparación con una primera disposición de tres bits reconocidos como erróneos.

La figura 5e muestra una rutina de comparación con una segunda disposición de tres bits reconocidos como erróneos, y

La figura 5f muestra una rutina de comparación con bits erróneos que, sin embargo, no fueron reconocidos como erróneos.

[0016] En la figura 1 se representa de forma esquemática una instalación de medición de la longitud. Esta instalación de medición de la longitud trabaja de acuerdo con el principio de exploración óptica, en el que un código C es explorado en el procedimiento al trasluz. Para la exploración del código C sirve una instalación de exploración AE, que está dispuesta móvil en la dirección de medición X con relación al código C.

[0017] El código C está constituido por una secuencia de elementos de código C1, C2, C3 de la misma longitud, dispuestos uno detrás de los otros en la dirección de medición X. Cada elemento de código C1, C2, C3 está constituido de nuevo por dos zonas parciales A y B de la misma longitud, dispuestas inmediatamente sucesivas adyacentes en la dirección de medición X, las cuales están configuradas complementarias entre sí. Complementario significa en este caso que poseen propiedades inversas, es decir, que en el procedimiento de exploración óptica son transparentes y no transparentes o bien en la exploración al trasluz son reflectantes y no reflectantes, respectivamente. Un código de este tipo se designa también como código de Manchester.

[0018] El código secuencial C se explorado por la instalación de exploración AE, que contiene una fuente de luz L, cuya luz ilumina a través de una lente colimadora K varios elementos de código C1, C2, C3 consecutivos. La luz es modulada por el código C en función de la posición, de manera que detrás del código C aparece una distribución de la luz en función de la posición, que es detectada por una unidad de detección D de la instalación de exploración AE.

[0019] La unidad de detección D es un sensor de líneas con una secuencia de elementos de detección D1 a D11 dispuestos en la dirección de medición X. A cada sección parcial A, B de los elementos de códigos está asociado unívocamente en cada posición relativa al menos un elemento detector D1 a D11, de manera que en cada posición relativa de la unidad de detección D se obtiene, frente al código C, una señal de exploración S1A a S3B desde cada sección parcial A, B. Estas señales de exploración S1A a S3B son conducidas a una instalación de evaluación AW, que compara entre sí en cada caso las dos señales de exploración S1A, S1B; S2A, S2B, S3A, S3B de las dos secciones parciales C1A, C1B, C2A, C2B; C3A, C3B de un elemento de código C1, C2, C3 y a través de esta comparación se genera un valor digital o bien un bit B1, B2, B3. En el código de Manchester, el valor digital B1 depende de la secuencia de las secciones parciales C1A y C1B. Una secuencia de varios valores digitales B1, B2, B3 da como resultado una palabra de código CW que define la posición absoluta. En el caso de un desplazamiento de la unidad de detección D frente al código C en la medida de la anchura o bien de la longitud de un elemento de código C1, C2, C3, se genera una palabra de código CW nueva y a través de la zona de medición que debe medirse absolutamente se forman una pluralidad de palabras de códigos CW diferentes.

[0020] La figura 1 muestra una posición momentánea del código C con relación a la instalación de exploración AE. Los elementos de detección D1 a D11 están dispuestos de forma consecutiva a una distancia con la mitad de la anchura de una sección parcial C1A a C3B del código C. De esta manera, se asegura que en cada posición al menos un elemento de detección CD1 a D11 esté asociado unívocamente a una sección parcial C1A a C3B y no explore una transición entre dos secciones parciales C1A a C3B. En la posición representada, la sección parcial C1A es explorada por el elemento de detección D1 y la sección parcial C1N es explorada por el elemento de detección D3. Los elementos de detección D1, D3 detectan la distribución de la luz y generan, en función de la intensidad de la luz, una señal de exploración analógica S1A, S1B proporcional a la densidad de la luz. Puesto que ambas secciones parciales C1A y C1B están configuradas complementarias entre sí, también la intensidad de las señales de exploración S1A y S1B son inversas entre sí, por lo que el nivel de las señales se distancia mucho entre sí.

[0021] Esta distancia de las señales se aprovecha ahora para la generación de la información binaria B1, verificando cuán de las dos señales de exploración S1A, SB del elemento de código C1 es mayor. Esta verificación se puede realizar a través de la formación de cocientes o a través de la formación de la diferencia. En el ejemplo se emplea la formación de la diferencia, a cuyo fin sirve según la figura 1 como instalación de comparación un módulo de disparo T1. El módulo de disparo T1 genera $B1=0$, cuando S1A es menor que S1B y $B1=1$ cuando S1A es mayor que S1B. De la misma manera, se obtienen informaciones binarias B2 y B3 a través de la exploración de los elementos de códigos C2, C2 y la comparación de las señales de exploración analógicas S2A, S2B; S3A, S3B de las zonas parciales C2A, C2B; C3A, C3B, respectivamente, de un elemento de código C2, C3 a través de módulos de disparo T2, T3.

[0022] A una primera secuencia de las zonas parciales A, B configuradas de forma complementaria entre sí se asocia, por lo tanto, un primer valor digital y a una segunda secuencia de las zonas parciales A, B configuradas de forma complementaria entre sí se asocia un segundo valor digital. En el ejemplo, a la secuencia opaco \rightarrow transparente se asocia el valor 0 y a la secuencia transparente \rightarrow opaco se asocia el valor 1.

[0023] Puesto que las dos zonas parciales A y B de cada elemento de código C1, C2, C3 son complementarias entre sí, la distancia de interferencia de las señales de exploración A es muy grande. Una modificación de la intensidad de la luz de la fuente de luz L influye en las señales de exploración S de las dos zonas parciales A y B de la misma manera.

[0024] En virtud de la configuración complementaria de dos zonas parciales A, B respectivas de un elemento de código C1, C2, C3, en un funcionamiento correcto de la instalación de medición de la posición, a través de la exploración de estas zonas parciales A, B se pueden generar señales de exploración analógicas S, cuya diferencia excede un valor predeterminado. A través de la observación de este valor diferencial, es posible una buena verificación de errores. La base de esta verificación de errores es que se puede partir de que en el caso de que no se alcance el valor diferencial en una medida predeterminada, la información binaria B1 es insegura y, por lo tanto, se genera una señal de error F para esta información binaria B1.

[0025] El principio de la generación de la señal de error D se representa en la figura 2 con la ayuda del elemento de código C1. Las señales de exploración analógicas SA y S1B del elemento de código C1 son conducidas a una instalación de verificación de errores P. La instalación de verificación de errores P compara S1A y S1B a través de la formación de la diferencia ($S1A - S1B$) y verifica si el valor de la diferencia excede o no un valor comparativo V predeterminado. Cuando el valor diferencial ($S1A - S1B$) no excede el valor comparativo V predeterminado, se emite una señal de error F. En la figura 3 se representan estas relaciones de las señales. Esta verificación de errores se realiza para las señales de exploración para la generación de todos los bits B1, B2, B3 de una palabra de código CW.

[0026] A través de esta verificación de errores de las señales de exploración analógicas S se verifica la fiabilidad de los bits generados B1, B2, B3. En el caso de que no se alcancen los criterios predeterminados –en el ejemplo las amplitudes de dos señales de exploración analógicas S utilizadas para la formación de un bit B1, B2, B3- se asocia un reconocimiento de error F a este bit reconocido como no fiable.

[0027] La disposición de las dos secciones parciales A y B de cada elemento de código C1, C2, C3 de manera sucesiva directamente adyacentes en la dirección de medición X tiene la ventaja de que los elementos de detección D1 a D11 se pueden disponer a una distancia reducida adyacentes en la dirección de medición X y de esta manera la instalación de medición de la posición es insensible contra rotación de la unidad de detección D frente al código D, es decir, frente a oscilaciones de Moiré. Además, la sensibilidad a interferencias frente a contaminaciones es reducida, puesto que se puede partir de que ambas secciones parciales A y B de un elemento de código C1, C2, C3 son influenciadas de la misma manera.

[0028] La verificación de errores se puede realizar también con la ayuda de señales de exploración digitales de dos secciones parciales A, B respectivas. Se puede emitir una señal de error cuando se reconoce que las señales de exploración digitales de las secciones parciales A, B de un elemento de código no son inversas entre sí ($0 \rightarrow 1$ o bien $1 \rightarrow 0$).

[0029] Para la determinación de la posición absoluta (decodificación) a partir de la palabra de código CW explorada se conocen varios procedimientos. Todos estos procedimientos tienen en común que se predetermina una serie de secuencias binarias con N bits, respectivamente y se asocia a cada una de estas secuencias binarias de forma unívoca una posición absoluta. La serie predeterminada de secuencias binarias corresponde en este caso a la serie de palabras de códigos CW que puede ser generada a través de la exploración del código C con un modo de funcionamiento correcto. A través de la comparación de los N bits de una palabra de código CW explorada con N bits respectivos de la serie predeterminada de secuencias binarias se puede asociar de manera unívoca una posición absoluta a cada palabra de código CW.

[0030] Una posibilidad para la previsión de las secuencias binarias es la previsión de una memoria con una tabla de asociación en forma de una ROM. En la memoria está depositada la asociación de la secuencia binaria a la posición. Para la asociación de la posición absoluta a una palabra de código CW explorada, es decir, para la decodificación, la palabra de código CW forma la dirección para la tabla de asociación, de manera que en la salida se encuentra la posición asociada a esta dirección (ver la figura 4). La decodificación más habitual es la conversión en una codificación binaria, en el ejemplo es entonces $CW = 111 \rightarrow$ posición 1 = 000; $CW = 110 \rightarrow$ posición 2 = 001; $CE = 101 \rightarrow$ posición 3 = 010, etc.

[0031] Otra posibilidad para la previsión de la secuencia binaria es la generación de acuerdo con una especificación de formación predeterminada, en la que la etapa de generación determina de manera unívoca la posición absoluta. En este caso, partiendo de una secuencia binaria se forma por cálculo o por medio de elementos lógicos (la mayoría de las veces exclusivamente – o – rejilla) la serie de las secuencias binarias. Las especificaciones de formación y los circuitos para ello se publican en la cita de la literatura: Digital displacement transducer using pseudorandom binary sequences and a microprocessor, por B. E. Jones und K. Zia en Trans Inst M C Vol. 3, Nº 1, Enero-Marzo 1981, páginas 13 a 20, a la que se hace referencia explícitamente.

[0032] De acuerdo con la invención, adicionalmente a un patrón de código que forma una palabra de código CW, se exploran otros elementos de código, es decir, otros patrones, en particular al menos una parte de otro patrón de código. A través de la exploración de este otro patrón, en particular al menos de una parte de otro patrón de código, se forman bits adicionales. Los bits del patrón de código así como los bits adicionales se verifican para determinar la fiabilidad, siendo realizada, por ejemplo, la verificación explicada anteriormente de las amplitudes de las señales de exploración analógicas S. Ahora se comparan, adicionalmente a los N bits de la palabra de código CW, también los bits adicionales con los bits correspondientes de la serie predeterminada de secuencias binarias. En esta comparación no se tienen en cuenta los bits identificados como no fiables. Si en esta comparación de los N bits así como de los bits adicionales redundantes con toda la serie predeterminada de secuencias binarias se encuentra una única coincidencia de los bits fiables, entonces se asocia a la palabra de código comparativa CW la posición absoluta memorizada para la secuencia binaria encontrada. Esta posición es unívoca. Si se hallan en la comparación varias coincidencias, entonces demasiados bits no son fiables y son necesarias otras rutinas de errores o se emite un mensaje de error, opuesto que en esta posición no se puede determinar una posición absoluta unívoca.

[0033] Otra rutina de error consiste, por ejemplo, en que se parte de que la modificación entre la posición actual y la última posición solamente puede ser un valor predeterminado. Si se hallan ahora durante la comparación varias coincidencias, entonces se declara como válida la posición de las varias posiciones, cuya distancia desde la última posición no excede el valor predeterminado o se encuentra más cerca de la última posición determinada.

[0034] También es posible que ya la comparación sea limitada a una zona próxima de la última posición determinada.

[0035] Con la ayuda de un ejemplo concreto, por medio de las figuras 4 y 5a a 5f, se explica todavía en detalle la invención.

[0036] En la figura 4 se muestra claramente que con una palabra de 3 posiciones se pueden distinguir de manera unívoca como máximo 8 palabras de código diferentes y, por lo tanto, también otras posiciones diferentes. En la primera línea se registra la secuencia binaria del código pseudor-aleatorio (PRC) en serie de una pista y de una etapa. Puesto que todas las posibilidades están registradas, se designa esta serie también como secuencia de longitud máxima.

[0037] Debajo de esta primera línea se representan en la figura 4 las palabras de códigos exploradas en cada una de las 8 posiciones diferentes. Estas palabras de códigos se forman en cada caso por los tres primeros bits. Como información redundante se explora en este ejemplo, respectivamente, la palabra de código siguiente. Estos bits adicionales se representan en cursiva. La secuencia de longitud máxima se emplea de manera más ventajosa para la medición de ángulos, siendo utilizada la secuencia de longitud máxima cerrada.

[0038] Con la ayuda de las figuras 5a a 5f se explica ahora en el ejemplo de la 2ª posición la rutina comparativa, estando marcada con F un bit identificado de forma no fiable. Estos bits indican siempre como resultado de la comparación una coincidencia. Una coincidencia de bits en la comparación está marcada con X en las figuras 5a a 5e.

- 5 **[0039]** En la figura 5a se representa que en la exploración no está contenido ningún bit erróneo, de manera que en una única comparación de las 8 posiciones comparativas aparece una coincidencia de todos los bits. Esta posición se puede determinar, por lo tanto, de manera unívoca y es evaluada como válida.
- 10 **[0040]** En la figura 5b uno de los bits explorados está marcado con un reconocimiento de error F. Este bit no es tenido en cuenta en la comparación, a pesar de que esta posición se puede determinar de manera unívoca.
- 15 **[0041]** En la figura 5c, dos bits obtenidos a través de la exploración están marcados con un reconocimiento de error F y también aquí se puede determinar una posición de manera unívoca.
- 20 **[0042]** En la figura 5c están marcados ya tres bits como no fiables y a pesar de todo se puede determinar la posición de manera unívoca.
- 25 **[0043]** En la figura 5e están marcados igualmente tres bits como no admisibles, pero en otro lugar. En este caso, en la comparación se encuentran dos coincidencias, de manera que la posición no se puede determinar de manera unívoca.
- 30 **[0044]** En la figura 5f se muestra claramente que no ha sido reconocido ningún bit como no fiable y que, a pesar de todo, durante la comparación no se ha encontrado ninguna coincidencia. Esto significa que al menos un bit erróneo está contenido en la exploración, pero éste no ha sido reconocido por la instalación de verificación de errores P. De ello se puede deducir un modo de funcionamiento no seguro de la instalación de verificación de errores.
- 35 **[0045]** Los bits explorados de forma redundante y utilizados para la comparación son de manera más ventajosa bits inmediatamente vecinos de la palabra de código CW, pero esto no es necesario. Solamente es importante que los bits explorados de forma redundante sean comparados en los lugares correctos con bits de la serie precedente.
- 40 **[0046]** La invención se puede aplicar de manera especialmente ventajosa en un código de Manchester de una etapa secuencial. Pero la invención no está limitada a este código, sino que se puede emplear también en codificación de varias pistas. En este caso, cada elemento de código puede estar constituido también sólo por una única zona, de manera que cada bit se obtiene solamente a partir de una señal de exploración analógica. Para la verificación de la fiabilidad de estos bits se comparan entonces esta señal de exploración de manera conocida con una amplitud teórica.
- [0047]** La invención se puede emplear de manera ventajosa en el principio de exploración óptica. Pero la invención no está limitada a este principio de exploración, sino que se puede emplear también en principios de exploración magnética, inductiva así como capacitiva.
- [0048]** La instalación de medición de la posición se puede emplear para la medición de movimientos lineales o rotatorios. Los objetos a medir pueden ser en este caso la mesa y el carro de una máquina herramienta, de una instalación de medición de coordenadas o el rotor o el estator de un motor eléctrico.

REIVINDICACIONES

1.- Procedimiento para la determinación de una posición absoluta con las siguientes etapas del procedimiento:

- 5 - exploración de un patrón de código de una serie de patrones de códigos, cada uno de cuyos patrones de códigos está definido de manera unívoca y está constituido por varios elementos de códigos (C1, C2, C3), así como exploración de elementos de códigos adicionales;
- formación de una palabra de código (CW) con varios bits a través de la exploración del patrón de código;
- formación de bits adicionales a través de la exploración de los elementos de códigos adicionales;
- 10 - verificación de los bits de la palabra de código (CW) así como de los bits adicionales para determinar la fiabilidad y en el caso de que no se cumplan criterios predeterminados de uno de los bits, se asocia a éste un reconocimiento de error (F);
- previsión de una serie de secuencias binarias, en la que en cada caso a una de estas secuencias binarias se asocia de forma unívoca una posición absoluta;
- 15 - comparación de los bits de la palabra de código (CW) con la serie predeterminada de secuencias binarias y comparación de los bits adicionales con bits correspondientes de las secuencias binarias previstas y en el caso de que existe una coincidencia de todos los bits, asociación de esta posición absoluta correspondiente a la palabra de código (CW), no teniendo en cuenta en la comparación para la determinación de la coincidencia los bits provistos con un reconocimiento de error (F).

2.- Procedimiento de acuerdo con la reivindicación 1, en el que los elementos de códigos adicionales son al menos una parte de otro patrón de código de la serie de patrones de códigos.

20 3.- Procedimiento de acuerdo con la reivindicación 1 ó 2, en el que a través de la exploración de los patrones de códigos se generan varias señales de exploración analógicas (S) y se utilizan para la formación de un bit de al menos una de estas señales de exploración (S).

25 4.- Procedimiento de acuerdo con la reivindicación 3, en el que durante la verificación de un bit para determinar la fiabilidad se compara la amplitud de la señal de exploración, utilizada para la formación de este bit, con una amplitud teórica.

5.- Procedimiento de acuerdo con la reivindicación 3, en el que para la formación de un bit se utilizan dos señales de exploración (S1A, S1B) y durante la verificación de la fiabilidad de este bit se compara la diferencia de las dos señales de exploración (S1A, S1B) con una diferencia teórica (V).

30 6.- Procedimiento de acuerdo con una de las reivindicaciones anteriores, en el que la previsión de la serie de secuencias binarias y la asociación a una posición absoluta de cada una de estas secuencias binarias se realiza a través de una tabla de asociación memorizada.

7.- Procedimiento de acuerdo con una de las reivindicaciones 1 a 5, en el que la previsión de la serie de secuencias binarias y la asociación de una posición absoluta de cada una de estas secuencias binarias se realiza de acuerdo con una especificación de formación.

35 8.- Instalación de medición de la posición para la realización del procedimiento de acuerdo con la reivindicación 1, con

- medios para la exploración de un patrón de código de una serie de patrones de códigos, cada uno de cuyos patrones de códigos define de manera unívoca una posición absoluta y está constituido por varios elementos de códigos (C1, C2, C3) así como para la exploración de elementos de códigos adicionales;
- 40 - medios para la formación de una palabra de código (CW) con varios bits a través de la exploración del patrón de código;
- medios para la formación de bits adicionales a través de la exploración de los elementos de códigos adicionales;
- 45 - medios para la verificación de los bits de la palabra de código (CW) así como de los bits adicionales para determinar la fiabilidad, que están diseñados para asociar, en el caso de que no se cumplan criterios predeterminados de uno de los bits, un reconocimiento de error (F) a este bit;
- medios para la previsión de una serie de secuencias binarias, de manera que se asocia en cada caso de manera unívoca una posición absoluta a una de estas secuencias binarias;

- 5
- medios para la comparación de los bits de la palabra de código (CW) con la serie predeterminada de secuencias binarias y para la comparación de los bits adicionales con bits correspondientes de las secuencias binarias predeterminadas y que asocian, en el caso de que se produzca una coincidencia de todos los bits, esta posición absoluta correspondiente a la palabra de código (CW), de manera que durante la comparación para determinar la coincidencia, no se tienen en cuenta los bits provistos con un reconocimiento de error (F).

FIG. 1

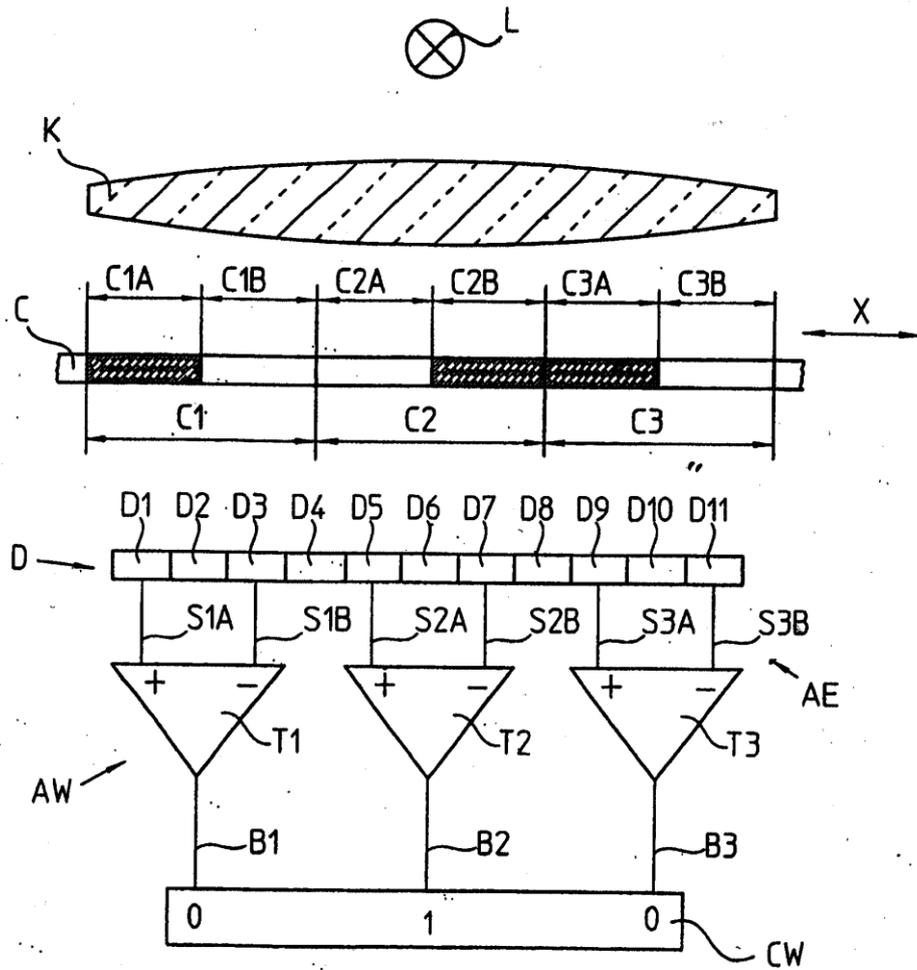


FIG. 2

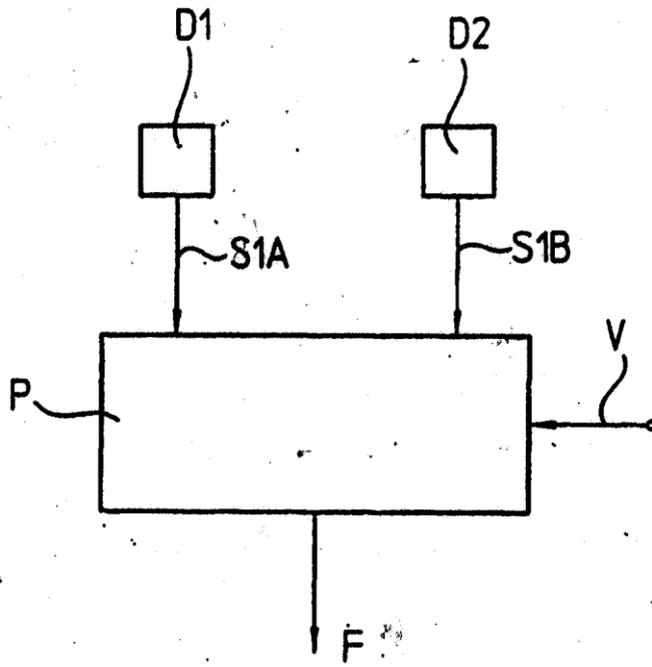


FIG. 3

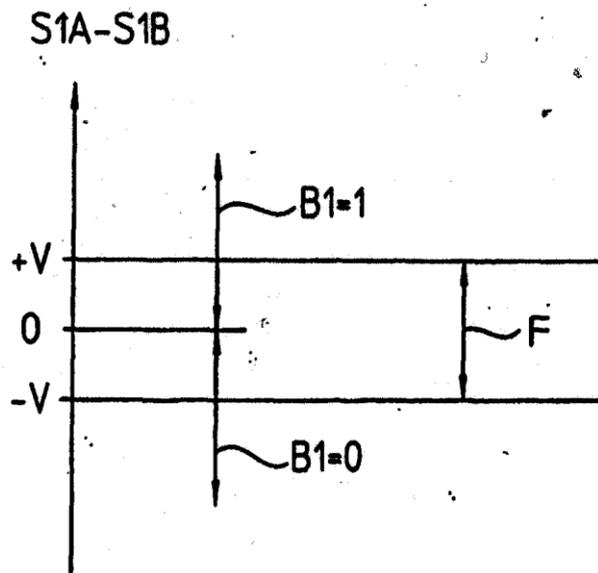


FIG. 4

5

3-Bit PRC -> 1110100011101
Ampliación cíclica

Tabla de asociación:

| Posición | Dirección |
|-------------|-----------|
| 1.Posición: | 111010 |
| 2.Posición: | 110100 |
| 3.Posición: | 101000 |
| 4.Posición: | 010001 |
| 5.Posición: | 100011 |
| 6.Posición: | 000111 |
| 7.Posición: | 001110 |
| 8.Posición: | 011101 |

FIG. 5a

Posición:
 Exploración: 111010 110100 101000 010001 100011 000111 001110 011101
 Comparación: 110100 110100 110100 110100 110100 110100 110100 110100
 xx _ x xxxxxx x _ xx _ xx _ x _ x _ xx _ _ x _ x _ x _ xx

Resultado: Una coincidencia con 2. posición predeterminada -> posición válida

FIG. 5b

Posición:
 Exploración: 111010 110100 101000 010001 100011 000111 001110 011101
 Comparación: F10100 F10100 F10100 F10100 F10100 F10100 F10100 F10100
 xx _ x xxxxxx x _ xx xxx x _ x _ x _ x _ xx _ x _ x _ x _ xx

Resultado: Una coincidencia con 2. posición predeterminada -> posición válida

FIG. 5c

Posición:
 Exploración: 111010 110100 101000 010001 100011 000111 001110 011101
 Comparación: F10F00 F10F00 F10F00 F10F00 F10F00 F10F00 F10F00 F10F00
 xx_x_x xxxxxx x_xxx xxxxx_ x_xx_ x_xx_ x_x_x xx_xx

Resultado: Una coincidencia con 2. posición predeterminada -> posición válida

FIG. 5d

Posición:
 Exploración: 111010 110100 101000 010001 100011 000111 001110 011101
 Comparación: F10FF0 F10FF0 F10FF0 F10FF0 F10FF0 F10FF0 F10FF0 F10FF0
 xx_xxx xxxxxx x_xxx xxxxx_ x_xxx_ x_xxx_ x_xxx_ xx_xx

Resultado: Una coincidencia con 2. posición predeterminada -> posición válida

FIG. 5e

Posición:
 Exploración: 111010 110100 101000 010001 100011 000111 001110 011101
 Comparación: F10F0F F10F0F F10F0F F10F0F F10F0F F10F0F F10F0F F10F0F
 xx_x_x xxxxxx x_xxx xxxxxx x_xx_x x_xx_x x_x_x xx_xxx

Resultado: Dos coincidencias con 2. posición predeterminada y 4. posición -> posición -> exploración no válida, posición no determinable

FIG. 5f

Posición:
 Exploración: 111010 110100 101000 010001 100011 000111 001110 011101
 Comparación: 110000 110000 110000 110000 110000 110000 110000 110000
 xx_x_x xxx_xx x_xxx _xxxx_ x_xx_ _x_ _x_ x_x_x

Resultado: Ninguna coincidencia -> Están contenidos bits erróneos, que no fueron marcados