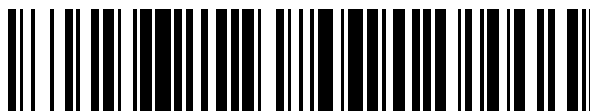


19



OFICINA ESPAÑOLA DE  
PATENTES Y MARCAS

ESPAÑA



11 Número de publicación: **2 373 811**

51 Int. Cl.:  
**H04L 29/08** (2006.01)

12

TRADUCCIÓN DE PATENTE EUROPEA

T3

- 96 Número de solicitud europea: **08253317 .5**
- 96 Fecha de presentación: **10.10.2008**
- 97 Número de publicación de la solicitud: **2151971**
- 97 Fecha de publicación de la solicitud: **10.02.2010**

54 Título: **TRANSCODIFICACIÓN DE DATOS DE VIDEO.**

30 Prioridad:  
**09.08.2008 EP 08252659**

45 Fecha de publicación de la mención BOPI:  
**08.02.2012**

45 Fecha de la publicación del folleto de la patente:  
**08.02.2012**

73 Titular/es:  
**SAFFRON DIGITAL LIMITED  
32-38-SAFFRON HILL  
LONDON EC1N 8FH, GB**

72 Inventor/es:  
**Sedeffow, Peter Vassilev**

74 Agente: **García-Cabrerizo y del Santo, Pedro**

ES 2 373 811 T3

Aviso: En el plazo de nueve meses a contar desde la fecha de publicación en el Boletín europeo de patentes, de la mención de concesión de la patente europea, cualquier persona podrá oponerse ante la Oficina Europea de Patentes a la patente concedida. La oposición deberá formularse por escrito y estar motivada; sólo se considerará como formulada una vez que se haya realizado el pago de la tasa de oposición (art. 99.1 del Convenio sobre concesión de Patentes Europeas).

**DESCRIPCIÓN**

Transcodificación de datos de vídeo

5 La presente invención se refiere a un procedimiento de decodificación de datos de vídeo codificados y recodificación de dichos datos de vídeo, en un proceso que generalmente se conoce como transcodificación.

10 Los procedimientos para la descarga o canalización de material de vídeo son bien conocidos. Al descargar, la totalidad del archivo es transmitida antes de que el archivo se reproduzca. Por otra parte, cuando se canaliza, el material se ve cuando los datos se están transmitiendo. En cualquier caso, es necesario que el equipo de recepción incluya procedimientos adecuados de decodificación (un CODEC) para decodificar el material, permitiendo así que el material sea emitido.

15 Recientemente, ha habido una tendencia a la recepción de material de vídeo desde muchas fuentes diferentes y por lo tanto es posible que el material se ajuste a muchas técnicas de codificación diferentes. En consecuencia, sólo un subconjunto de este material puede estar disponible para un usuario en particular si hay ciertos CODECs que no están disponibles localmente.

20 Para hacer que el material pueda emitirse sin tener el CODEC necesario, también es posible realizar una operación de transcodificación en la que el material se decodifica y luego se recodifica a un nivel diferente. Como es sabido en la técnica, el proceso de decodificación es relativamente barato, pero los procedimientos de codificación requieren demandas cada vez mayores de la capacidad de procesamiento. En consecuencia, existen problemas en cuanto a la realización de operaciones de transcodificación en cortos períodos de tiempo de tal manera que el usuario percibe la conversión como sustancialmente instantánea, que pueden ser considerados como tomados en la región de dos segundos.

25 La transcodificación de vídeo distribuido a alta velocidad para velocidades y formatos, Yasuo Sambe et al, IEICE Transactions on Information and Systems, Vol. E88-D, No. 8, proporciona un procedimiento de transcodificación de datos antes de enviarlos a los dispositivos solicitantes. En este procedimiento, un archivo de vídeo a transcodificar se divide en pequeños segmentos mediante un PC de origen. Cada segmento se envía a un PC de transcodificación en red, que transcodifica los datos. A continuación, un PC de combinación recibe todos los segmentos transcodificados y los une para crear una copia transcodificada de la totalidad del archivo de vídeo. Los datos antes y después de cada segmento también se envían a cada PC de transcodificación para descodificar el segmento con respecto a cualquier marco de referencia que puede ser justo antes o justo después del segmento. Este procedimiento requiere una gran cantidad de procesamiento que se realiza en el PC de origen antes de enviar los segmentos a los equipos de transcodificación. Este procesamiento toma tiempo. Sería mejor un procedimiento más rápido, más eficiente de suministrar los datos a los dispositivos de transcodificación individuales.

40 Según un aspecto de la presente invención, se proporciona un procedimiento como el descrito en la reivindicación 1 y un aparato como el descrito en la reivindicación 9.

La invención se describirá ahora a modo de ejemplo solamente, con referencia a los dibujos adjuntos, de los cuales:

45 La figura 1 muestra un entorno para la transcodificación de material de vídeo;  
 La figura 2 muestra una estación de procesamiento identificada en la figura 1;  
 La figura 3 detalla un sistema de transcodificación del tipo identificado en la figura 2;  
 La figura 4 muestra los procedimientos realizados por un procesador de control identificado en la figura 3;  
 La figura 5 muestra los procedimientos para analizar el tipo de contenido de vídeo como se indica en la figura 4;  
 50 La figura 6 se detalla el proceso de transcodificación;  
 La figura 7 muestra una secuencia de marcos de vídeo, y  
 La figura 8 detalla los procedimientos realizados por cada uno de los procesadores de transcodificación.

**Figura 1**

55 Un entorno que incluye una estación de procesamiento de vídeo 101 se ilustra en la figura 1. La estación de procesamiento de vídeo 101 suministra datos de vídeo de muchos orígenes accesibles, incluyendo el origen 102 y el origen 103. Estos orígenes son accesibles a cualquier persona, por lo general sin realización de pago, pero como tal el proveedor no está motivado para configurar el material descargable o canalizable para todos los CODECs de recepción. Por lo tanto, es posible que el material puede verse en un sistema informático en particular (como un sistema de Apple Mac), pero que generalmente no se pueden mostrar en otros sistemas informáticos, tales como un sistema LINUX. Otros problemas de este tipo existen si el material se va a visualizar en dispositivos móviles donde existirán restricciones adicionales en términos de definición de la pantalla y el ancho de banda de transmisión.

65 En este ejemplo, los orígenes son accesibles a través de un sistema de navegación por la web convencional, como el sistema 104. La estación de procesamiento de vídeo 101 recibe los contenidos de vídeo de los orígenes de

acceso 102, 103 a través de Internet 105. Además, el aparato de procesamiento de vídeo 101 también está conectado a un proveedor de servicios de telefonía móvil 106, que comunica con los dispositivos móviles 107, 108 y 109 a través de una red de estaciones de base del transmisor, como el transmisor 110.

- 5 También se ha previsto que la transmisión puede producirse a otros tipos de dispositivos conectados a otras redes, tales como una red de gran ancho de banda óptica o una red de radio local, etc.

**Figura 2**

10 La estación de procesamiento de vídeo 101 se detalla en la figura 2. La estación de procesamiento de vídeo 101 incluye un dispositivo de entrada conectado a Internet 201 para la recepción de los contenidos de vídeo desde los servidores de acceso de Internet (102, 103). Además, la estación de procesamiento de vídeo está provista de una interfaz de salida para el envío de copias de transcodificación de los contenidos de vídeo a los dispositivos de usuario, como por ejemplo (pero no exclusivamente) los dispositivos 104, 107, 108 y 109. La estación de transcodificación también incluye un sistema de transcodificación 203 configurado para codificar los contenidos de vídeo bajo demanda. Por lo tanto, un contenido de vídeo que se recibe en el dispositivo de entrada 201, transcodificado dentro del sistema de transcodificación 203 y posteriormente transmitida a la interfaz de salida 202 para su transmisión al dispositivo solicitante.

20 Después de haber transcodificado un contenido de vídeo, es posible que la versión transcodificada a escribir en una memoria caché de estado sólido, como la memoria caché 204 que se muestra en la figura 2 con fines ilustrativos, preferiblemente con una capacidad de almacenamiento de varios terabytes. Por lo tanto, teniendo un contenido transcodificado no es necesario que la operación de transcodificación que realice de nuevo, mientras que la copia transcodificada permanece en la memoria caché 204.

25

**Figura 3**

El sistema de transcodificación 203 se detalla en la figura 3. El sistema de transcodificación 203 tiene un gran número de procesadores de transcodificación individuales 301, 302, etc. Cada procesador de transcodificación se implementa como un núcleo del procesador y en este ejemplo un total de cuatro núcleos están disponibles dentro de cada chip. Una pluralidad de chips con circuitos asociados está encerrada dentro de un bastidor de servidores individuales montados y en el sistema de transcodificación 203 se proporcionan un gran número de servidores interconectados. Esto representa un ejemplo de las muchas posibles configuraciones y de preferencia varios procesadores individuales están conectados a un bus de ancho de banda alto 304 o red de comunicación similar.

35

En una realización particular preferida, un total de ciento sesenta procesos de transcodificación individuales pueden ser incluidos dentro del sistema de transcodificación, lo que proporciona suficiente poder de procesamiento para un contenido de vídeo que dura decenas de minutos cuando se muestran en tiempo real para transcodificar en cuatro segundos. Sin embargo, se puede apreciar que el número de procesadores proporcionados dentro de cualquier sistema dependerá de la potencia de procesamiento de cada procesador individual y del nivel de procesamiento requerido para cada segmento de vídeo individual.

40

También se ha apreciado que la segmentación de un contenido de vídeo puede introducir objetos indeseables cuando los segmentos de vídeo se recombinan. En consecuencia, para clips de vídeo relativamente cortos, es preferible que un subconjunto de los procesadores disponibles sea instruido a fin de reducir el nivel de segmentación al mínimo al mismo tiempo que se realiza un proceso de transcodificación en un período de unos pocos segundos. Por lo tanto, es posible que la segmentación sea optimizada para reducir el número de objetos introducidos al tiempo que se garantiza que la operación de transcodificación se lleva a cabo en un marco de tiempo relativamente corto.

45

El sistema de transcodificación incluye un procesador de control 305 que recibe datos de entrada de dispositivo de entrada de 201 y orígenes de datos a la interfaz de salida transcodificado 202. Después de haber recibido un contenido de vídeo, el procesador de control 305 proporciona una copia del contenido total de vídeo para cada uno de los procesadores de transcodificación 301, 302, etc. Por lo tanto, en una realización preferida, el procesador de control 305 emite el contenido de vídeo a través del bus 304, que resulta en una copia del contenido que se conserva en cada procesador individual 301 a 302. De esta manera, no es necesario que el procesador de control 305 implemente un procedimiento para la subdivisión del contenido de vídeo, lo que podría suponer una considerable carga sobre el procesador de control 305.

55

Se ha apreciado que algunos formatos de archivo requieren que el archivo completo sea considerado antes de que sea posible identificar los marcos individuales en el mismo. También se aprecia que la codificación de las técnicas de este tipo tiende a ser más sofisticada, teniendo en cuenta los requisitos correspondientes para efectuar mayores niveles de compresión sobre los contenidos de vídeo de gran tamaño. Por lo tanto, cada procesador de transcodificación individual 301, 302 se coloca en una posición en la que es posible para el procesador leer y procesar la totalidad del material de vídeo.

60

65 Para realizar la operación de transcodificación a alta velocidad, cada procesador de transcodificación 301, 302 etc.

es instruido por el procesador de control 305 para transcodificar un segmento basado en el tiempo del contenido para producir segmentos transcodificados. Por lo tanto, el control del procesador 305 es necesaria para identificar la duración total del contenido de vídeo y luego dividir esta duración total por el número total de procesadores de transcodificación disponibles (por ejemplo, ciento sesenta, en un ejemplo de realización). Por lo tanto, para los contenidos de vídeo con una duración mayor que la duración predeterminada, se utilizan todos los procesadores de transcodificación disponibles (ciento sesenta). Sin embargo, para los clips más pequeños, menos procesadores de transcodificación pueden ser seleccionados como un subgrupo. Una vez identificado el número total de los procesadores de transcodificación disponibles y la duración total del contenido de vídeo, la duración total se divide por el número de procesadores disponibles a fin de determinar la duración específica a procesar por cada procesador.

A los fines de ilustración, un contenido de vídeo podría haber sido identificado teniendo una duración total de una hora, cuarenta y seis minutos y cuarenta segundos. Esto es equivalente a una duración de seis mil cuatrocientos segundos que cuando se dividen a través de ciento sesenta procesadores resulta en un segmento de cuarenta segundos de es transcodificado por cada uno de los procesadores. Así, siguiendo este ejemplo, se requeriría que el procesador transcodificador produzca un segmento de material de salida de vídeo desde el código de tiempo 00:00:00 hasta el código de tiempo 00:00:40. El procesador 302 sería instruido para codificar el siguiente segmento y, por tanto, recibiría instrucciones para codificar desde la posición 00:00:40 hasta 00:01:20. Por lo tanto, a cada procesador transcodificador individual dentro del sistema de transcodificación sería asignado su único segmento de cuarenta segundos, de tal manera que los procedimientos de transcodificación se realizan en paralelo y se juntan en el procesador de control 305, para su transmisión a través de la interfaz de salida 202.

#### **Figura 4**

Los procedimientos realizados por el procesador de control 305 se detallan en la Figura 4. En la etapa 401 se recibe un contenido de vídeo y en la etapa 402 se realiza un análisis con el fin de identificar el tipo de codificación de los contenidos de vídeo. A partir de entonces, en la etapa 403 se realiza una evaluación en cuanto al tamaño de los contenidos de vídeo. Por lo tanto, si el contenido de vídeo se considera que es grande en su duración, sólo es necesario que se despliegue un subconjunto de los procesadores disponibles. Por otra parte, si se considera que la duración de los contenidos no es pequeña, todos los procesadores serán desplegados. En consecuencia, se realiza una pregunta en la etapa 404 en cuanto a si la duración es pequeña y cuando se respondió afirmativamente se creó un subconjunto de procesadores en la etapa 405.

En la etapa 406 la duración de los contenidos de vídeo se divide en segmentos. Cabe señalar que estos segmentos son identificados por localizaciones de código de tiempo y no representan una segmentación del material de video actual. En consecuencia, en la etapa 407 la totalidad del contenido se envía a todos los procesadores (o subconjunto de procesadores), junto con instrucciones para el proceso de transcodificación.

En la etapa 408 un estado de espera se introduce al mismo tiempo que se realizan los procedimientos de transcodificación con una pregunta que se hace en la etapa 409 en cuanto a si las salidas están listas. Cuando se responden en forma negativa el estado de espera 408 se introduce de nuevo, pero en última instancia, la pregunta en la etapa 409 se responderá afirmativamente a consecuencia de las salidas que se combinan en la etapa 410. A partir de entonces en la etapa 411, el vídeo transcodificado combinado se suministra como un archivo de salida a la interfaz de salida y entonces se realiza una pregunta en la etapa 412 en cuanto a si otro contenido está disponible. En consecuencia, cuando se respondió afirmativamente el control se devuelve al etapa 402.

#### **Figura 5**

En la figura 5 se detallan procedimientos 402 para analizar el tipo de contenido de vídeo. Los archivos de vídeo a menudo toman la forma de un contenedor en el que hay una pluralidad de cajas o átomos dispuestos en una estructura de árbol. Estos contenedores han sido mejorados como en varias versiones, y se liberan por lo tanto en la etapa 502 se identifica la versión del contenedor.

Algunos contenedores contienen consejos para ayudar al transmitir datos de vídeo. Por lo tanto, en la etapa 502 se hace una pregunta acerca de si el archivo contiene consejos y cuando se contestó en forma afirmativa se establece un indicador de consejos en la etapa 503 de tal manera que los datos transcodificados también incluirán consejos.

En la etapa 504 se identifican pistas y en la etapa 505 se selecciona una pista. Para la pista seleccionada el CODEC particular utilizado se identifica en la etapa 506 y se hace un registro de este CODEC identificado en la etapa 507. En la etapa 508 se hace una pregunta sobre si se va a procesar otra pista y cuando se respondió afirmativamente el control se devuelve a la etapa 505.

CODECs típicos para material de vídeo son H.264, MPEG-4 y H.263. Además, para cada pista de vídeo es necesario identificar la anchura y la altura del material de video y algunas especificaciones, tales como H.264 y MPEG-4 incluirán una definición de perfil. El perfil en realidad no cambia el proceso de decodificación, pero sí que proporciona una indicación del tipo de material por venir.

Otros parámetros de identificación CODEC se refieren al tamaño de la memoria intermedia de decodificación y la velocidad de bits.

5 Además de la transcodificación del material de vídeo, el material de audio también es transcodificado, por lo tanto, procedimientos similares deberán ser llevados a cabo en las pistas de audio, por lo tanto, el requisito en la etapa 508 considera otras pistas. Para los canales de sonido, es necesario identificar si existe una pista mono o dos pistas estéreo y también es necesario identificar la frecuencia de muestreo que normalmente se encuentra entre 8 kHz y 48 kHz.

10

### **Figura 6**

15 El proceso de transcodificación realizado dentro del sistema de transcodificación 203 se ilustra en la figura 6. El proceso se inicia con la recepción de secuencias de vídeo 601 que por lo general han sido comprimidas usando técnicas de compresión tales como MPEG-4. Muchos procedimientos de compresión específicos están disponibles, cada uno con su propio CODEC dedicado, y es probable que las nuevas definiciones CODEC sigan desarrollándose. Sin embargo, la mayoría de estos procedimientos de compresión utilizan técnicas similares para lograr la compresión de vídeo.

20 Es posible comprimir cada marco de vídeo individual utilizando transformadas de coseno discreto o algo similar para lograr la compresión espacial. Esto se traduce en la generación de los coeficientes que pueden o no pueden ser truncados para lograr un nivel de compresión dependiente de la naturaleza del material original y dependiente del grado de pérdida que puede ser tolerado.

25 La compresión adicional (compresión temporal) se logra mediante la comparación de los marcos de vídeo adyacentes de tal manera que las diferencias entre los marcos se registran en lugar de grabar todo el marco. Este tipo de compresión funciona bien con el vídeo, dado que la diferencia entre la mayoría de los marcos adyacentes son relativamente pequeñas, a menos que se haya producido un cambio de escenario.

30 El procesador de control es necesario para identificar el tipo de compresión que se ha producido con el fin de determinar el tipo de CODEC necesario para llevar a cabo una operación de descodificación, junto con la determinación de la duración del contenido.

35 Una vez identificada la duración del contenido, el material original 601 se divide en una pluralidad de segmentos que se muestran como 602 al 609. A los efectos de ilustración, en este ejemplo, el material original 601 se ha dividido en un total de ocho segmentos en función del tiempo de igual duración. En una realización preferida que se ha descrito anteriormente, el contenido total puede ser dividido en un total de ciento sesenta segmentos.

40 A los efectos de este ejemplo, se proporcionan ocho procesadores de transcodificación individuales del 612 al 619. El procesador de control no divide el material sin procesar y suministra partes de tamaño adecuado para cada uno de los procesadores de transcodificación. En la realización preferida, el procesador de control emite la totalidad del vídeo entrante a todos los procesadores de transcodificación del 612 al 619. Por lo tanto, cada procesador de transcodificación preferentemente conserva una copia del material de origen completo para su posterior decodificación. El procesador de control instruye a cada procesador de transcodificación individual para identificar el segmento específico de vídeo para el que se requiere un segmento de salida.

45 El proceso de transcodificación se inicia en primer lugar, realizando un proceso de decodificación de tal manera que cada procesador de transcodificación del 612 al 619 produce un segmento respectivo decodificado de material de vídeo del 622 al 629. Por lo tanto, asumiendo que se requiere a cada procesador de transcodificación producir cuarenta segundos de material de transcodificación, a los efectos de esta ilustración, se puede suponer que el procesador de transcodificación 613 se requiere para codificar los cuarenta segundos de material de salida desde la posición de código de tiempo de 00:00:40 a 00:01:20.

50 Después de haber descifrado el material para producir segmentos del 622 al 629, se realiza una operación de grabación con el fin de convertir el material en una forma adecuada para la recepción en el dispositivo receptor. Por lo tanto, a partir de segmentos de vídeo decodificado del 622 al 629, se producen segmentos recodificados del 632 al 639.

55 Los segmentos recodificados del 632 al 639 se reciben en el procesador de control 305, que a su vez vuelve a ensamblar los segmentos para producir datos de salida de vídeo 640.

60 La mayoría de los contenidos de vídeo también incluyen pistas de audio y la representación digital del material de audio será recibido como muestras discretas y estas muestras a su vez pueden estar asociadas con código de tiempo definiendo una posición de marcos en el material de vídeo. Por lo tanto, en una realización preferida, las muestras de audio se conservan con el material de vídeo y son procesadas en el mismo procesador de transcodificación. Por lo tanto, la segmentación que divide el material de vídeo entre los procesadores de

65

transcodificación individuales se re-despliega para la transcodificación del material de audio de tal manera que en cada etapa, el material de audio se procesa con sus imágenes de vídeo asociadas.

### Figura 7

En una realización preferida, cada procesador de transcodificación identifica un segmento instruido de los contenidos de vídeo y decodifica los datos de ese segmento de tiempo. Sin embargo, además, en muchas circunstancias el procesador de transcodificación decodificará algunos marcos antes del segmento definido y/o después del segmento definido para facilitar el proceso de decodificación de vídeo.

En la figura 7, se muestra una secuencia de marcos de vídeo, representando los marcos dentro de un segmento. Los marcos del 701 al 705 representan marcos en el comienzo de un segmento y los marcos del 706 al 710 representan marcos al final del segmento, con una pluralidad de marcos en el centro del segmento que no se muestran. Los marcos que se muestran en la figura 7 son necesarios para codificar el material que se encuentre dentro del segmento definido como 00:00:40 a 00:01:20. Por lo tanto, esto representa un segmento de cuarenta segundos. La posición de inicio del segmento está comprendida entre los marcos 703 y 704. Del mismo modo, el punto final se muestra comprendido entre los marcos 708 y 709. El material de transcodificación del segmento incluye marcos 721 y 722 en el inicio junto con los marcos 723, 724 y 725 en el final. En el material de salida final, el marco 721 seguirá al marco final del segmento anterior y el marco 725 precederá al primer marco del siguiente segmento.

Muchos algoritmos de compresión hacen uso de la compresión espacial, reduciendo la cantidad de datos para transmitir un marco individual sin hacer referencia a cualquier otro marco. Los marcos de este tipo a menudo se identifican como "marco I", posiblemente debido a que pueden ser vistos como marcos individuales, sin hacer referencia a otros marcos en una manera temporal. Los marcos de este tipo son a menudo muy similares a los distintos marcos gráficos producidos como imágenes fijas. Así, dentro de un flujo MPEG, los marcos I pueden ser considerados como sustancialmente similares a las imágenes JPEG.

Además de los marcos I comprimidos espacialmente, la secuencia de vídeo también incluye marcos relativos, identificados como "marco R" en la realización mostrada. Estos marcos relativos han sido sometidos a compresión espacial similar a la compresión llevada a cabo en el marco I. Además, una mayor compresión se logra mediante el almacenamiento sólo de las diferencias entre el marco bajo consideración y de uno u otros marcos más dentro de una secuencia. Marcos R también pueden producirse en diferentes tipos. Por lo tanto, en algunos esquemas de codificación, algunos de los marcos R serán identificados como "marcos P" en el que las compresiones temporales se hacen con respecto a los marcos transmitidos anteriormente en la secuencia. Además, algunas de las técnicas de codificación despliegan "marcos B" donde se logra una mayor compresión mediante la transmisión de señales diferentes en función de los marcos más adelante en la secuencia. Por lo tanto, cuando se decodifica sólo es posible de descodificar estos marcos B después de que un marco transmitido más tarde ha sido recibido. Por lo tanto, se puede apreciar que el nivel de memoria intermedia se requiere como parte de muchos de los procedimientos de CODEC.

Como se ilustra en la figura 7, el segmento comienza en 00:00:40 por lo tanto, el primer marco de interés debe ser el 704. Sin embargo, en este ejemplo, el marco 704 es un marco R por lo que ha sufrido la compresión temporal. Los datos contenidos en el marco R 704 representan únicamente las diferencias entre él y el marco anterior 703. Del mismo modo, el marco 703 sólo representa las diferencias de marco 702 que a su vez es un marco R que representan las diferencias del marco 701.

A los fines de ilustración, en este ejemplo, el marco 701 es considerado como un marco I. En consecuencia, si el marco 704 debe reconstituirse, es necesario para procesar los marcos 701, 702 y 703, además de con el material recibido específico para el marco 704. Como resultado de ello, con el fin de realizar la operación de transcodificación, son procesados los marcos del 701 al 703, además del procesamiento de marcos del 704 en adelante.

En el final del segmento, el último marco que se considera debe ser el marco 708. Sin embargo, a efectos de ilustración, este marco se considera que es un marco de versiones anteriores derivadas del marco I 710. Por lo tanto, con el fin de reconstituir el marco 708, es necesario tener en cuenta los marcos 709 y 710. Por lo tanto, una ventaja de que cada procesador de transcodificación reciba la totalidad del material de vídeo es que el proceso de control no tiene por qué tomar ninguna decisión en cuanto a donde segmentar el material original. El procesador de control divide la duración total por el número total de procesadores disponibles, pero no divide el material en sí mismo en estos límites del marco. Como se ilustra en la figura 7, se requiere un marco de entrada 701 como material de origen para dos segmentos de salida, como es el marco de entrada 710.

### Figura 8

Los procedimientos realizados en cada uno de los procesadores de transcodificación se identifican en la figura 8. En la etapa 801 una copia del contenido de vídeo se recibe en su totalidad y se almacena temporalmente en la memoria

## ES 2 373 811 T3

volátil. Por lo tanto, cada procesador de transcodificación individual conserva una copia de los contenidos de vídeo completos.

5 En la etapa 802 son recibidas instrucciones específicas por cada procesador de transcodificación individual que identifica el segmento de material de vídeo a transcodificar.

10 En la etapa 803 una operación de decodificación se realiza con el fin de reconstruir los marcos de vídeo original en el segmento instruido. Así, siguiendo el ejemplo descrito anteriormente, un número suficiente de marcos dentro de los datos de vídeo codificados originales son decodificados a fin de generar los cuarenta segundos de datos de vídeo.

En la etapa 804 los datos de vídeo decodificado son recodificados para ser compatibles con las exigencias de la estación receptora.

15 A partir de entonces, en la etapa 805 un segmento transcodificado se devuelve al procesador de control.

**REFERENCIAS CITADAS EN LA DESCRIPCIÓN**

5 *Esta lista de referencias citadas por el solicitante únicamente es para comodidad del lector. Dicha lista no forma parte del documento de patente europea. Aunque se ha tenido gran cuidado en la recopilación de las referencias, no se pueden excluir errores u omisiones y la EPO rechaza toda responsabilidad a este respecto.*

**Bibliografía no relativa a patentes citada en la descripción**

- 10 • **Yasuo Sambe et al.** High-Speed Distributed Video Transcoding for Multiple Rates and Formats. *IEICE Transaction on information and Systems*, Vol. E88-D (8 [0008]



## REIVINDICACIONES

1. Procedimiento de transcodificación de los datos de decodificación de vídeo codificados y recodificación de dichos datos de vídeo, que comprende las etapas de:
- 5 recibir (201) como datos de entrada datos de vídeo codificados;  
 suministrar los datos que representan a dichos datos de entrada a cada uno de una pluralidad de procesadores de transcodificación (301, 302);  
 instruir (407) cada uno de dichos procesadores de transcodificación para codificar un segmento basado en el  
 10 tiempo de los datos de entrada;  
 combinar (410) dichos segmentos de transcodificación; y  
 suministrar (411) como datos de salida de vídeo dichos segmentos transcodificados combinados,  
 caracterizado porque dichos datos que representan los datos de entrada son una copia de la totalidad de dichos  
 15 datos de entrada.
2. Procedimiento según la reivindicación 1, caracterizado porque dichos datos de vídeo codificados están un formato comprimido que incluye la compresión espacial y la compresión temporal.
3. Procedimiento de suministro de datos de vídeo según la reivindicación 1, caracterizado porque cada procesador de transcodificación tiene acceso a una pluralidad de procedimientos de codificación y decodificación (CODECs).
4. Procedimiento de suministro de datos de vídeo según la reivindicación 1, caracterizado porque cada uno de dichos procesadores está configurado para:
- 25 identificar un segmento instruido de los datos de entrada de vídeo compuesto de una pluralidad de marcos de imagen, y  
 decodificar algunas imágenes antes (701-703) y/o después (709,710), dicho segmento definido para facilitar la  
 30 decodificación de vídeo.
5. Procedimiento de suministro de datos de vídeo según la reivindicación 1, caracterizado porque todos los procesadores disponibles son instruidos si la duración del contenido es mayor que la duración mínima predeterminada o bien un subconjunto reducido (405) de los procesadores es instruido.
- 35 6. Procedimiento de suministro de datos de vídeo según la reivindicación 1, caracterizado porque el material previamente decodificado se almacena en la memoria caché.
7. Procedimiento de suministro de datos de vídeo según la reivindicación 1, en el que dicho material previamente decodificado se almacena en caché en memoria de estado sólido (204) para facilitar un rápido acceso a dicho material almacenado en caché.
- 40 8. Procedimiento de suministro de datos de vídeo según la reivindicación 1, caracterizado porque los segmentos basados en el tiempo del material de audio se procesan en combinación con su material de vídeo correspondiente.
- 45 9. Aparato de transcodificación para decodificar los datos de vídeo codificados y la recodificar dichos datos de vídeo, que comprende:
- un dispositivo de entrada (201) para recibir como datos de entrada datos de vídeo codificados;  
 una pluralidad de procesadores de transcodificación (301, 302);  
 50 un dispositivo de distribución (304) para el suministro de datos que representan a dichos datos de entrada a cada  
 uno de dicha pluralidad de procesadores de transcodificación;  
 un procesador de control (305) configurado para instruir a cada uno de dichos procesadores de  
 transcodificación para codificar un segmento basado en el tiempo de dichos datos de entrada y para combinar  
 55 dichos segmentos transcodificados; y  
 un dispositivo de salida (202) para el suministro como datos de vídeo de salida dichos segmentos transcodificados combinados,  
 caracterizado porque dichos datos que representan dichos datos de entrada son una copia de la totalidad de  
 60 dichos datos de entrada.
10. Aparato según la reivindicación 9, caracterizado porque el código de datos de vídeo está en un formato comprimido que incluye la compresión espacial y la compresión temporal.
11. Aparato según la reivindicación 9, incluyendo los dispositivos de almacenamiento para almacenar una pluralidad de procedimientos de codificación y decodificación (CODECs), de modo que cada uno de dichos procesadores de transcodificación tiene acceso a una pluralidad de dichos CODECs.
- 65

12. Aparato según la reivindicación 9, caracterizado porque cada procesador de transcodificación identifica un segmento instruido de los datos de vídeo de entrada compuesto de una pluralidad de marcos de imagen y decodifica algunos marcos antes y/o después de dicho segmento definido para facilitar la decodificación de vídeo.
- 5 13. Aparato según la reivindicación 9, caracterizado porque todos los procesadores disponibles son instruidos si la duración del contenido es mayor que la duración del mínimo fijado de antemano, o bien es instruido un subconjunto reducido (405) de los procesadores.
- 10 14. Aparato según la reivindicación 9, que incluye dispositivos de memoria de estado sólido para el almacenamiento en caché de material previamente decodificado.
15. Aparato según la reivindicación 9, caracterizado porque los segmentos basados en el tiempo del material de audio se procesan en combinación con su material de vídeo correspondiente.

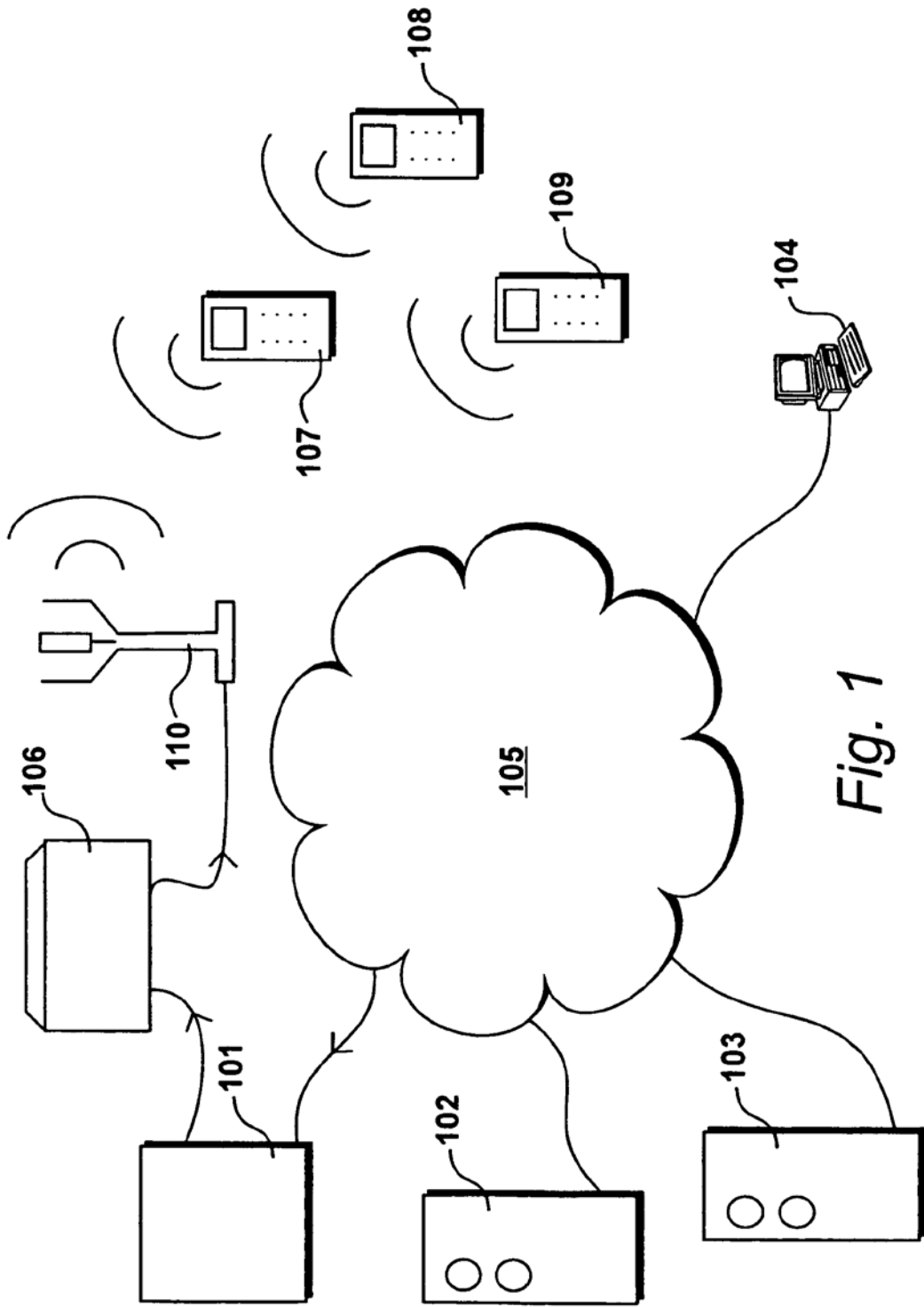
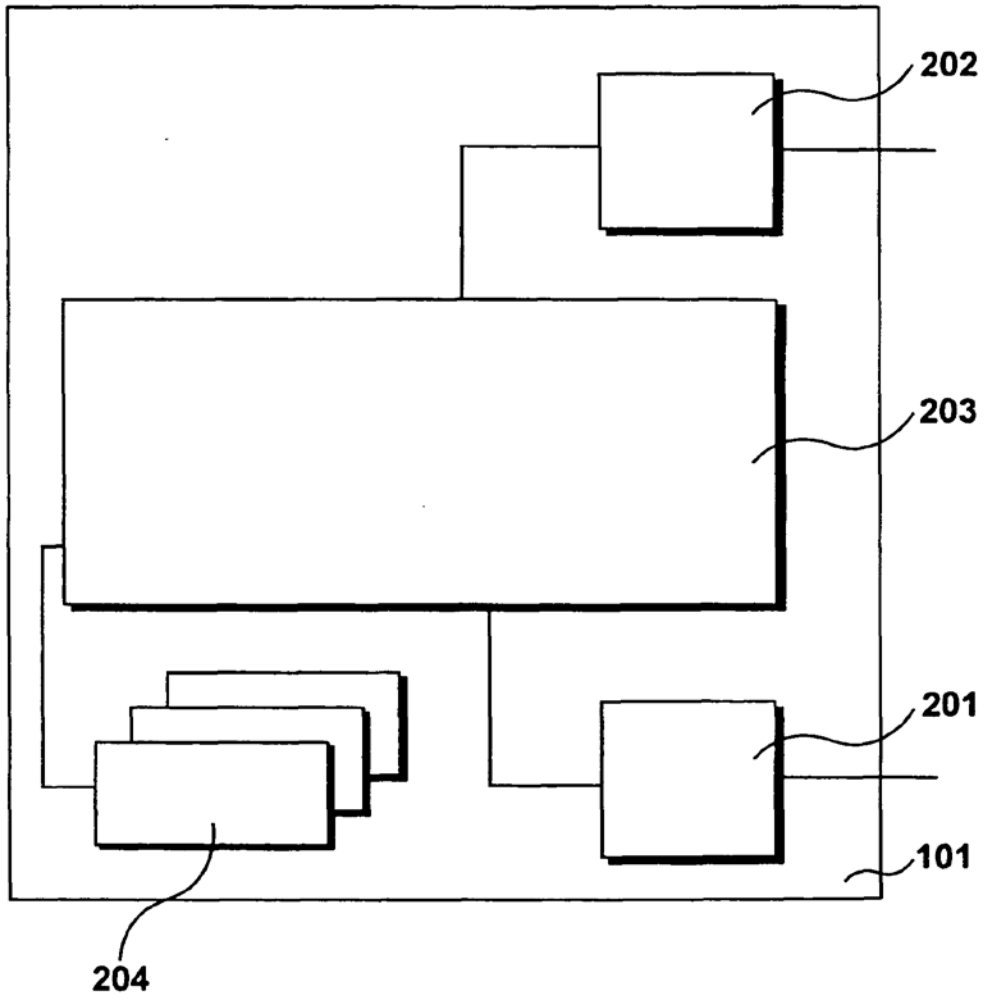


Fig. 1



*Fig. 2*

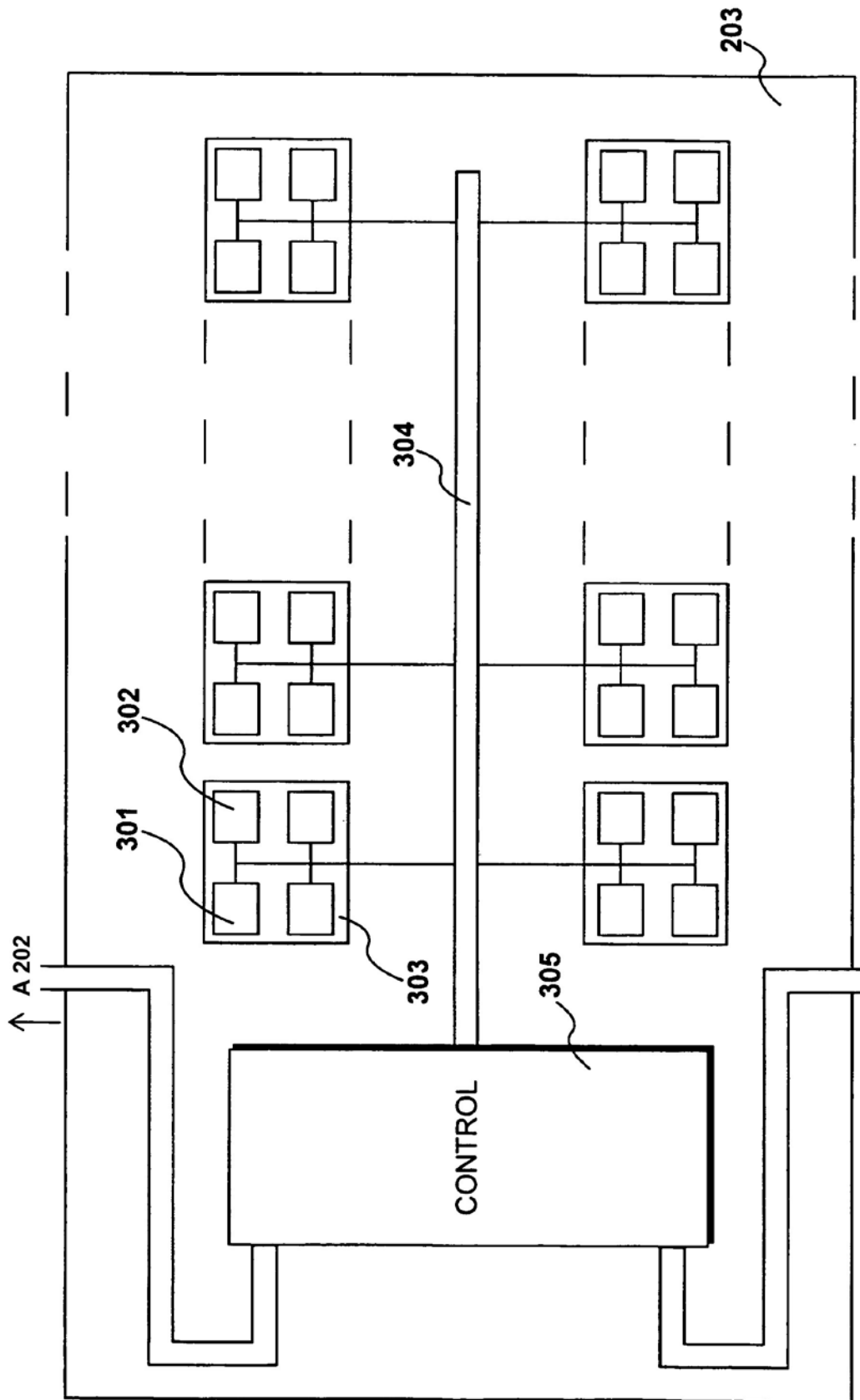


Fig. 3

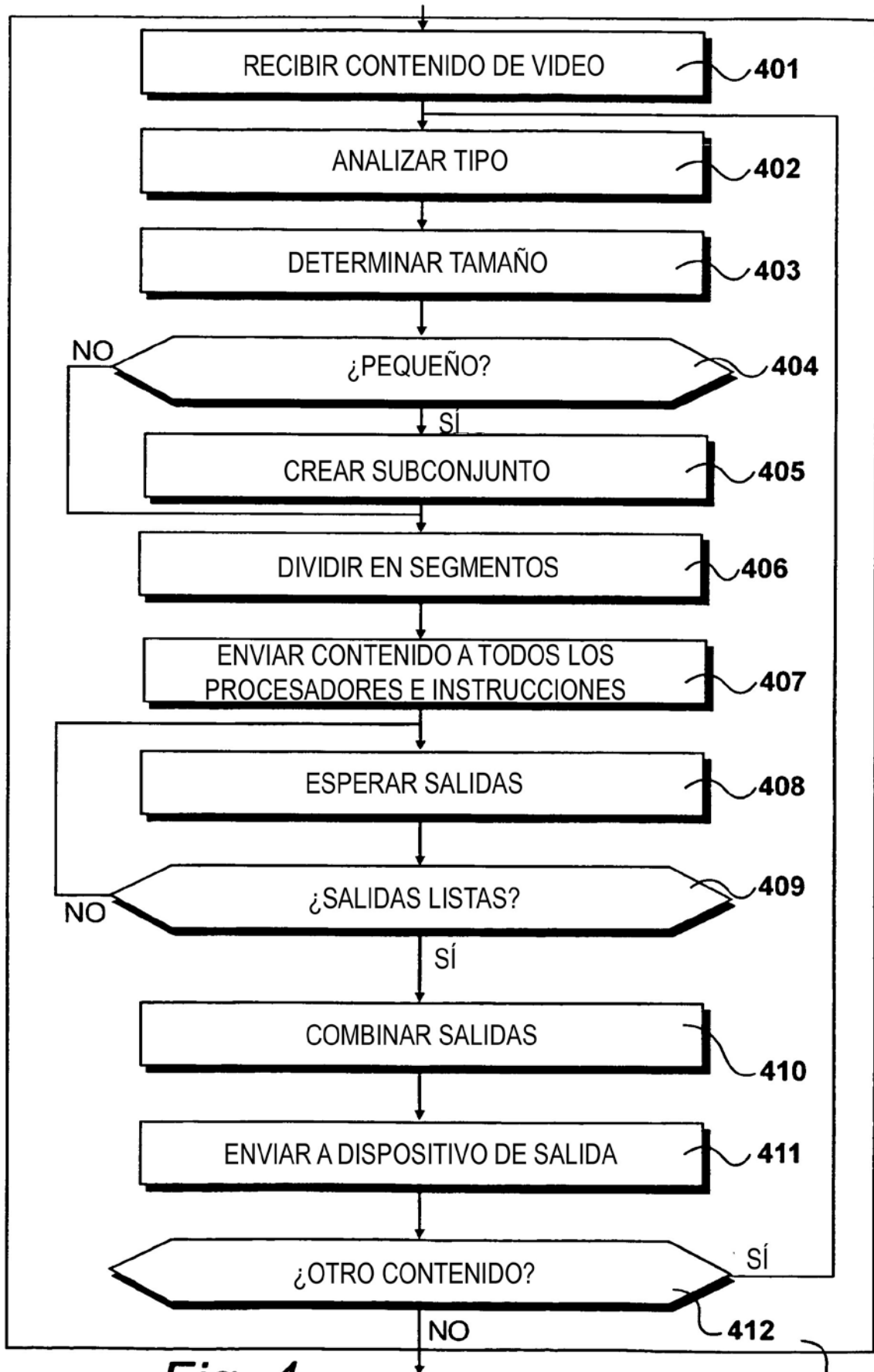


Fig. 4

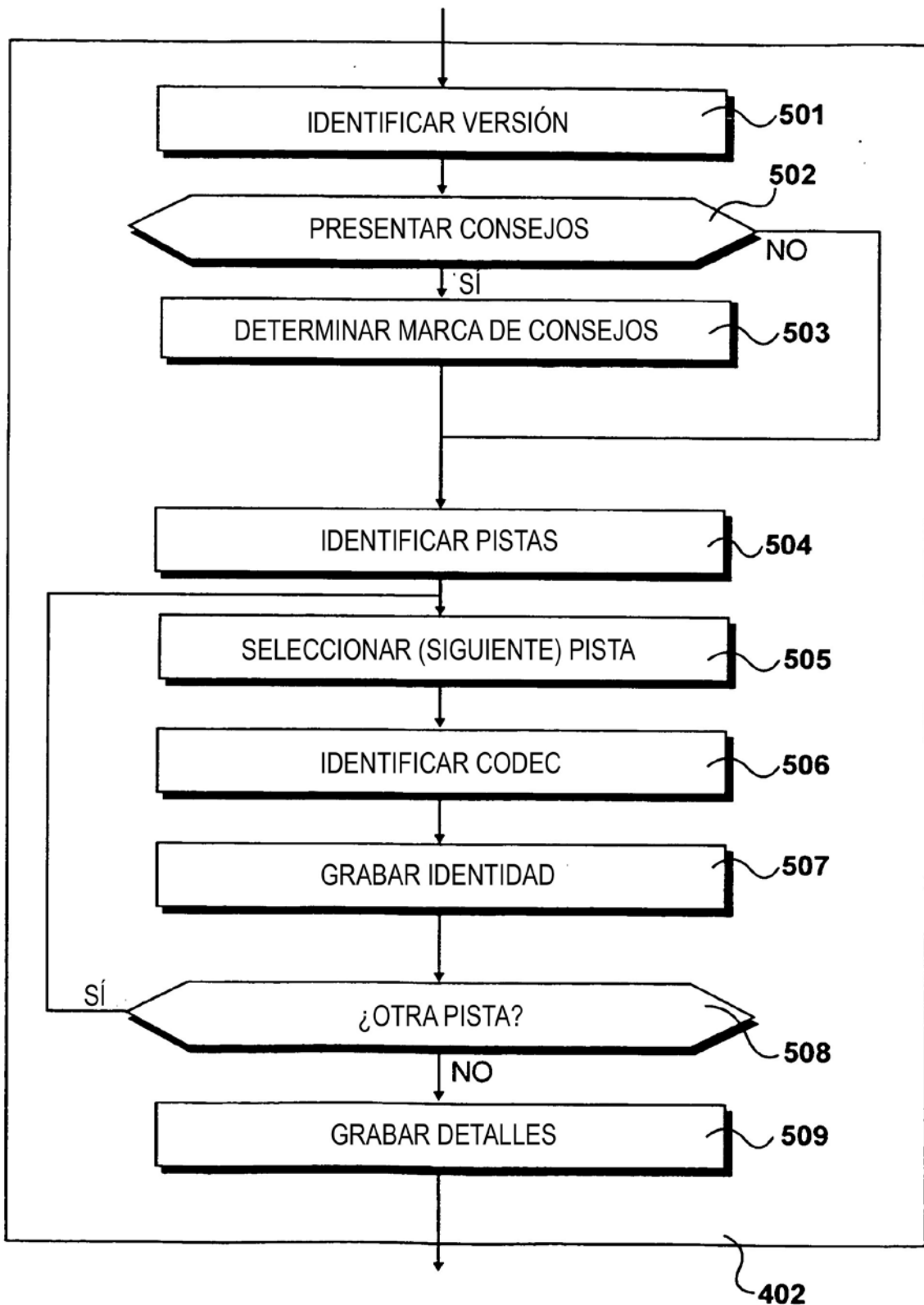


Fig. 5

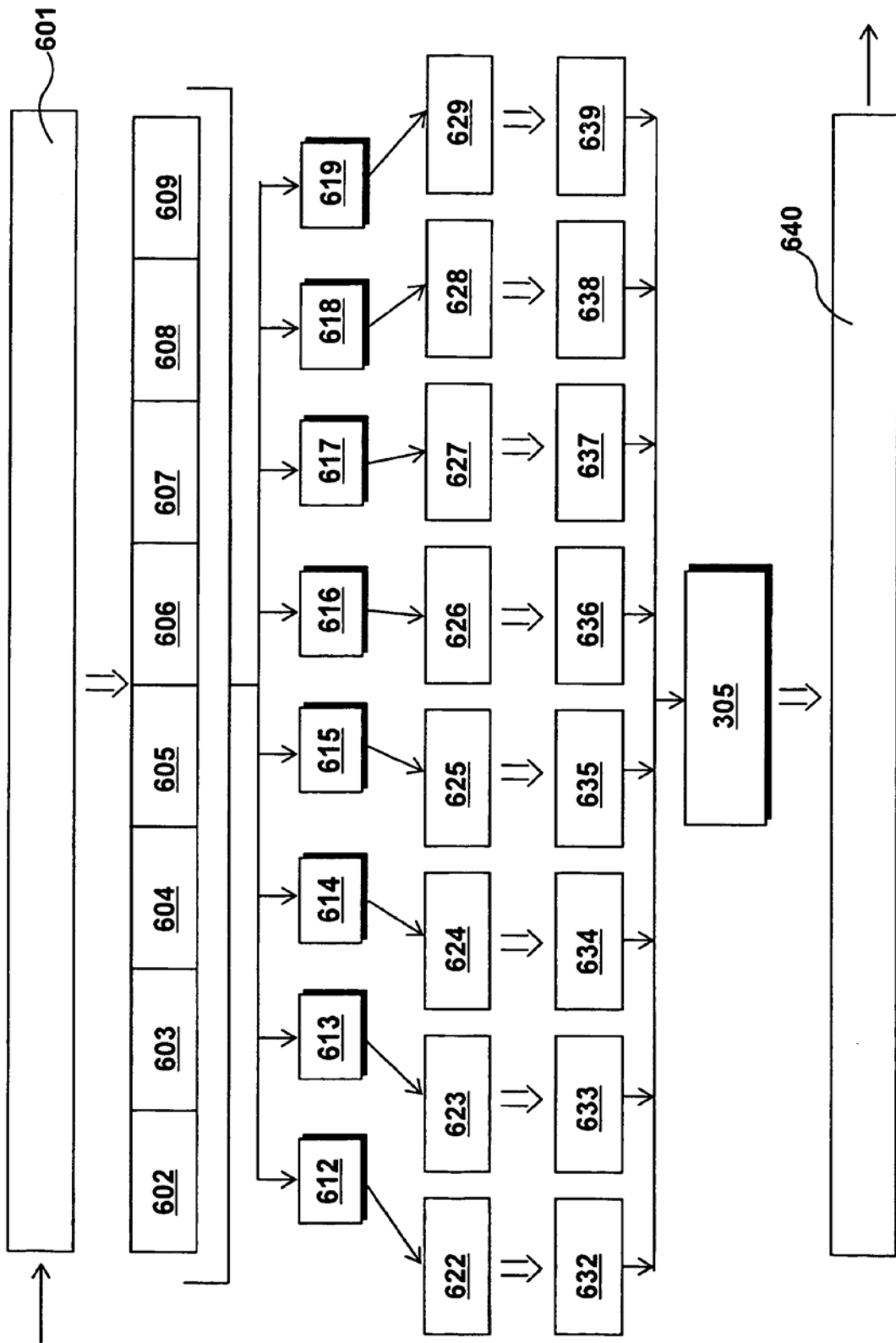


Fig. 6



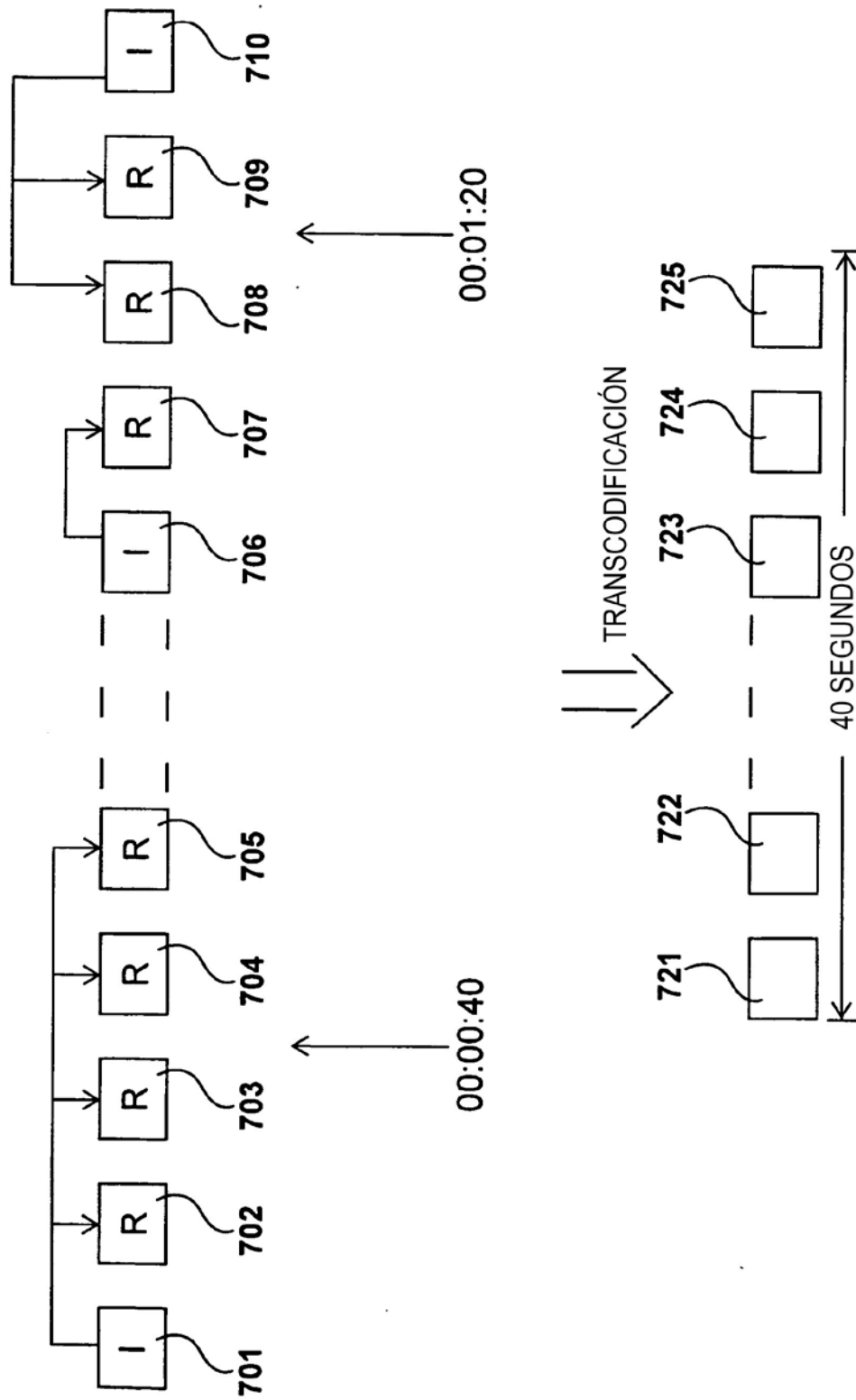
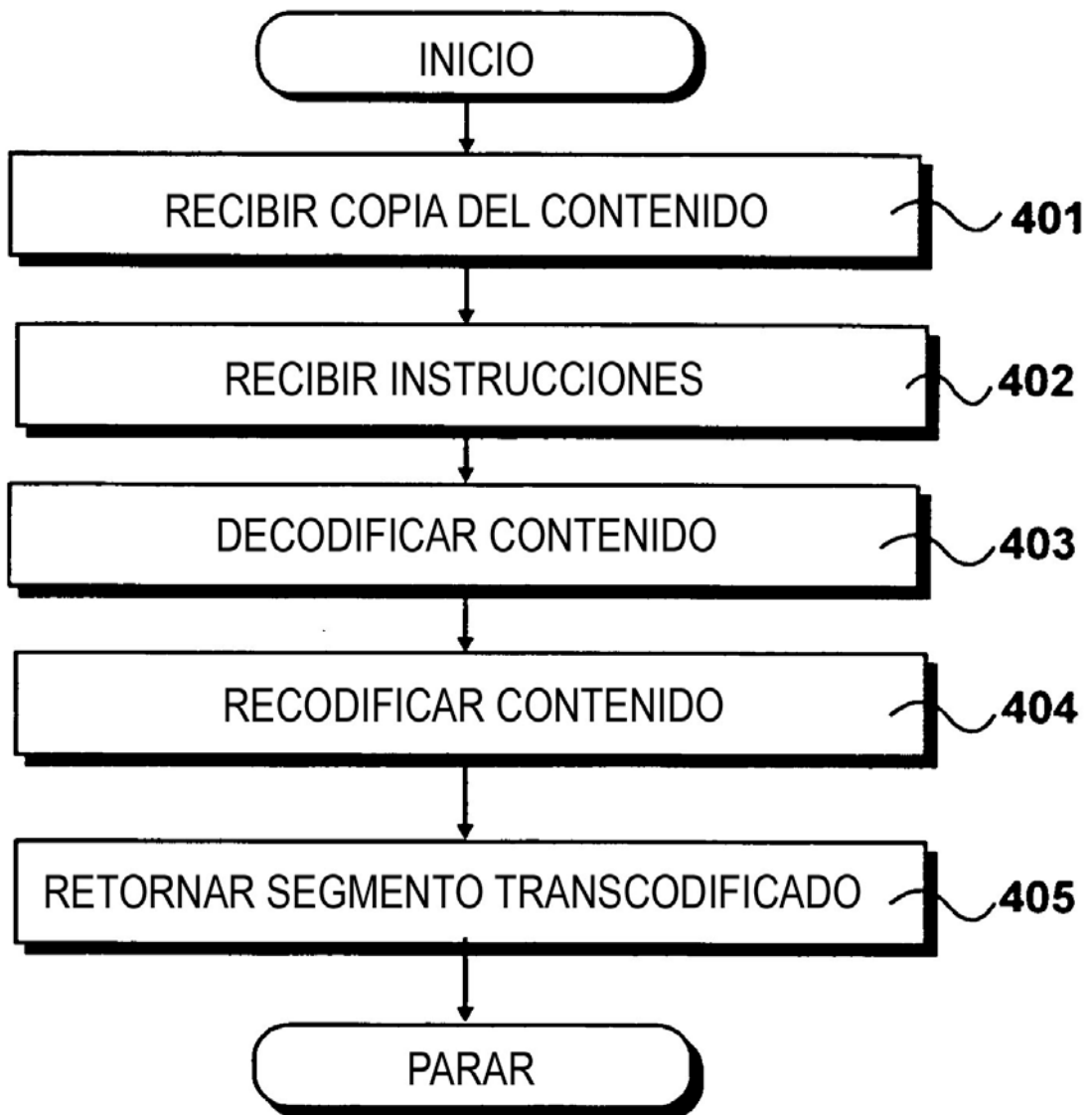


Fig. 7



*Fig. 8*