

19



OFICINA ESPAÑOLA DE  
PATENTES Y MARCAS

ESPAÑA



11 Número de publicación: **2 415 155**

51 Int. Cl.:

**G10L 19/00** (2013.01)

12

TRADUCCIÓN DE PATENTE EUROPEA

T3

96 Fecha de presentación y número de la solicitud europea: **05.03.2010 E 10707277 (9)**

97 Fecha y número de publicación de la concesión europea: **08.05.2013 EP 2409298**

54 Título: **Codificación estéreo avanzada basada en una combinación de codificación estéreo izquierda/derecha o central/lateral seleccionable de manera adaptativa y de codificación estéreo paramétrica**

30 Prioridad:

**17.03.2009 US 160707 P**  
**23.06.2009 US 219484 P**

45 Fecha de publicación y mención en BOPI de la traducción de la patente:

**24.07.2013**

73 Titular/es:

**DOLBY INTERNATIONAL AB (100.0%)**  
**Apollo Building, 3E, Herikerbergweg 1-35**  
**1101 CN Amsterdam Zuid-Oost , NL**

72 Inventor/es:

**PURNHAGEN, HEIKO;**  
**CARLSSON, PONTUS y**  
**KJÖRLING, KRISTOFER**

74 Agente/Representante:

**LINAGE GONZÁLEZ, Rafael**

**ES 2 415 155 T3**

Aviso: En el plazo de nueve meses a contar desde la fecha de publicación en el Boletín europeo de patentes, de la mención de concesión de la patente europea, cualquier persona podrá oponerse ante la Oficina Europea de Patentes a la patente concedida. La oposición deberá formularse por escrito y estar motivada; sólo se considerará como formulada una vez que se haya realizado el pago de la tasa de oposición (art. 99.1 del Convenio sobre concesión de Patentes Europeas).

## DESCRIPCIÓN

Codificación estéreo avanzada basada en una combinación de codificación estéreo izquierda/derecha o central/lateral seleccionable de manera adaptativa y de codificación estéreo paramétrica

5

**Campo técnico**

La solicitud se refiere a la codificación de audio, en particular a la codificación de audio estéreo que combina técnicas de codificación paramétricas y basadas en formas de onda.

10

**Antecedentes de la invención**

La codificación conjunta de los canales izquierdo (L) y derecho (R) de una señal estéreo permite una codificación más eficaz en comparación con la codificación independiente de L y R. Un enfoque habitual de la codificación estéreo conjunta es la codificación central/lateral (M/S). En este caso, una señal central (M) se forma sumando las señales L y R, por ejemplo la señal M puede tener la forma

15

$$M = \frac{1}{2}(L + R)$$

Además, una señal lateral (S) se forma restando los dos canales L y R, por ejemplo la señal S puede tener la forma

20

$$S = \frac{1}{2}(L - R)$$

En caso de codificación M/S, las señales M y S se codifican en lugar de las señales L y R.

25

En la norma AAC (Codificación de Audio Avanzada) de MPEG (Grupo de Expertos en Imágenes en Movimiento) (véase documento normativo ISO/IEC 13818-7), la codificación estéreo L/R y la codificación estéreo M/S pueden elegirse de manera variable en el tiempo y variable en frecuencia. Por tanto, el codificador estéreo puede aplicar codificación L/R para algunas bandas de frecuencias de la señal estéreo, mientras que la codificación M/S se utiliza para codificar otras bandas de frecuencias de la señal estéreo (variante de frecuencia). Además, el codificador puede conmutar en el tiempo entre codificación L/R y M/S (variante de tiempo). En la norma AAC de MPEG, la codificación estéreo se lleva a cabo en el dominio de frecuencia, más en particular en el dominio MDCT (transformada de coseno discreta modificada). Esto permite elegir de manera adaptativa la codificación L/R o la codificación M/S de manera variable en frecuencia y también de manera variable en el tiempo. La decisión entre la codificación estéreo L/R y M/S puede basarse en una evaluación de la señal lateral: cuando la energía de la señal lateral es baja, la codificación estéreo M/S es más eficaz y debería utilizarse. Como alternativa, para decidir entre ambos esquemas de codificación estéreo, ambos esquemas de codificación pueden probarse y la selección puede basarse en los esfuerzos de cuantificación resultantes, es decir, la entropía perceptual observada.

30

35

Un enfoque alternativo a la codificación estéreo conjunta es la codificación estéreo paramétrica (PS). En este caso, la señal estéreo se proporciona como una señal mono de mezclado descendente (*downmix*) después de codificar la señal de mezclado descendente con un codificador de audio convencional, tal como un codificador AAC. La señal de mezclado descendente es una superposición de los canales L y R. La señal mono de mezclado descendente se proporciona en combinación con parámetros PS adicionales variables en el tiempo y variables en frecuencia, tales como la diferencia de intensidad entre canales (es decir, entre L y R) (IID) y la correlación cruzada entre canales (ICC). En el descodificador, en función de la señal de mezclado descendente descodificada y de los parámetros estéreo paramétricos, se reconstruye una señal estéreo que se aproxima a la imagen estéreo perceptual de la señal estéreo original. Para la reconstrucción, un descorrelador genera una versión descorrelacionada de la señal de mezclado descendente. Este descorrelador puede implementarse mediante un filtro de todo paso apropiado. La codificación y descodificación PS se describen en el documento "Low Complexity Parametric Stereo Coding in MPEG-4", H. Purnhagen, Actas de la séptima Conferencia Internacional sobre Efectos de Audio Digitales (DAFx'04), Nápoles, Italia, del 5 al 8 de octubre de 2004, páginas 163 a 168. La descripción de este documento se incorpora por la presente como referencia.

45

50

La norma *MPEG Surround* (véase el documento ISO/IEC 23003-1) utiliza el concepto de codificación PS. En un descodificador *MPEG Surround* se crea una pluralidad de canales de salida en función de menos canales de entrada y parámetros de control. Los descodificadores y codificadores *MPEG Surround* se fabrican conectando en cascada módulos estéreo paramétricos, que en *MPEG Surround* se denominan módulos OTT (módulos uno a dos) para el descodificador y módulos R-OTT (módulos inversos uno a dos) para el codificador. Un módulo OTT determina dos canales de salida mediante un único canal de entrada (señal de mezclado descendente) acompañado de

60

parámetros PS. Un módulo OTT corresponde a un descodificador PS y un módulo R-OTT corresponde a un codificador PS. La codificación estéreo paramétrica puede llevarse a cabo usando *MPEG Surround* con un único módulo OTT en el lado del descodificador y un único módulo R-OTT en el lado del codificador; esto también se denomina modo “*MPEG Surround 2-1-2*”. La sintaxis del flujo de bits puede ser diferente, pero la teoría subyacente y el procesamiento de señales son los mismos. Por lo tanto, en lo sucesivo, todas las referencias a PS incluyen también codificación estéreo paramétrica basada en “*MPEG Surround 2-1-2*” o en *MPEG Surround*.

En un codificador PS (por ejemplo, en un codificador PS *MPEG Surround*) una señal residual (RES) puede determinarse y transmitirse además de la señal de mezclado descendente. Tal señal residual indica el error asociado a representar los canales originales mediante sus parámetros de mezclado descendente y PS. En el descodificador, la señal residual puede usarse en lugar de la versión descorrelacionada de la señal de mezclado descendente. Esto permite una mejor reconstrucción de las formas de onda de los canales originales L y R. La utilización de una señal residual adicional se describe, por ejemplo, en la norma *MPEG Surround* (véase el documento ISO/IEC 23003-1) y en el documento “*MPEG Surround - The ISO/MPEG Standard for Efficient and Compatible Multi-Channel Audio Coding*”, de J. Herre *et al.*, documento 7084 de la Convención de Ingeniería de Audio, Convención n.º 122, del 5 al 8 de mayo de 2007. La descripción de ambos documentos, en particular las observaciones acerca de la señal residual, se incorporan en el presente documento como referencia.

La codificación PS con señales residuales es un enfoque más general a la codificación estéreo conjunta que la codificación M/S: la codificación M/S lleva a cabo una rotación de señal cuando transforma las señales L/R en señales M/S. Además, la codificación PS con señales residuales lleva a cabo una rotación de señal cuando transforma las señales L/R en señales de mezclado descendente y residuales. Sin embargo, en el segundo caso, la rotación de señal es variable y depende de los parámetros PS. Debido al enfoque más general de la codificación PS con señales residuales, la codificación PS con señales residuales permite una codificación más eficaz de determinados tipos de señales, como una señal mono panoramizada, que la codificación M/S. Por tanto, el codificador propuesto permite combinar de manera eficaz técnicas de codificación estéreo paramétricas y técnicas de codificación estéreo basadas en formas de onda. Un primer diseño de una posible combinación de la codificación PS con señales residuales y del codificador perceptual AAC MPEG se ilustra en el documento “*MPEG-4 high-efficiency AAC coding - standards in a nutshell*”, de J. Herre *et al.*, IEEE Signal Processing Magazine, volumen 25, mayo de 2008, páginas 137 a 142.

Normalmente, los codificadores estéreo perceptuales, tales como un codificador estéreo perceptual AAC MPEG, pueden decidir entre codificación estéreo L/R y codificación estéreo M/S, donde en el segundo caso, una señal central/lateral se genera en función de la señal estéreo. Tal selección puede variar en frecuencia, es decir, para algunas bandas de frecuencias puede usarse codificación estéreo L/R, mientras que para otras bandas de frecuencias puede usarse codificación estéreo M/S.

En una situación en la que los canales L y R son básicamente señales independientes, tal codificador estéreo perceptual no usará normalmente codificación estéreo M/S, ya que en esta situación tal esquema de codificación no ofrece ninguna ganancia de codificación en comparación con la codificación estéreo L/R. El codificador volverá a la codificación estéreo L/R sencilla, básicamente procesando L y R de manera independiente.

En la misma situación, un sistema de codificador PS creará una señal de mezclado descendente que contiene los canales L y R, lo que impide procesar de manera independiente los canales L y R. En la codificación PS con una señal residual, esto puede implicar una codificación menos eficaz en comparación con la codificación estéreo, donde la codificación estéreo L/R o la codificación estéreo M/S puede seleccionarse de manera adaptativa.

Por tanto, hay situaciones en las que un codificador PS supera a un codificador estéreo perceptual con selección adaptativa entre codificación estéreo L/R y codificación estéreo M/S, mientras que en otras situaciones, el segundo codificador supera al codificador PS.

### Sumario de la invención

La presente solicitud describe un sistema de codificador de audio y un método de codificación basados en la idea de combinar codificación PS usando una señal residual con codificación estéreo perceptual L/R o M/S adaptativa (por ejemplo, codificación estéreo conjunta perceptual AAC en el dominio MDCT). Esto permite combinar las ventajas de la codificación estéreo L/R o M/S adaptativa (por ejemplo, usada en AAC de MPEG) y las ventajas de la codificación PS con una señal residual (por ejemplo, usada en *MPEG Surround*). Además, la solicitud describe un sistema de descodificación de audio y un método de descodificación correspondientes.

Un primer aspecto de la solicitud se refiere a un sistema de codificador para codificar una señal estéreo en una señal de flujo de bits. Según una realización del sistema de codificador, el sistema de codificador comprende una etapa de mezclado descendente para generar una señal de mezclado descendente y una señal residual en función de la señal estéreo. La señal residual puede cubrir todo o solamente una parte del intervalo de frecuencias de audio utilizado. Además, el sistema de codificador comprende una etapa de determinación de parámetros para determinar parámetros PS tales como una diferencia de intensidad entre canales y una correlación cruzada entre canales.

Preferentemente, los parámetros PS son variables en frecuencia. Normalmente, tal etapa de mezclado descendente y la etapa de determinación de parámetros forman parte de un codificador PS.

5 Además, el sistema de codificador comprende medios de codificación perceptual aguas abajo de la etapa de mezclado descendente, donde puede elegirse entre dos esquemas de codificación:

- codificación basada en una suma de la señal de mezclado descendente y la señal residual y basada en una diferencia de la señal de mezclado descendente y la señal residual, o

10 - codificación basada en la señal de mezclado descendente y basada en la señal residual.

Debe observarse que en caso de que la codificación se base en la señal de mezclado descendente y la señal residual, la señal de mezclado descendente y la señal residual pueden codificarse o señales proporcionales a las mismas pueden codificarse. En caso de que la codificación se base en una suma y en una diferencia, la suma y la diferencia pueden codificarse o señales proporcionales a las mismas pueden codificarse.

15 La selección puede variar en frecuencia (y variar en el tiempo), es decir, para una primera banda de frecuencias puede seleccionarse que la codificación se base en una señal de suma y en una señal de diferencia, mientras que para una segunda banda de frecuencias puede seleccionarse que la codificación se base en la señal de mezclado descendente y en la señal residual.

20 Tal sistema de codificador tiene la ventaja de que permite conmutar entre codificación estéreo L/R y codificación PS con señales residuales (preferentemente de manera variable en frecuencia). Si los medios de codificación perceptual seleccionan (para una banda particular o para todo el intervalo de frecuencias utilizado) codificación basada en señales de mezclado descendente y residuales, el sistema de codificación se comporta como un sistema que utiliza codificación PS estándar con señales residuales. Sin embargo, si los medios de codificación perceptual seleccionan (para una banda particular o para todo el intervalo de frecuencias utilizado) codificación basada en una señal de suma de la señal de mezclado descendente y la señal residual y basada en una señal de diferencia de la señal de mezclado descendente y de la señal residual, en determinados casos las operaciones de suma y diferencia compensan esencialmente la operación de mezclado descendente anterior (excepto para un factor de ganancia posiblemente diferente) de manera que todo el sistema puede llevar a cabo la codificación L/R de toda la señal estéreo o para una banda de frecuencias de la misma. Por ejemplo, tales circunstancias se producen cuando los canales L y R de la señal estéreo son independientes y tienen el mismo nivel, como se explicará en detalle posteriormente.

35 Preferentemente, la adaptación del esquema de codificación depende del tiempo y de la frecuencia. Por tanto, preferentemente, algunas bandas de frecuencias de la señal estéreo se codifican mediante un esquema de codificación L/R, mientras que otras bandas de frecuencias de la señal estéreo se codifican mediante un esquema de codificación PS con señales residuales.

40 Debe observarse que en caso de que la codificación se base en la señal de mezclado descendente y se base en la señal residual, como se ha descrito anteriormente, la señal real que se introduce en el codificador central puede formarse mediante dos operaciones en serie en la señal de mezclado descendente y la señal residual que son inversas (excepto para un factor de ganancia posiblemente diferente). Por ejemplo, una señal de mezclado descendente y una señal residual se introducen en una etapa de transformación de M/S a L/R y, después, la salida de la etapa de transformación se introduce en una etapa de transformación de L/R a M/S. La señal resultante (que se usa después en la codificación) corresponde a la señal de mezclado descendente y a la señal residual (excepto para un factor de ganancia posiblemente diferente).

50 La siguiente realización utiliza esta idea. Según una realización del sistema de codificador, el sistema de codificador comprende una etapa de mezclado descendente y una etapa de determinación de parámetros, como se ha descrito anteriormente. Además, el sistema de codificador comprende una etapa de transformación (por ejemplo, como parte de los medios de codificación mencionados anteriormente). La etapa de transformación genera una señal pseudoestéreo L/R realizando una transformación de la señal de mezclado descendente y la señal residual. La etapa de transformación realiza preferentemente una transformación de suma y diferencia, donde la señal de mezclado descendente y las señales residuales se suman para generar un canal de la señal pseudoestéreo (posiblemente, la suma también se multiplica por un factor) y se restan entre sí para generar el otro canal de la señal pseudoestéreo (posiblemente, la diferencia también se multiplica por un factor). Preferentemente, un primer canal (por ejemplo, el canal seudoizquierdo) de la señal pseudoestéreo es proporcional a la suma de las señales de mezclado descendente y residuales, donde un segundo canal (por ejemplo, por ejemplo el canal seudoderecho) es proporcional a la diferencia de las señales de mezclado descendente y residuales. Por tanto, la señal de mezclado descendente DMX y la señal residual RES del codificador PS pueden convertirse en una señal pseudoestéreo  $L_p$ ,  $R_p$  según las siguientes ecuaciones:

$$L_p = g(DMX + RES)$$

$$R_p = g(DMX - RES)$$

En las ecuaciones anteriores, el factor de normalización de ganancia  $g$  tiene, por ejemplo, un valor de  $g = \sqrt{1/2}$ .

- 5 La señal pseudoestéreo se procesa preferentemente por un codificador estéreo perceptual (por ejemplo, como parte de los medios de codificación). Para la codificación, puede elegirse la codificación estéreo L/R o la codificación estéreo M/S. El codificador estéreo perceptual adaptativo L/R o M/S puede ser un codificador basado en AAC. Preferentemente, la selección entre la codificación estéreo L/R y la codificación estéreo M/S varía en frecuencia; por tanto, la selección puede variar para diferentes bandas de frecuencias, como se ha descrito anteriormente. Además, la selección entre la codificación L/R y la codificación M/S es preferentemente variable en el tiempo. Esta decisión entre la codificación L/R y la codificación M/S se toma preferentemente mediante el codificador estéreo perceptual.

- 10 Tal codificador perceptual que tiene la opción de codificación M/S puede calcular internamente (seudo) señales M y S (en el dominio de tiempo o en las bandas de frecuencias seleccionadas) basándose en la señal pseudoestéreo L/R. Tales seudoseñales M y S corresponden a la señales de mezclado descendente y residuales (excepto para un factor de ganancia posiblemente diferente). Por tanto, si el codificador estéreo perceptual selecciona la codificación M/S, codifica realmente las señales de mezclado descendente y residuales (que corresponden a las seudoseñales M y S) como se haría en un sistema que utiliza la codificación PS estándar con señales residuales.

- 15 Además, en circunstancias especiales, la etapa de transformación compensa esencialmente la operación de mezclado descendente anterior (excepto para un factor de ganancia posiblemente diferente), de manera que todo el sistema de codificador puede llevar a cabo realmente la codificación L/R de toda la señal estéreo o para una banda de frecuencias de la misma (si se ha seleccionado la codificación L/R en el codificador perceptual). Éste es el caso, por ejemplo, cuando los canales L y R de la señal estéreo son independientes y tienen el mismo nivel, como se explicará en detalle posteriormente. Por tanto, para una banda de frecuencias dada, la señal pseudoestéreo corresponde esencialmente o es proporcional a la señal estéreo si, para la banda de frecuencias, los canales izquierdo y derecho de la señal estéreo son esencialmente independientes y tienen esencialmente el mismo nivel.

- 20 Por tanto, el sistema de codificador permite realmente conmutar entre codificación estéreo L/R y codificación PS con señales residuales, con el fin de permitir la adaptación a las propiedades de la señal de entrada estéreo dada. Preferentemente, la adaptación del esquema de codificación depende del tiempo y de la frecuencia. Por tanto, preferentemente, algunas bandas de frecuencias de la señal estéreo se codifican mediante un esquema de codificación L/R, mientras que otras bandas de frecuencias de la señal estéreo se codifican mediante un esquema de codificación PS con señales residuales. Debe observarse que la codificación M/S es básicamente un caso especial de codificación PS con señales residuales (ya que la transformación de L/R a M/S es un caso especial de la operación de mezclado descendente PS) y, por tanto, el sistema de codificador también puede realizar una codificación M/S global.

- 25 Dicha realización que tiene la etapa de transformación aguas abajo del codificador PS y aguas arriba del codificador estéreo perceptual L/R o M/S tiene la ventaja de que puede usarse un codificador PS convencional y un codificador perceptual convencional. Sin embargo, el codificador PS o el codificador perceptual pueden adaptarse debido al uso especial en este caso.

- 30 El nuevo concepto mejora el rendimiento de la codificación estéreo permitiendo una combinación eficaz de codificación PS y codificación estéreo conjunta.

- 35 Según una realización alternativa, los medios de codificación mencionados anteriormente comprenden una etapa de transformación para llevar a cabo una transformación de suma y diferencia en función de la señal de mezclado descendente y la señal residual para una o más bandas de frecuencias (por ejemplo, para todo el intervalo de frecuencias utilizado o solamente para un intervalo de frecuencias). La transformación puede realizarse en un dominio de frecuencia o en un dominio de tiempo. La etapa de transformación genera una señal pseudoestéreo izquierda/derecha para la una o más bandas de frecuencias. Un canal de la señal pseudoestéreo corresponde a la suma y el otro canal corresponde a la diferencia.

- 40 Por tanto, en caso de que la codificación se base en las señales de suma y diferencia, la salida de la etapa de transformación puede usarse en la codificación, mientras que en caso de que la codificación se base en la señal de mezclado descendente y la señal residual, las señales aguas arriba de la etapa de codificación pueden usarse para la codificación. Por tanto, esta realización no utiliza dos transformaciones en serie de suma y diferencia en la señal de mezclado descendente y la señal residual, dando como resultado la señal de mezclado descendente y la señal residual (excepto para un factor de ganancia posiblemente diferente).

5 Cuando se selecciona codificación basada en la señal de mezclado descendente y la señal residual, se selecciona la codificación estéreo paramétrica de la señal estéreo. Cuando se selecciona codificación basada en la suma y diferencia (es decir, codificación basada en la señal pseudoestéreo), se selecciona la codificación L/R de la señal estéreo.

10 La etapa de transformación puede ser una etapa de transformación de L/R a M/S como parte de un codificador perceptual con selección adaptativa entre codificación estéreo L/R y M/S (posiblemente el factor de ganancia es diferente en comparación con una etapa de transformación de L/R a M/S convencional). Debe observarse que la decisión entre codificación estéreo L/R y M/S debería invertirse. Por tanto, se selecciona la codificación basada en la señal de mezclado descendente y la señal residual (es decir, la señal codificada no pasa por la etapa de transformación) cuando los medios de decisión eligen la descodificación perceptual M/S, y se selecciona la codificación basada en la señal pseudoestéreo generada por la etapa de transformación (es decir, la señal codificada pasa por la etapa de transformación) cuando los medios de decisión eligen la descodificación perceptual L/R.

15 El sistema de codificador según cualquiera de las realizaciones descritas anteriormente puede comprender un codificador SBR (replicación de banda espectral) adicional. SBR es una forma de HFR (reconstrucción de alta frecuencia). Un codificador SBR determina información secundaria para la reconstrucción del intervalo de frecuencias más altas de la señal de audio en el descodificador. Solamente el intervalo de frecuencias más bajas es codificado por el codificador perceptual, reduciéndose de ese modo la velocidad binaria. Preferentemente, el codificador SBR está conectado aguas arriba del codificador PS. Por tanto, el codificador SBR puede estar en el dominio estéreo y generar parámetros SBR para una señal estéreo. Esto se tratará en detalle en relación con los dibujos.

20 Preferentemente, el codificador PS (es decir, la etapa de mezclado descendente y la etapa de determinación de parámetros) funciona en un dominio de frecuencia sobremuestreado (además, el descodificador PS descrito posteriormente funciona preferentemente en un dominio de frecuencia sobremuestreado). Para la transformación de tiempo a frecuencia, por ejemplo, un banco de filtros híbrido de valores complejos que presenta un QMF (filtro espejo en cuadratura) y un filtro de Nyquist puede usarse aguas arriba del codificador PS, como se describe en la norma *MPEG Surround* (véase el documento ISO/IEC 23003-1). Esto permite un procesamiento de señales adaptativo en tiempo y frecuencia sin artefactos de solapamiento audibles. Por otro lado, la codificación L/R o M/S adaptativa se lleva a cabo preferentemente en el dominio MDCT críticamente muestreado (por ejemplo, como se describe en la norma AAC) con el fin de garantizar una representación de señal cuantificada eficaz.

30 La conversión entre señales de mezclado descendente y residuales y la señal pseudoestéreo L/R puede llevarse a cabo en el dominio de tiempo ya que el codificador PS y el codificador estéreo perceptual están normalmente conectados, de todas formas, en el dominio de tiempo. Por tanto, la etapa de transformación para generar la seudoseñal L/R puede llevarse a cabo en el dominio de tiempo.

40 En otras realizaciones descritas en relación con los dibujos, la etapa de transformación se realiza en un dominio de frecuencia sobremuestreado o en un dominio MDCT críticamente muestreado.

45 Un segundo aspecto de la solicitud se refiere a un sistema de descodificación para descodificar una señal de flujo de bits generada por el sistema de codificador descrito anteriormente.

50 Según una realización del sistema de descodificación, el sistema de descodificación comprende medios de descodificación perceptual para una descodificación basada en la señal de flujo de bits. Los medios de descodificación están configurados para generar, descodificando una primera señal (interna) y una segunda señal (interna), y proporcionar una señal de mezclado descendente y una señal residual. De manera selectiva, la señal de mezclado descendente y la señal residual están:

- basadas en la suma de la primera señal y de la segunda señal y basadas en la diferencia de la primera señal y de la segunda señal, o

55 - basadas en la primera señal y basadas en la segunda señal.

Tal y como se ha descrito anteriormente en relación con el sistema de codificador, también en este caso la selección puede variar en frecuencia o no variar en frecuencia.

60 Además, el sistema comprende una etapa de mezclado ascendente (*upmix*) para generar la señal estéreo en función de la señal de mezclado descendente y la señal residual, donde la operación de mezclado ascendente de la etapa de mezclado ascendente depende del uno o más parámetros estéreo paramétricos.

65 De manera análoga al sistema de codificador, el sistema de descodificación permite conmutar realmente entre descodificación L/R y descodificación PS con señales residuales, preferentemente de manera variable en el tiempo y en frecuencia.

Según otra realización, el sistema de descodificación comprende un descodificador estéreo perceptual (por ejemplo, como parte de los medios de descodificación) para descodificar la señal de flujo de bits, donde el descodificador genera una señal pseudoestéreo. El descodificador perceptual puede ser un descodificador basado en AAC. Para el descodificador estéreo perceptual, la descodificación perceptual L/R o la descodificación perceptual M/S puede seleccionarse de manera variable en frecuencia o invariable en frecuencia (la selección real se controla preferentemente por la decisión del codificador que se proporciona como información secundaria en el flujo de bits). El descodificador selecciona el esquema de descodificación basándose en el esquema de codificación usado para la codificación. El esquema de codificación usado puede indicarse al descodificador mediante información incluida en el flujo de bits recibido.

Además, se proporciona una etapa de transformación para generar una señal de mezclado descendente y una señal residual llevándose a cabo una transformación de la señal pseudoestéreo. Dicho de otro modo: la señal pseudoestéreo obtenida del descodificador perceptual vuelve a convertirse en las señales de mezclado descendente y residuales. Tal transformación es una transformación de suma y diferencia: la señal de mezclado descendente resultante es proporcional a la suma de un canal izquierdo y de un canal derecho de la señal pseudoestéreo. La señal residual resultante es proporcional a la diferencia del canal izquierdo y el canal derecho de la señal pseudoestéreo. Por tanto, se ha llevado a cabo una cuasitransformación de L/R a M/S. La señal pseudoestéreo con los dos canales  $L_p$ ,  $R_p$  puede convertirse en las señales de mezclado descendente y residuales según las siguientes ecuaciones:

$$DMX = \frac{1}{2g} (L_p + R_p)$$

$$RES = \frac{1}{2g} (L_p - R_p)$$

En las ecuaciones anteriores, el factor de normalización de ganancia  $g$  puede tener, por ejemplo, un valor de  $g = \sqrt{1/2}$ . La señal residual RES usada en el descodificador puede cubrir todo el intervalo de frecuencias de audio utilizado o solamente una parte del intervalo de frecuencias de audio utilizado.

Las señales de mezclado descendente y residuales se procesan después mediante una etapa de mezclado ascendente de un descodificador PS para obtener la señal de salida estéreo final. El mezclado ascendente de las señales de mezclado descendente y residuales para generar la señal estéreo depende de los parámetros PS recibidos.

Según una realización alternativa, los medios de descodificación perceptual pueden comprender una etapa de transformación de suma y diferencia para llevar a cabo una transformación en función de la primera señal y de la segunda señal para una o más bandas de frecuencia (por ejemplo, para todo el intervalo de frecuencias usado). Por tanto, la etapa de transformación genera la señal de mezclado descendente y la señal residual para el caso en que la señal de mezclado descendente y la señal residual se basan en la suma de la primera señal y de la segunda señal y se basan en la diferencia de la primera señal y de la segunda señal. La etapa de transformación puede llevarse a cabo en el dominio de tiempo o en un dominio de frecuencia.

Como se ha descrito de manera similar con respecto al sistema de codificador, la etapa de transformación puede ser una etapa de transformación de M/S a L/R como parte de un descodificador perceptual con selección adaptativa entre descodificación estéreo L/R y M/S (posiblemente, el factor de ganancia es diferente en comparación con una etapa de transformación de M/S a L/R convencional). Debe observarse que la selección entre descodificación estéreo L/R y M/S debería invertirse.

El sistema de descodificación según cualquiera de las realizaciones anteriores puede comprender un descodificador SBR adicional para descodificar la información secundaria del codificador SBR y generar una componente de alta frecuencia de la señal de audio. Preferentemente, el descodificador SBR está situado aguas abajo del descodificador PS. Esto se describirá en detalle en relación con los dibujos.

Preferentemente, la etapa de mezclado ascendente se lleva a cabo en un dominio de frecuencia sobremuestreado; por ejemplo, un banco de filtros híbrido como el mencionado anteriormente puede usarse aguas arriba del descodificador PS.

La transformación de L/R a M/S puede llevarse a cabo en el dominio de tiempo ya que el descodificador perceptual y el descodificador PS (que incluye la etapa de mezclado ascendente) están normalmente conectados en el dominio de tiempo.

En otras realizaciones descritas en relación con los dibujos, la transformación de L/R a M/S se lleva a cabo en un dominio de frecuencia sobremuestreado (por ejemplo, QMF), o en un dominio de frecuencia críticamente muestreado (por ejemplo, MDCT).

- 5 Un tercer aspecto de la solicitud se refiere a un método para codificar una señal estéreo en una señal de flujo de bits. El método funciona de manera análoga al sistema de codificador descrito anteriormente. Por tanto, las observaciones anteriores relacionadas con el sistema de codificador también pueden aplicarse básicamente al método de codificación.
- 10 Un cuarto aspecto de la invención se refiere a un método para descodificar una señal de flujo de bits que incluye parámetros PS para generar una señal estéreo. El método funciona de la misma manera que el sistema de descodificación descrito anteriormente. Por tanto, las observaciones anteriores relacionadas con el sistema de descodificación también pueden aplicarse básicamente al método de descodificación.
- 15 A continuación se explicará la invención a través de ejemplos ilustrativos con referencia a los dibujos adjuntos, en los que:
- la figura 1 ilustra una realización de un sistema de codificador donde, opcionalmente, los parámetros PS intervienen en el control psicoacústico del codificador estéreo perceptual;
- 20 la figura 2 ilustra una realización del codificador PS;
- la figura 3 ilustra una realización de un sistema de descodificación;
- 25 la figura 4 ilustra una realización adicional del codificador PS que incluye un detector para desactivar la codificación PS si la codificación L/R es beneficiosa;
- la figura 5 ilustra una realización de un sistema de codificador PS convencional que tiene un codificador SBR adicional para el mezclado descendente;
- 30 la figura 6 ilustra una realización de un sistema de codificador que tiene un codificador SBR adicional para la señal de mezclado descendente;
- la figura 7 ilustra una realización de un sistema de codificador que tiene un codificador SBR adicional en el dominio estéreo;
- 35 las figuras 8a-8d ilustran varias representaciones de tiempo-frecuencia de uno de los dos canales de salida en la salida del descodificador;
- 40 la figura 9a ilustra una realización del codificador central;
- la figura 9b ilustra una realización de un codificador que permite conmutar entre codificación en un dominio predictivo lineal (normalmente sólo para señales mono) y codificación en un dominio de transformación (normalmente para señales mono y estéreo);
- 45 la figura 10 ilustra una realización de un sistema de codificador;
- la figura 11a ilustra una parte de una realización de un sistema de codificador;
- 50 la figura 11b ilustra una implementación a modo de ejemplo de la realización de la figura 11a;
- la figura 11c ilustra una alternativa a la realización de la figura 11a;
- la figura 12 ilustra una realización de un sistema de codificador;
- 55 la figura 13 ilustra una realización del codificador estéreo como parte del sistema de codificador de la figura 12;
- la figura 14 ilustra una realización de un sistema de descodificación para descodificar la señal de flujo de bits generada por el sistema de codificador de la figura 6;
- 60 la figura 15 ilustra una realización de un sistema de descodificación para descodificar la señal de flujo de bits generada por el sistema de codificador de la figura 7;
- la figura 16a ilustra una parte de una realización de un sistema de descodificación;
- 65 la figura 16b ilustra una implementación a modo de ejemplo de la realización de la figura 16a;

la figura 16c ilustra una alternativa a la realización de la figura 16a;

la figura 17 ilustra una realización de un sistema de codificador; y

5

la figura 18 ilustra una realización de un sistema de descodificación.

La figura 1 muestra una realización de un sistema de codificador que combina codificación PS que utiliza una señal residual y codificación estéreo perceptual L/R o M/S adaptativa. Esta realización es simplemente ilustrativa de los principios de la presente solicitud. Debe entenderse que modificaciones y variaciones de la realización serán evidentes para los expertos en la técnica. El sistema de codificador comprende un codificador PS 1 que recibe una señal estéreo L, R. El codificador PS 1 tiene una etapa de mezclado descendente para generar señales de mezclado descendente DMX y señales residuales RES basándose en la señal estéreo L, R. Esta operación puede describirse mediante una matriz de mezclado descendente  $2 \cdot 2 H^1$  que convierte las señales L y R en la señal de mezclado descendente DMX y en la señal residual RES:

10

15

$$\begin{pmatrix} DMX \\ RES \end{pmatrix} = H^{-1} \cdot \begin{pmatrix} L \\ R \end{pmatrix}$$

Normalmente, la matriz  $H^1$  es variable en frecuencia y variable en el tiempo, es decir, los elementos de la matriz  $H^1$  varían en frecuencia y varían entre ranuras de tiempo. La matriz  $H^1$  puede actualizarse en cada trama (por ejemplo, cada 21 o 42 ms) y puede tener una resolución de frecuencia de una pluralidad de bandas, por ejemplo 28, 20 o 10 bandas (denominadas "bandas de parámetro") en una escala de frecuencia orientada de manera perceptual (de tipo Bark).

20

Los elementos de la matriz  $H^1$  dependen de los parámetros PS variables en tiempo y frecuencia IID (diferencia de intensidad entre canales; denominada también diferencia de nivel de canal (CLD)) e ICC (correlación cruzada entre canales). Para determinar los parámetros PS 5, por ejemplo IID e ICC, el codificador PS 1 comprende una etapa de determinación de parámetros. A continuación se proporciona un ejemplo para calcular los elementos matriciales de la matriz inversa  $H$ , el cual está descrito en el documento de especificación ISO/IEC 23003-1, subclase 6.5.3.2, de la norma *MPEG Surround*:

25

30

$$H = \begin{bmatrix} c_1 \cos(\alpha + \beta) & c_1 \sin(\alpha + \beta) \\ c_2 \cos(-\alpha + \beta) & c_2 \sin(-\alpha + \beta) \end{bmatrix},$$

donde

35

$$c_1 = \sqrt{\frac{10^{\frac{CLD}{10}}}{1 + 10^{\frac{CLD}{10}}}}, \quad y \quad c_2 = \sqrt{\frac{1}{1 + 10^{\frac{CLD}{10}}}},$$

y donde

$$\beta = \arctan\left(\tan(\alpha) \frac{c_2 - c_1}{c_2 + c_1}\right), \quad y \quad \alpha = \frac{1}{2} \arccos(\rho),$$

40

y donde  $\rho = ICC$ .

Además, el sistema de codificador comprende una etapa de transformación 2 que convierte la señal de mezclado descendente DMX y la señal residual RES del codificador PS 1 en una señal pseudoestéreo  $L_p$ ,  $R_p$ , por ejemplo, según las siguientes ecuaciones:

45

$$L_p = g(DMX + RES)$$

$$R_p = g(DMX - RES)$$

En las ecuaciones anteriores, el factor de normalización de ganancia  $g$  tiene, por ejemplo, un valor de  $g = \sqrt{1/2}$ .

Para  $g = \sqrt{1/2}$ , las dos ecuaciones para la señal pseudoestéreo  $L_p, R_p$  pueden reescribirse como:

$$\begin{pmatrix} L_p \\ R_p \end{pmatrix} = \begin{pmatrix} \sqrt{1/2} & \sqrt{1/2} \\ \sqrt{1/2} & -\sqrt{1/2} \end{pmatrix} \begin{pmatrix} DMX \\ RES \end{pmatrix}$$

La señal pseudoestéreo  $L_p, R_p$  se introduce después en un codificador estéreo perceptual 3, el cual selecciona de manera adaptativa la codificación estéreo L/R o M/S. La codificación M/S es una forma de codificación estéreo conjunta. La codificación L/R también puede basarse en aspectos de codificación conjunta, por ejemplo, pueden asignarse bits de manera conjunta para los canales L y R a partir de un depósito de bits común.

La selección entre codificación estéreo L/R o M/S es preferentemente variable en frecuencia, es decir, algunas bandas de frecuencias pueden codificarse como L/R, mientras que otra bandas de frecuencias pueden codificarse como M/S. Una realización para implementar la selección entre codificación estéreo L/R o M/S se describe en el documento "Sum-Difference Stereo Transform Coding", de J. D. Johnston *et al.*, Conferencia Internacional del IEEE sobre Acústica, Voz y Procesamiento de Señales (ICASSP), 1992, páginas 569 a 572, análisis de la selección entre codificación estéreo L/R o M/S de este documento, en particular las secciones 5.1 y 5.2.

En función de la señal pseudoestéreo  $L_p, R_p$ , el codificador perceptual 3 puede calcular internamente (seudo)señales centrales/laterales  $M_p, S_p$ . Tales señales corresponden básicamente a la señal de mezclado descendente DMX y a la señal residual RES (excepto para un factor de ganancia posiblemente diferente). Por tanto, si el codificador perceptual 3 selecciona codificación M/S para una banda de frecuencias, el codificador perceptual 3 codifica básicamente la señal de mezclado descendente DMX y la señal residual RES para esa banda de frecuencias (excepto para un factor de ganancia posiblemente diferente) como se haría en un sistema de codificador perceptual convencional que utiliza codificación PS convencional con señales residuales. Los parámetros PS 5 y el flujo de bits de salida 4 del codificador perceptual 3 se multiplican en un único flujo de bits 6 mediante un multiplicador 7.

Además de la codificación PS de la señal estéreo, el sistema de codificador de la figura 1 permite una codificación L/R de la señal estéreo, como se explica a continuación. Tal y como se ha mencionado anteriormente, los elementos de la matriz de mezclado descendente  $H^1$  del codificador (y también de la matriz de mezclado ascendente  $H$  utilizada en el decodificador) depende de los parámetros PS variables en el tiempo y en frecuencia IID (diferencia de intensidad entre canales; denominada también diferencia de nivel de canal (CLD)) e ICC (correlación cruzada entre canales). Anteriormente se ha descrito un ejemplo para calcular los elementos matriciales de la matriz de mezclado ascendente  $H$ . En caso de usar codificación residual, la columna derecha de la matriz de mezclado ascendente  $2 \times 2$   $H$  se proporciona como

$$\begin{pmatrix} 1 \\ -1 \end{pmatrix}.$$

Sin embargo, preferentemente, la columna derecha de la matriz  $2 \times 2$   $H$  puede modificarse en cambio como

$$\begin{pmatrix} \sqrt{1/2} \\ -\sqrt{1/2} \end{pmatrix}.$$

La columna izquierda se calcula preferentemente como se indica en la especificación *MPEG Surround*.

Modificar la columna derecha de la matriz de mezclado ascendente  $H$  garantiza que para IID = 0 dB y para ICC = 0 (es decir, el caso en que para la banda respectiva los canales estéreo L y R son independientes y tienen el mismo nivel) se obtiene la siguiente matriz de mezclado ascendente  $H$  para la banda:

$$H = \begin{pmatrix} \sqrt{1/2} & \sqrt{1/2} \\ \sqrt{1/2} & -\sqrt{1/2} \end{pmatrix}.$$

Es importante observar que la matriz de mezclado ascendente  $H$  y la matriz de mezclado descendente  $H^1$  normalmente varían en frecuencia y en el tiempo. Por tanto, los valores de las matrices son diferentes para segmentos tiempo/frecuencia diferentes (un segmento corresponde a la intersección de una banda de frecuencias particular y un periodo de tiempo particular). En el caso anterior, la matriz de mezclado descendente  $H^1$  es idéntica a la matriz de mezclado ascendente  $H$ . Por tanto, para la banda, la señal pseudoestéreo  $L_p$ ,  $R_p$  puede calcularse mediante la siguiente ecuación:

$$\begin{pmatrix} L_p \\ R_p \end{pmatrix} = \begin{pmatrix} \sqrt{1/2} & \sqrt{1/2} \\ \sqrt{1/2} & -\sqrt{1/2} \end{pmatrix} \begin{pmatrix} DMX \\ RES \end{pmatrix} = \begin{pmatrix} \sqrt{1/2} & \sqrt{1/2} \\ \sqrt{1/2} & -\sqrt{1/2} \end{pmatrix} \cdot H^{-1} \cdot \begin{pmatrix} L \\ R \end{pmatrix} =$$

$$\begin{pmatrix} \sqrt{1/2} & \sqrt{1/2} \\ \sqrt{1/2} & -\sqrt{1/2} \end{pmatrix} \begin{pmatrix} \sqrt{1/2} & \sqrt{1/2} \\ \sqrt{1/2} & -\sqrt{1/2} \end{pmatrix} \begin{pmatrix} L \\ R \end{pmatrix} = \begin{pmatrix} 1 & 0 \\ 0 & 1 \end{pmatrix} \begin{pmatrix} L \\ R \end{pmatrix} = \begin{pmatrix} L \\ R \end{pmatrix}$$

Por tanto, en este caso, la codificación PS con señales residuales que utiliza la matriz de mezclado descendente  $H^1$  seguido por la generación de la seudoseñal L/R en la etapa de transformación 2 corresponde a la matriz unitaria y no modifica la señal estéreo para la banda de frecuencias respectiva en absoluto, es decir,

$$L_p = L$$

$$R_p = R$$

Dicho de otro modo, la etapa de transformación 2 compensa la matriz de mezclado descendente  $H^1$ , de manera que señal pseudoestéreo  $L_p$ ,  $R_p$  corresponde a la señal estéreo de entrada L, R.

Esto permite codificar la señal estéreo de entrada original L, R mediante el codificador perceptual 3 para la banda particular. Cuando el codificador perceptual 3 selecciona la codificación L/R para codificar la banda particular, el sistema de codificador se comporta como un codificador perceptual L/R para codificar la banda de la señal de entrada estéreo L, R.

El sistema de codificador de la figura 1 permite una conmutación continua y adaptativa entre la codificación L/R y la codificación PS con señales residuales de manera variable en frecuencia y en el tiempo. El sistema de codificador evita discontinuidades en la forma de onda cuando cambia el esquema de codificación. Esto impide los artefactos. Con el fin de conseguir transiciones fluidas, puede aplicarse interpolación lineal a los elementos de la matriz  $H^1$  en el codificador y de la matriz  $H$  en el descodificador para muestras entre dos actualizaciones de parámetros estéreo.

La figura 2 muestra una realización del codificador PS 1. El codificador PS 1 comprende una etapa de mezclado descendente 8 que genera la señal de mezclado descendente DMX y la señal residual RES basándose en la señal estéreo L, R. Además, el codificador PS 1 comprende una etapa de estimación de parámetros 9 para estimar los parámetros PS 5 basándose en la señal estéreo L, R.

La figura 3 ilustra una realización de un sistema de descodificación correspondiente configurado para descodificar el flujo de bits 6 generado por el sistema de codificador de la figura 1. Esta realización es simplemente ilustrativa de los principios de la presente solicitud. Debe entenderse que modificaciones y variaciones de la realización resultarán evidentes a los expertos en la técnica. El sistema de descodificación comprende un desmultiplexor 10 para separar los parámetros PS 5 y el flujo de bits de audio 4 generado por el codificador perceptual 3. El flujo de bits de audio 4 se introduce en un descodificador estéreo perceptual 11, que puede descodificar de manera selectiva un flujo de bits codificado L/R o un flujo de bits de audio codificado M/S. El funcionamiento del descodificador 11 es inverso al funcionamiento del codificador 3. De manera análoga al codificador perceptual 3, el descodificador perceptual 11 permite preferentemente un esquema de descodificación variable en frecuencia y variable en el tiempo. Algunas bandas de frecuencias codificadas por el codificador 3 como L/R se descodifican por el descodificador 11 como L/R, mientras que otras bandas de frecuencias codificadas por codificador 3 como M/S se descodifican por el descodificador 11 como M/S. El descodificador 11 proporciona la señal pseudoestéreo  $L_p$ ,  $R_p$  que se introdujo anteriormente en el codificador perceptual 3. La señal pseudoestéreo  $L_p$ ,  $R_p$  obtenida del descodificador perceptual 11 vuelve a convertirse en la señal de mezclado descendente DMX y en la señal residual RES mediante una etapa de transformación de L/R a M/S 12. La operación de la etapa de transformación de L/R a M/S 12 en el lado del descodificador es inversa a la operación de la etapa de transformación 2 en el lado del codificador. Preferentemente, la etapa de transformación 12 determina la señal de mezclado descendente DMX y la señal residual RES según las siguientes ecuaciones:

$$DMX = \frac{1}{2g} (L_p + R_p)$$

$$RES = \frac{1}{2g} (L_p - R_p)$$

En las ecuaciones anteriores, el factor de normalización de ganancia  $g$  es idéntico al factor de normalización de ganancia  $g$  en el lado del codificador y tiene, por ejemplo, un valor de  $g = \sqrt{1/2}$ .

La señal de mezclado descendente DMX y la señal residual RES se procesan después por el descodificador PS 13 para obtener las señales de salida L y R finales. La etapa de mezclado ascendente en el proceso de descodificación para la codificación PS con una señal residual puede describirse mediante la matriz de mezclado ascendente 2·2  $H$  que vuelve a convertir la señal de mezclado descendente DMX y la señal residual RES en los canales L y R:

$$\begin{pmatrix} L \\ R \end{pmatrix} = H \cdot \begin{pmatrix} DMX \\ RES \end{pmatrix}.$$

El cálculo de los elementos de la matriz de mezclado ascendente  $H$  ya se ha descrito anteriormente.

El proceso de codificación PS y de descodificación PS del codificador PS 1 y del descodificador PS 13 se lleva a cabo preferentemente en un dominio de frecuencia sobremuestreado. Para una transformación de tiempo a frecuencia, por ejemplo, un banco de filtros híbrido de valores complejos que tiene un QMF (filtro espejo en cuadratura) y un filtro de Nyquist puede usarse aguas arriba del codificador PS, tal como el banco de filtros descrito en la norma *MPEG Surround* (véase el documento ISO/IEC 23003-1). La representación QMF compleja de la señal se sobremuestra con factor 2 ya que es un valor complejo y no un valor real. Esto permite un procesamiento de señales adaptativo en tiempo y frecuencia sin artefactos de solapamiento audibles. Tal banco de filtros híbrido proporciona normalmente una resolución de alta frecuencia (banda estrecha) a bajas frecuencias, mientras que a altas frecuencias, varias bandas QMF se agrupan en un banda más ancha. El documento “*Low Complexity Parametric Stereo Coding in MPEG-4*”, de H. Purnhagen, Actas de la séptima Conferencia Internacional sobre Efectos de Audio Digital (DAFx’04), Nápoles, Italia, del 5 al 8 de octubre de 2004, páginas 163 a 168, describe una realización de un banco de filtros híbrido (véase la sección 3.2 y la figura 4). En este documento se asume una frecuencia de muestreo de 48 kHz, siendo de 375 Hz el ancho de banda (nominal) de una banda de un banco QMF de 64 bandas. Sin embargo, la escala de frecuencias de Bark perceptual requiere un ancho de banda de 100 Hz aproximadamente para frecuencias inferiores a 500 Hz. Por tanto, las 3 primeras bandas QMF pueden dividirse adicionalmente en subbandas más estrechas mediante un banco de filtros de Nyquist. La primera banda QMF puede dividirse en 4 bandas (y en dos más para frecuencias negativas), y la segunda y tercera banda QMF pueden dividirse en dos bandas cada una.

Preferentemente, la codificación L/R o M/S adaptativa se lleva a cabo preferentemente en el dominio MDCT críticamente muestreado (por ejemplo, como el descrito en AAC) con el fin de garantizar una representación de señales cuantificada y eficaz. La conversión de la señal de mezclado descendente DMX y de la señal residual RES en la señal pseudoestéreo  $L_p$ ,  $R_p$  en la etapa de transformación 2 puede llevarse a cabo en el dominio de tiempo, ya que el codificador PS 1 y el codificador perceptual 3 pueden conectarse, de todas formas, en el dominio de tiempo. Además, en el sistema de descodificación, el descodificador estéreo perceptual 11 y el descodificador PS 13 están conectados preferentemente en el dominio de tiempo. Por tanto, la conversión de la señal pseudoestéreo  $L_p$ ,  $R_p$  en la señal de mezclado descendente DMX y en la señal residual RES en la etapa de transformación 12 también puede llevarse a cabo en el dominio de tiempo.

Un codificador estéreo L/R o M/S adaptativo tal como el mostrado como el codificador 3 en la figura 1 es normalmente un codificador de audio perceptual que incorpora un modelo psicoacústico para permitir una alta eficacia de codificación a bajas velocidades binarias. Un ejemplo de tal codificador es un codificador AAC que utiliza codificación de transformación en un dominio MDCT críticamente muestreado en combinación con cuantificación variable en el tiempo y en frecuencia controlada usando un modelo psicoacústico. Además, la decisión variable en el tiempo y en frecuencia entre codificación L/R y M/S se controla normalmente con la ayuda de mediciones de entropía perceptuales que se calculan usando un modelo psicoacústico.

El codificador estéreo perceptual (tal como el codificador 3 de la figura 1) actúa sobre una señal pseudoestéreo L/R (véase  $L_p$ ,  $R_p$  en la figura 1). Para optimizar la eficacia de codificación del codificador estéreo (en particular para tomar la decisión correcta entre codificación L/R y codificación M/S) es ventajoso modificar el mecanismo de control

psicoacústico (incluyendo el mecanismo de control que decide entre codificación estéreo L/R y M/S y el mecanismo de control que controla la cuantificación variable en el tiempo y en frecuencia) en el codificador estéreo perceptual con el fin de tener en cuenta las modificaciones de señal (conversión de pseudo L/R a DMX y RES, seguido de descodificación PS) que se aplican en el descodificador cuando se genera la señal de salida estéreo final L, R. Estas modificaciones de señal pueden afectar al fenómeno de enmascaramiento binaural que se utiliza en los mecanismos de control psicoacústicos. Por lo tanto, preferentemente, estos mecanismos de control psicoacústicos deben adaptarse en consecuencia. Para ello, puede ser beneficioso que los mecanismos de control psicoacústicos no solo tengan acceso a la seudoseñal L/R (véase  $L_p$ ,  $R_p$  en la figura 1) sino también a los parámetros PS (véase 5 en la figura 1) y/o a la señal estéreo original L, R. El acceso de los mecanismos de control psicoacústicos a los parámetros PS y a la señal estéreo L, R se indica en la figura 1 mediante las líneas discontinuas. En función de esta información, por ejemplo, puede(n) adaptarse el (los) umbral(es) de enmascaramiento.

Un enfoque alternativo para optimizar el control psicoacústico es ampliar el sistema de codificador con un detector que forma una etapa de desactivación que puede desactivar de manera eficaz la codificación PS cuando sea apropiado, preferentemente de manera variable en el tiempo y en frecuencia. Desactivar la codificación PS es, por ejemplo, apropiado cuando se espera que la codificación estéreo L/R sea beneficiosa o cuando el control psicoacústico tenga problemas para codificar la seudoseñal L/R de manera eficaz. La codificación PS puede desactivarse de manera eficaz fijando la matriz de mezclado descendente  $H^1$  de tal manera que la matriz de mezclado descendente  $H^1$  seguida de la transformación (véase la etapa 2 en la figura 1) corresponda a la matriz unitaria (es decir, a una operación de identidad) o a la matriz unitaria multiplicada por un factor. Por ejemplo, la codificación PS puede desactivarse de manera eficaz haciendo que los parámetros PS IID y/o ICC tengan los valores IID = 0 dB e ICC = 0. En este caso, la señal pseudoestéreo  $L_p$ ,  $R_p$  corresponde a la señal estéreo L, R como se ha descrito anteriormente.

Tal detector que controla una modificación de parámetros PS se muestra en la figura 4. En este caso, el detector recibe los parámetros PS 5 determinados por la etapa de estimación de parámetros 9. Cuando el detector no desactiva la codificación PS, el detector hace pasar los parámetros PS a través de la etapa de mezclado descendente 8 y por el multiplexor 7, es decir, en este caso, los parámetros PS 5 corresponden a los parámetros PS 5' introducidos en la etapa de mezclado descendente 8. En caso de que el detector detecte que la codificación PS no es ventajosa y que la codificación PS debe desactivarse (para una o más bandas de frecuencias), el detector modifica los parámetros PS 5 afectados (por ejemplo, fija los parámetros PS IID y/o ICC a IID = 0 dB e ICC = 0) e introduce los parámetros PS 5' modificados en la etapa de mezclado descendente 8. El detector también puede considerar opcionalmente las señales izquierda y derecha L, R para elegir una modificación de parámetros PS (véase la línea discontinua en la figura 4).

En las figuras siguientes, el término QMF (filtro o banco de filtros espejo en cuadratura) incluye además un banco de filtros de subbanda QMF en combinación con un banco de filtros de Nyquist, es decir, una estructura de bancos de filtro híbrida. Además, todos los valores de la siguiente descripción pueden depender de la frecuencia, por ejemplo pueden extraerse diferentes matrices de mezclado descendente y de mezclado ascendente para diferentes intervalos de frecuencias. Además, la codificación residual solo puede cubrir parte del intervalo de frecuencias de audio utilizado (es decir, la señal residual solo se codifica para una parte del intervalo de frecuencias de audio utilizado). Aspectos del mezclado descendente como los que se describirán posteriormente pueden aparecer para algunos intervalos de frecuencias en el dominio QMF (por ejemplo, según la técnica anterior), aunque que para otros intervalos de frecuencias solo se tratarán, por ejemplo, aspectos de fase en el dominio QMF complejo, mientras que la transformación en amplitud se tratará en el dominio MDCT de valores reales.

En la figura 5 se ilustra un sistema de codificador PS convencional. Cada uno de los canales estéreo L, R se analiza en primer lugar mediante un QMF complejo con M subbandas, por ejemplo un QMF con M = 64 subbandas. Las señales de subbanda se utilizan para estimar parámetros PS 5 y una señal de mezclado descendente DMX en un codificador PS 31. La señal de mezclado descendente DMX se utiliza para estimar parámetros SBR (replicación de ancho de banda espectral) 33 en un codificador SBR 32. El codificador SBR 32 extrae los parámetros SBR 33 que representan la envolvente espectral de la señal original de banda alta, posiblemente en combinación con mediciones de ruido y tonalidad. A diferencia del codificador PS 31, el codificador SBR 32 no afecta a la señal transmitida al codificador central 34. La señal de mezclado descendente DMX del codificador PS 31 se sintetiza usando un QMF inverso con N subbandas. Por ejemplo, puede usarse un QMF complejo con N = 32, donde solamente se sintetizan las 32 subbandas más bajas de las 64 subbandas utilizadas por el codificador PS 31 y el codificador SBR 32. Por tanto, usando la mitad de subbandas para el mismo tamaño de trama, se obtiene una señal de dominio de tiempo con la mitad de ancho de banda en comparación con la entrada, y se transmite al codificador central 34. Debido al ancho de banda reducido, la frecuencia de muestreo puede reducirse a la mitad (no se muestra). El codificador central 34 lleva a cabo una codificación perceptual de la señal de entrada mono para generar un flujo de bits 36. Los parámetros PS 5 se introducen en el flujo de bits 36 mediante un multiplexor (no mostrado).

La figura 6 muestra una realización adicional de un sistema de codificador que combina codificación PS que usa una señal residual con un codificador central estéreo 48, donde el codificador central estéreo 48 es capaz de una codificación estéreo perceptual L/R o M/S adaptativa. Esta realización es simplemente ilustrativa de los principios de la presente solicitud. Debe entenderse que modificaciones y variaciones de la realización resultarán evidentes a los

expertos en la técnica. Los canales de entrada L, R que representan los canales izquierdo y derecho originales se analizan por un QMF complejo 30, de manera similar a lo descrito en relación con la figura 5. A diferencia del codificador PS 31 de la figura 5, el codificador PS 41 de la figura 6 no solo proporciona una señal de mezclado descendente DMX, sino que también proporciona una señal residual RES. La señal de mezclado descendente DMX se utiliza por un codificador SBR 32 para determinar parámetros SBR 33 de la señal de mezclado descendente DMX. Una transformación de DMX/RES fija a pseudo L/R (es decir, una transformación de M/S a L/R) se aplica a la señal de mezclado descendente DMX y a la señal residual RES en una etapa de transformación 2. La etapa de transformación 2 de la figura 6 corresponde a la etapa de transformación 2 de la figura 1. La etapa de transformación 2 crea una pseudoseñal de canales izquierdo y derecho  $L_p$ ,  $R_p$  sobre la cual actúa el codificador central 48. En esta realización, la transformación inversa de L/R a M/S se aplica en el dominio QMF, antes de la síntesis de subbanda de los bancos de filtros 35. Preferentemente, el número N (por ejemplo,  $N = 32$ ) de subbandas para la síntesis corresponde a la mitad del número M (por ejemplo,  $M = 64$ ) de subbandas usadas para el análisis, y el codificador central 48 funciona a la mitad de la frecuencia de muestreo. Debe observarse que no hay ninguna restricción a la hora de usar canales de 64 subbandas para el análisis QMF en el codificador, y 32 subbandas para la síntesis, siendo también posibles otros valores, dependiendo de la frecuencia de muestreo deseada para la señal recibida por el codificador central 48. El codificador estéreo central 48 lleva a cabo una codificación perceptual de la señal de los bancos de filtros 35 para generar una señal de flujo de bits 46. Los parámetros PS 5 se introducen en la señal de flujo de bits 46 mediante un multiplexor (no mostrado). Opcionalmente, el codificador central 48 puede usar los parámetros PS y/o la señal de entrada L/R original. Tal información indica al codificador central 48 cómo el codificador PS 41 rotó el espacio estéreo. La información puede ayudar al codificador central 48 a controlar la cuantificación de manera perceptualmente óptima. Esto se indica en la figura 6 mediante las líneas discontinuas.

La figura 7 ilustra una realización adicional de un sistema de codificador que es similar a la realización de la figura 6. En comparación con la realización de la figura 6, en la figura 7 el codificador SBR 42 está conectado aguas arriba del codificador PS 41. En la figura 7, el codificador SBR 42 está colocado antes del codificador PS 41, actuando así en los canales izquierdo y derecho (en este caso, en el dominio QMF), en lugar de actuar en la señal de mezclado descendente DMX, como en la figura 6.

Debido a la redistribución del codificador SBR 42, el codificador PS 41 puede estar configurado para actuar no en el ancho de banda total de la señal de entrada sino, por ejemplo, en el intervalo de frecuencias por debajo de la frecuencia de cruce SBR. En la figura 7, los parámetros SBR 43 están en estéreo para el intervalo SBR, y la salida del descodificador PS correspondiente, como se describirá posteriormente en relación con la figura 15, produce un intervalo de frecuencias origen estéreo sobre el cual actúa el descodificador SBR. Esta modificación, es decir, conectar el módulo de codificación SBR 42 aguas arriba del módulo de codificación PS 41 del sistema de codificador y colocar de manera correspondiente el módulo de descodificación SBR después del módulo de descodificación PS en el sistema de descodificación (véase la figura 15), tiene el beneficio de que puede reducirse el uso de una señal descorrelacionada para generar la salida estéreo. Es importante señalar que en caso de que no haya ninguna señal residual en absoluto o para una banda de frecuencias particular, en el descodificador PS se usa en cambio una versión descorrelacionada de la señal de mezclado descendente DMX. Sin embargo, una reconstrucción basada en una señal descorrelacionada reduce la calidad del audio. Por tanto, reducir el uso de la señal descorrelacionada aumenta la calidad del audio.

Esta ventaja de la realización de la figura 7 en comparación con la realización de la figura 6 se explicará a continuación en mayor detalle con referencia a las figuras 8a a 8d.

En la figura 8a se muestra una representación de tiempo y frecuencia de uno de los dos canales de salida L, R (en el lado del descodificador). En el caso de la figura 8a, se usa un codificador en el que el módulo de codificación PS está situado delante del módulo de codificación SBR, tal como el codificador de la figura 5 o de la figura 6 (en el descodificador, el descodificador PS está situado detrás del descodificador SBR, véase la figura 14). Además, la señal residual se codifica solamente en un intervalo de frecuencias de bajo ancho de banda 50, que es más pequeño que el intervalo de frecuencias 51 del codificador central. Como resulta evidente a partir de la visualización del espectrograma de la figura 8a, el intervalo de frecuencias 52 en el que el descodificador PS va a usar una señal descorrelacionada cubre todo el intervalo de frecuencias aparte del intervalo de frecuencias inferior 50 cubierto por el uso de la señal residual. Además, la SBR cubre un intervalo de frecuencias 53 que empieza muy por encima del de la señal descorrelacionada. Por tanto, el intervalo de frecuencias global se divide en los siguientes intervalos de frecuencias: en el intervalo de frecuencias inferior (véase el intervalo 50 de la figura 8a) se utiliza codificación de forma de onda; en el intervalo de frecuencias central (véase la intersección de los intervalos de frecuencias 51 y 52), se usa codificación de formas de onda en combinación con una señal descorrelacionada, y en el intervalo de frecuencias superior (véase el intervalo de frecuencias 53), una señal regenerada SBR que se regeneró a partir de las frecuencias inferiores se usa en combinación con la señal descorrelacionada producida por el descodificador PS.

En la figura 8b se muestra una representación de tiempo y frecuencia de uno de los dos canales de salida L, R (en el lado del descodificador) para el caso en que el codificador SBR está conectado aguas arriba del codificador PS en el sistema de codificador (y el descodificador SBR está situado detrás del descodificador PS en el sistema de descodificación). En la figura 8b se muestra un escenario de baja velocidad binaria, en el que el ancho de banda de señal residual 60 (donde se lleva a cabo una codificación residual) es menor que el ancho de banda del codificador

central 61. Puesto que el proceso de descodificación SBR actúa en el lado del descodificador después del descodificador PS (véase la figura 15), la señal residual usada para las bajas frecuencias también se usa para la reconstrucción de al menos una parte (véase el intervalo de frecuencias 64) de las frecuencias superiores en el intervalo SBR 63.

5 La ventaja es incluso más evidente cuando funciona con velocidades binarias intermedias, donde el ancho de banda de señal residual se aproxima o es igual al ancho de banda del codificador central. En este caso, la representación de tiempo y frecuencia de la figura 8a (en la que se usa el orden de codificación PS y de codificación SBR mostrado en la figura 6) da como resultado la representación de tiempo y frecuencia mostrada en la figura 8c. En la figura 8c, la señal residual cubre esencialmente todo el intervalo de banda baja 51 del codificador central; en el intervalo de frecuencias SBR 53, el codificador PS usa la señal descorrelacionada. En la figura 8d se muestra la representación de tiempo y frecuencia en el caso del orden preferido de los módulos de codificación/descodificación (es decir, la codificación SBR actúa en una señal estéreo antes de la codificación PS, como se muestra en la figura 7). En este caso, el módulo de descodificación PS actúa antes que el módulo de descodificación SBR en el descodificador, como se muestra en la figura 15. Por tanto, la señal residual es parte de la banda baja usada para la reconstrucción de alta frecuencia. Cuando el ancho de banda de señal residual es igual al ancho de banda de la señal mono de mezclado descendente, no se necesitará información de señal descorrelacionada para descodificar la señal de salida (véase el intervalo de frecuencias global marcado con rayas transversales en la figura 8d).

20 En la figura 9a se ilustra una realización del codificador central estéreo 48 con codificación estéreo L/R o M/S seleccionable de manera adaptativa en el dominio de transformación MDCT. Tal codificador estéreo 48 puede usarse en las figuras 6 y 7. Un codificador central mono 34 como el mostrado en la figura 5 puede considerarse un caso especial del codificador central estéreo 48 de la figura 9a, donde solo se procesa un único canal de entrada mono (es decir, donde el segundo canal de entrada, mostrado como la línea discontinua en la figura 9a, no está presente).

30 En la figura 9b se ilustra una realización de un codificador más general. Para señales mono, la codificación puede cambiar entre codificar en un dominio predictivo lineal (véase el bloque 71) y codificar en un dominio de transformación (véase el bloque 48). Este tipo de codificador central introduce varios métodos de codificación que pueden usarse de manera adaptativa en función de las características de la señal de entrada. En este caso, el codificador puede elegir codificar la señal usando o bien un codificador de transformación de tipo AAC 48 (disponible para señales mono y estéreo, con codificación L/R o M/S seleccionable de manera adaptativa en caso de señales estéreo) o un codificador central de tipo AMR-WB+ (Banda Ancha con Multivelocidad Adaptativa Plus) 71 (solo disponible para señales mono). El codificador central AMR-WB+ 71 evalúa la señal residual de un predictor lineal 72 y, a su vez, también elige entre un enfoque de codificación por transformación de la señal residual de predicción lineal o un enfoque ACELP (predicción lineal con excitación por código algebraico) de codificador de voz clásico para codificar la señal residual de predicción lineal. Para decidir entre el codificador de transformación de tipo AAC 48 y el codificador central de tipo AMR-WB+ 71, se usa una etapa de decisión de modo 73 que decide entre ambos codificadores 48 y 71 basándose en la señal de entrada.

40 El codificador 48 es un codificador basado en MDCT de tipo AAC. Cuando la decisión de modo 73 insta a la señal de entrada a utilizar codificación basada en MDCT, la señal de entrada mono o las señales de entrada estéreo se codifican por el codificador MDCT basado en AAC. El codificador MDCT 48 realiza un análisis MDCT de la una o dos señales en las etapas MDCT 74. Además, en caso de una señal estéreo, en una etapa 75 se decide entre M/S o L/R para cada banda de frecuencias antes de la cuantificación y la codificación. La codificación estéreo L/R o la codificación estéreo M/S puede seleccionarse de manera variable en frecuencia. La etapa 75 también lleva a cabo una transformación de L/R a M/S. Si se elige la codificación M/S para una banda de frecuencias particular, la etapa 75 proporciona una señal M/S para esta banda de frecuencias. En caso contrario, la etapa 75 proporciona una señal L/R para esta banda de frecuencias.

50 Por tanto, cuando se usa el modo de codificación por transformación, toda la eficacia de la funcionalidad de codificación estéreo del codificador central subyacente puede usarse para la codificación estéreo.

55 Cuando la decisión de modo 73 dirige la señal mono hacia el codificador de dominio predictivo lineal 71, la señal mono se analiza posteriormente mediante un análisis predictivo lineal en el bloque 72. Después, se decide si codificar la señal residual LP mediante un codificador de tipo ACELP de dominio de tiempo 76 o un codificador de tipo TCX 77 (excitación codificada por transformación) que funciona en el dominio MDCT. El codificador de dominio predictivo lineal 71 no tiene ninguna capacidad de codificación estéreo intrínseca. Por tanto, para permitir la codificación de una señal estéreo con el codificador de dominio predictivo lineal 71, puede usarse una configuración de codificador similar a la mostrada en la figura 5. En esta configuración, un codificador PS genera parámetros PS 5 y una señal mono de mezclado descendente DMX, que se codifica después por el codificador de dominio predictivo lineal.

65 La figura 10 ilustra una realización adicional de un sistema de codificador, en el que partes de la figura 7 y de la figura 9 se combinan de otra forma. El bloque de DMX/RES a pseudo L/R 2, como el mostrado en la figura 7, está dispuesto dentro del codificador de mezclado descendente de tipo AAC 70 antes del análisis MDCT estéreo 74. Esta

realización tiene la ventaja de que la transformación de DMX/RES a pseudo L/R 2 se aplica solamente cuando se usa el codificador central MDCT estéreo. Por tanto, cuando se usa el modo de codificación por transformación, puede usarse toda la eficacia de la funcionalidad de codificación estéreo del codificador central subyacente para la codificación estéreo del intervalo de frecuencias cubierto por la señal residual.

5 Mientras que la decisión de modo 73 de la figura 9b actúa o bien en la señal de entrada mono o en la señal de entrada estéreo, la decisión de modo 73' de la figura 10 actúa en la señal de mezclado descendente DMX y en la señal residual RES. En caso de una señal de entrada mono, la señal mono puede usarse directamente como la señal DMX, la señal RES se fija a cero y los parámetros PS pueden tomar por defecto los valores IID = 0 dB e ICC = 1.

15 Cuando la decisión de modo 73' dirige la señal de mezclado descendente DMX al codificador de dominio predictivo lineal 71, la señal de mezclado descendente DMX se analiza después mediante un análisis predictivo lineal en el bloque 72. Después, se decide si codificar la señal residual LP mediante un codificador de tipo ACELP de dominio de tiempo o un codificador de tipo TCX 77 (excitación codificada por transformación) que funciona en el dominio MDCT. El codificador de dominio predictivo lineal 71 no tiene ninguna capacidad de codificación estéreo intrínseca que pueda usarse para codificar la señal residual además de la señal de mezclado descendente DMX. Por tanto, se utiliza un codificador residual dedicado 78 para codificar la señal residual RES cuando la señal de mezclado descendente DMX se codifica por el codificador de dominio predictivo 71. Por ejemplo, este codificador 78 puede ser un codificador AAC mono.

Debe observarse que los codificadores 71 y 78 de la figura 10 pueden omitirse (en este caso, la etapa de decisión de modo 73' ya no es necesaria).

25 La figura 11a ilustra un detalle de una realización adicional alternativa de un sistema de codificador que consigue las mismas ventajas que la realización de la figura 10. A diferencia de la realización de la figura 10, en la figura 11a la transformación de DMX/RES a pseudo L/R tiene lugar después del análisis MDCT 74 del codificador central 70, es decir, la transformación actúa en el dominio MDCT. La transformación en el bloque 2 es lineal e invariable en el tiempo y, por tanto, puede tener lugar después del análisis MDCT 74. Los bloques restantes de la figura 10 que no se muestran en la figura 11 pueden añadirse opcionalmente de la misma manera en la figura 11a. Los bloques de análisis MDCT 74 también pueden colocarse de manera alternativa después del bloque de transformación 2.

35 La figura 11b ilustra una implementación de la realización de la figura 11a. En la figura 11b se muestra una implementación a modo de ejemplo de la etapa 75 para seleccionar entre codificación M/S o L/R. La etapa 75 comprende una etapa de transformación de suma y diferencia 98 (más precisamente, una etapa de transformación de L/R a M/S) que recibe la señal pseudoestéreo  $L_p$ ,  $R_p$ . La etapa de transformación 98 genera una señalseudocentral/lateral  $M_p$ ,  $S_p$  realizando una transformación de L/R a M/S. Excepto para un posible factor de ganancia, se aplica lo siguiente:  $M_p = DMX$  y  $S_p = RES$ .

40 La etapa 75 decide entre codificación L/R o M/S. En función de la decisión, o bien la señal pseudoestéreo  $L_p$ ,  $R_p$  o bien la señalseudocentral/lateral  $M_p$ ,  $S_p$  se selecciona (véase el conmutador de selección) y se codifica en el bloque AAC 97. Debe observarse que también pueden usarse dos bloques AAC 97 (no mostrados en la figura 11b), estando el primer bloque AAC 97 asignado a la señal pseudoestéreo  $L_p$ ,  $R_p$  y estando el segundo bloque AAC 97 asignado a la señalseudocentral/lateral  $M_p$ ,  $S_p$ . En este caso, la selección L/R o M/S se lleva a cabo eligiendo o bien la salida del primer bloque AAC 97 o la salida del segundo bloque AAC 97.

50 La figura 11c muestra una alternativa a la realización de la figura 11a. En este caso no se utiliza una etapa de transformación explícita 2. En cambio, la etapa de transformación 2 y la etapa 75 se combinan en una única etapa 75'. La señal de mezclado descendente DMX y la señal residual RES se introducen en una etapa de transformación de suma y diferencia 99 (más precisamente, una etapa de transformación de DMX/RES a pseudo L/R) como parte de la etapa 75'. La etapa de transformación 99 genera una señal pseudoestéreo  $L_p$ ,  $R_p$ . La etapa de transformación de DMX/RES a pseudo L/R a M/S/ 99 de la figura 11c es similar a la etapa de transformación de L/R a M/S 98 de la figura 11b (excepto para un factor de ganancia posiblemente diferente). Sin embargo, en la figura 11c, es necesario invertir la selección entre descodificación M/S y L/R en comparación con la figura 11b. Debe observarse que en la figura 11b y en la figura 11c, la posición del conmutador para la selección de L/R o M/S se muestra en la posición  $L_p/R_p$ , que es la posición superior en la figura 11b y la posición inferior en la figura 11c. Esto visualiza la noción del significado invertido de la selección L/R o M/S.

60 Debe observarse que el conmutador de las figuras 11b y 11c está presente de manera individual para cada banda de frecuencias en el dominio MDCT, de manera que la selección entre L/R y M/S puede variar tanto en el tiempo como en frecuencia. Dicho de otro modo, la posición del conmutador es preferentemente variable en frecuencia. Las etapas de transformación 98 y 99 pueden transformar todo el intervalo de frecuencias utilizado o solo pueden transformar una única banda de frecuencias.

65 Además, debe observarse que todos los bloques 2, 98 y 99 pueden denominarse "bloques de transformación de suma y diferencia", ya que todos los bloques implementan una matriz de transformación con la siguiente forma

$$c \cdot \begin{pmatrix} 1 & 1 \\ 1 & -1 \end{pmatrix}$$

5 Simplemente, el factor de ganancia  $c$  puede ser diferente en los bloques 2, 98 y 99.

En la figura 12 se muestra una realización adicional de un sistema de codificador. Utiliza un conjunto ampliado de parámetros PS que, además de IID e ICC (descritos anteriormente), incluye además dos parámetros IPD (diferencia de fase entre canales, véase  $\varphi_{ipd}$  posteriormente) y OPD (diferencia de fase global, véase  $\varphi_{opd}$  posteriormente) que permiten caracterizar la relación de fase entre los dos canales L y R de una señal estéreo. Un ejemplo de estos parámetros de fase se proporciona en la norma ISO/IEC 14496-3, subcláusula 8.6.4.6.3. Cuando se usan parámetros de fase, la matriz de mezclado ascendente resultante  $H_{COMPLEX}$  (y su inversa  $H_{COMPLEX}^{-1}$ ) adquiere valores complejos, según:

$$H_{COMPLEX} = H_{\phi} \cdot H,$$

15 donde

$$H_{\phi} = \begin{pmatrix} \exp(j\varphi_1) & 0 \\ 0 & \exp(j\varphi_2) \end{pmatrix},$$

20 y donde

$$\varphi_1 = \varphi_{opd}$$

$$\varphi_2 = \varphi_{opd} - \varphi_{ipd}$$

25 La etapa 80 del codificador PS que funciona en el dominio QMF complejo solo se ocupa de las dependencias de fase entre los canales L, R. La rotación de mezclado descendente (es decir, la transformación del dominio L/R al dominio DMX/RES que se describió a través de la matriz  $H^1$  anterior) se realiza en el dominio MDCT como parte del codificador central estéreo 81. Por tanto, las dependencias de fase entre los dos canales se extraen en el dominio QMF complejo, mientras que otras dependencias de forma de onda de valores reales se extraen en el dominio MDCT críticamente muestreado de valores reales como parte del mecanismo de codificación estéreo del codificador central usado. Esto tiene la ventaja de que la extracción de las dependencias lineales entre los canales pueden integrarse rigurosamente en la codificación estéreo del codificador central (aunque, para impedir el solapamiento en el dominio MDCT críticamente muestreado, solo para el intervalo de frecuencias cubierto por la codificación residual, posiblemente menos una "banda de protección" en el eje de frecuencia).

35 La etapa de ajuste de fase 80 del codificador PS de la figura 12 extrae parámetros PS relacionados en fase, por ejemplo, los parámetros IPD (diferencia de fase entre canales) y OPD (diferencia de fase global). Por tanto, la matriz de ajuste de fase  $H_{\phi}^{-1}$  que genera puede obtenerse de la siguiente manera:

$$H_{\phi}^{-1} = \begin{pmatrix} \exp(-j\varphi_1) & 0 \\ 0 & \exp(-j\varphi_2) \end{pmatrix}$$

40 Tal y como se ha descrito anteriormente, la parte de rotación de mezclado descendente del módulo PS se realiza en el módulo de codificación estéreo 81 del codificador central de la figura 12. El módulo de codificación estéreo 81 funciona en el dominio MDCT y se muestra en la figura 13. El módulo de codificación estéreo 81 recibe la señal estéreo ajustada en fase  $L_{\phi}$ ,  $R_{\phi}$  en el dominio MDCT. Esta señal se mezcla de manera descendente en una etapa de mezclado descendente 82 mediante una matriz de rotación de mezclado descendente  $H^1$ , que es la parte de valores reales de una matriz de mezclado descendente compleja  $H_{COMPLEX}^{-1}$  como se ha descrito anteriormente, generándose así la señal de mezclado descendente DMX y la señal residual RES. La operación de mezclado descendente va seguida de la transformación inversa de L/R a M/S según la presente solicitud (véase la etapa de

transformación 2), generándose así una señal pseudoestéreo  $L_p, R_p$ . La señal pseudoestéreo  $L_p, R_p$  es procesada mediante el algoritmo de codificación estéreo (véase el codificador estéreo adaptativo M/S o L/R 83), en esta realización particular un mecanismo de codificación estéreo que, dependiendo de criterios de entropía perceptuales, decide codificar una representación L/R o una representación M/S de la señal. Esta decisión es preferentemente variable en el tiempo y en frecuencia.

En la figura 14 se muestra una realización de un sistema de descodificación que es adecuado para descodificar un flujo de bits 46 generado por el sistema de codificador mostrado en la figura 6. Esta realización es simplemente ilustrativa de los principios de la presente solicitud. Debe entenderse que modificaciones y variaciones de la realización serán aparentes a los expertos en la técnica. Un descodificador central 90 descodifica el flujo de bits 46 en seudocanales izquierdo y derecho, los cuales se transforman en el dominio QMF mediante bancos de filtros 91. Posteriormente, una transformación fija de pseudo L/R a DMX/RES de la señal resultante pseudoestéreo  $L_p, R_p$  se lleva a cabo en una etapa de transformación 12, creándose así una señal de mezclado descendente DMX y una señal residual RES. Cuando se usa codificación SBR, estas señales son señales de banda baja, por ejemplo la señal de mezclado descendente DMX y la señal residual RES solo pueden contener información de audio para la banda de bajas frecuencias de hasta 8 kHz aproximadamente. La señal de mezclado descendente DMX es utilizada por un descodificador SBR 93 para reconstruir la banda de altas frecuencias en función de parámetros SBR recibidos (no mostrados). Tanto la señal de salida (incluyendo la banda de bajas frecuencias y la banda de altas frecuencias reconstruidas de la señal de mezclado descendente DMX) del descodificador SBR 93 como la señal residual RES se introducen en un descodificador PS 94 que funciona en el dominio QMF (en particular, en el dominio de filtros híbrido QMF+Nyquist). La señal de mezclado descendente DMX en la entrada del descodificador PS 94 contiene además información de audio en la banda de altas frecuencias (por ejemplo, hasta 20 kHz), mientras que la señal residual RES en la entrada del descodificador PS 94 es una señal de banda baja (por ejemplo, limitada hasta 8 kHz). Por tanto, para la banda de altas frecuencias (por ejemplo, para la banda entre 8 kHz y 20 kHz), el descodificador PS 94 usa una versión descorrelacionada de la señal de mezclado descendente DMX en lugar de usar la señal residual de banda limitada RES. Las señales descodificadas en la salida del descodificador PS 94 están basadas por tanto en una señal residual con un valor máximo de 8kHz. Después de la descodificación PS, los dos canales de salida del descodificador PS 94 se transforman en el dominio de tiempo mediante bancos de filtros 95, generándose así la señal estéreo de salida L, R.

En la figura 15 se muestra una realización de un sistema de descodificación que es adecuado para descodificar el flujo de bits 46 generado por el sistema de codificador mostrado en la figura 7. Esta realización es simplemente ilustrativa de los principios de la presente solicitud. Debe entenderse que modificaciones y variaciones de la realización serán evidentes a los expertos en la técnica. El funcionamiento principal de la realización de la figura 15 es similar al del sistema de descodificación mostrado en la figura 14. A diferencia de la figura 14, el descodificador SBR 96 de la figura 15 está situado en la salida del descodificador PS 94. Además, el descodificador SBR usa parámetros SBR (no mostrados) que forman datos de envolvente estéreo a diferencia de los parámetros SBR mono de la figura 14. La señal de mezclado descendente y la señal residual en la entrada del descodificador PS 94 son normalmente señales de banda baja, por ejemplo la señal de mezclado descendente DMX y la señal residual RES pueden contener información de audio solamente para la banda de bajas frecuencias, por ejemplo hasta 8 kHz aproximadamente. En función de la señal de mezclado descendente de banda baja DMX y la señal residual RES, el codificador PS 94 determina una señal estéreo de banda baja, por ejemplo de hasta 8 kHz aproximadamente. En función de la señal estéreo de banda baja y de los parámetros SBR estéreo, el descodificador SBR 96 reconstruye la parte de altas frecuencias de la señal estéreo. En comparación con la realización de la figura 14, la realización de la figura 15 ofrece la ventaja de que no se necesita ninguna señal descorrelacionada (véase también la figura 8d) y, por tanto, se obtiene una calidad de audio mejorada, mientras que en la figura 14, para la parte de altas frecuencias se necesita una señal descorrelacionada (véase también la figura 8c), reduciéndose por tanto la calidad del audio.

La figura 16a muestra una realización de un sistema de descodificación que es inverso al sistema de codificación mostrado en la figura 11a. La señal de flujo de bits entrante se introduce en un bloque descodificador 100, el cual genera una primera señal descodificada 102 y una segunda señal descodificada 103. En el codificador se seleccionó codificación M/S o codificación L/R. Esto se indica en el flujo de bits recibido. En función de esta información, en la etapa de selección 101 se selecciona M/S o L/R. En caso de que se haya seleccionado M/S en el codificador, la primera señal 102 y la segunda señal 103 se convierten en una señal (pseudo) L/R. En caso de que se haya seleccionado L/R en el codificador, la primera señal 102 y la segunda señal 103 pueden pasar por la etapa 101 sin transformarse. La seudoseñal L/R  $L_p, R_p$  en la salida de la etapa 101 se convierte en una señal DMX/RES mediante la etapa de transformación 12 (esta etapa lleva a cabo una cuasitransformación de L/R a M/S). Preferentemente, las etapas 100, 101 y 12 de la figura 16a funcionan en el dominio MDCT. Para transformar la señal de mezclado descendente DMX y las señales residuales RES en el dominio de tiempo, pueden usarse bloques de conversión 104. Después, la señal resultante se introduce en un descodificador PS (no mostrado) y, opcionalmente, en un descodificador SBR como el mostrado en las figuras 14 y 15. Los bloques 104 también pueden colocarse alternativamente delante del bloque 12.

La figura 16b ilustra una implementación de la realización de la figura 16a. En la figura 16b se muestra una implementación a modo de ejemplo de la etapa 101 para seleccionar entre descodificación M/S o L/R. La etapa 101 comprende una etapa de transformación de suma y diferencia 105 (transformación de M/S a L/R) que recibe la

primera señal 102 y la segunda señal 103.

En función de la información de codificación incluida en el flujo de bits, la etapa 101 selecciona descodificación L/R o M/S. Cuando se selecciona descodificación L/R, la señal de salida del bloque de descodificación 100 se introduce en la etapa de transformación 12.

La figura 16c muestra una alternativa a la realización de la figura 16a. En este caso no se usa ninguna etapa de transformación 12 explícita. En cambio, la etapa de transformación 12 y la etapa 101 se combinan en una única etapa 101'. La primera señal 102 y la segunda señal 103 se introducen en una etapa de transformación de suma y diferencia 105' (más precisamente, una etapa de transformación de pseudo L/R a DMX/RES) como parte de la etapa 101'. La etapa de transformación 105' genera una señal DMX/RES. La etapa de transformación 105' de la figura 16c es similar o idéntica a la etapa de transformación 105 de la figura 16b (excepto para un factor de ganancia posiblemente diferente). En la figura 16c es necesario invertir la selección entre descodificación M/S y L/R en comparación con la figura 16b. En la figura 16c, el conmutador está en la posición inferior, mientras que en la figura 16b el conmutador está en la posición superior. Esto visualiza la inversión de la selección L/R o M/S (la señal de selección puede invertirse simplemente mediante un inversor).

Debe observarse que el conmutador de las figuras 16b y 16c están presentes preferentemente de manera individual para cada banda de frecuencias en el dominio MDCT, de manera que la selección entre L/R y M/S puede variar tanto en el tiempo como en frecuencia. Las etapas de transformación 105 y 105' pueden transformar todo el intervalo de frecuencias usado o pueden transformar solamente una única banda de frecuencias.

La figura 17 muestra una realización adicional de un sistema de codificación para codificar una señal estéreo L, R en una señal de flujo de bits. El sistema de codificación comprende una etapa de mezclado descendente 8 para generar una señal de mezclado descendente DMX y una señal residual RES en función de la señal estéreo. Además, el sistema de codificación comprende una etapa de determinación de parámetros 9 para determinar uno o más parámetros estéreo paramétricos 5. Además, el sistema de codificación comprende medios de codificación perceptual 110 aguas abajo de la etapa de mezclado descendente 8. La codificación puede seleccionarse entre:

- 30 - codificación basada en una señal de suma de la señal de mezclado descendente DMX y la señal residual RES y basada en una señal de diferencia de la señal de mezclado descendente DMX y la señal residual RES, o
- codificación basada en la señal de mezclado descendente DMX y la señal residual RES.

35 Preferentemente, la selección varía en el tiempo y en frecuencia.

Los medios de codificación 110 comprenden una etapa de transformación de suma y diferencia 111 que genera las señales de suma y diferencia. Además, los medios de codificación 110 comprenden un bloque de selección 112 para seleccionar la codificación en función de las señales de suma y diferencia o en función de la señal de mezclado descendente DMX y la señal residual RES. Además, se proporciona un bloque de codificación 113. Como alternativa, pueden usarse dos bloques de codificación 113, donde el primer bloque de codificación 113 codifica las señales DMX y RES y el segundo bloque de codificación 113 codifica las señales de suma y diferencia. En este caso, la etapa de selección 112 está aguas abajo de los dos bloques de codificación 113.

45 La transformación de suma y diferencia 111 tiene la siguiente forma

$$c \cdot \begin{pmatrix} 1 & 1 \\ 1 & -1 \end{pmatrix}$$

50 El bloque de transformación 111 puede corresponder al bloque de transformación 99 de la figura 11c.

La salida del codificador perceptual 110 se combina con los parámetros estéreo paramétricos 5 en el multiplexor 7 para formar el flujo de bits resultante 6.

55 A diferencia de la estructura de la figura 17, la codificación basada en la señal de mezclado descendente DMX y la señal residual RES puede realizarse cuando se codifica una señal resultante que se genera transformando la señal de mezclado descendente DMX y la señal residual RES mediante dos transformaciones en serie de suma y diferencia como se muestra en la figura 11b (véase los dos bloques de transformación 2 y 98). La señal resultante después de dos transformaciones de suma y diferencia corresponde a la señal de mezclado descendente DMX y a la señal residual RES (excepto para un factor de ganancia posiblemente diferente).

60 La figura 18 muestra una realización de un sistema de descodificación que es inverso al sistema de codificador de la figura 17. El sistema de descodificación comprende medios 120 para una descodificación perceptual basada en la

señal de flujo de bits. Después de la descodificación, los parámetros PS se separan de la señal de flujo de bits 6 en el desmultiplexor 10. Los medios de descodificación 120 comprenden un descodificador central 121 que genera una primera señal 122 y una segunda señal 123 (mediante descodificación). Los medios de descodificación proporcionan una señal de mezclado descendente DMX y una señal residual RES.

5 De manera selectiva, la señal de mezclado descendente DMX y la señal residual RES:

- están basadas en la suma de la primera señal 122 y de la segunda señal 123 y basadas en la diferencia de la primera señal 122 y de la segunda señal 123, o

10 - están basadas en la primera señal 122 y basadas en la segunda señal 123.

Preferentemente, la selección varía en el tiempo y en frecuencia. La selección se realiza en la etapa de selección 125.

15 Los medios de descodificación 120 comprenden una etapa de transformación de suma y diferencia 124 que genera señales de suma y diferencia.

La transformación de suma y diferencia en el bloque 124 tiene la siguiente forma:

20

$$c \cdot \begin{pmatrix} 1 & 1 \\ 1 & -1 \end{pmatrix}$$

El bloque de transformación 124 puede corresponder al bloque de transformación 105' de la figura 16c.

25 Después de la selección, las señales DMX y RES se introducen en una etapa de mezclado ascendente 126 para generar la señal estéreo L, R en función de la señal de mezclado descendente DMX y la señal residual RES. La operación de mezclado ascendente depende de los parámetros PS 5.

30 Preferentemente, en las figuras 17 y 18 la selección es variable en frecuencia. En la figura 17 puede realizarse, por ejemplo, una transformación de tiempo a frecuencia (por ejemplo, mediante un banco de filtros de análisis o MDCT) como una primera etapa en los medios de codificación perceptual 110. En la figura 18 puede realizarse, por ejemplo, una transformación de frecuencia a tiempo (por ejemplo, mediante un banco de filtros de síntesis o MDCT inverso) como la última etapa en los medios de descodificación perceptual 120.

35 Debe observarse que en las realizaciones descritas anteriormente, las señales, los parámetros y las matrices puede variar en frecuencia o no variar en frecuencia y/o variar en el tiempo o no variar en el tiempo. Las etapas de cálculo descritas pueden llevarse a cabo orientadas a la frecuencia o para toda la banda de audio.

40 Además, debe observarse que las diversas transformaciones de suma y diferencia, es decir, la transformación de DMX/RES a seudo L/R, la transformación de seudo L/R a DMX/RES, la transformación de L/R a M/S y la transformación de M/S a L/R tienen la siguiente forma

$$c \cdot \begin{pmatrix} 1 & 1 \\ 1 & -1 \end{pmatrix}$$

45 Simplemente, el factor de ganancia c puede ser diferente. Por lo tanto, en principio, cada una de estas transformaciones puede intercambiarse por una transformación diferente de estas transformaciones. Si la ganancia no es correcta durante el procesamiento de codificación, esto puede compensarse en el proceso de descodificación. Además, cuando se colocan en serie dos transformaciones iguales o diferentes de suma y diferencia, la transformación resultante corresponde a la matriz identidad (posiblemente, multiplicada por un factor de ganancia).

50 En un sistema de codificador que comprende un codificador PS y un codificador SBR, puede haber diferentes configuraciones PS/SBR. En una primera configuración, mostrada en la figura 6, el codificador SBR 32 está conectado aguas abajo del codificador PS 41. En una segunda configuración, mostrada en la figura 7, el codificador SBR 42 está conectado aguas arriba del codificador PS 41. Dependiendo de, por ejemplo, la velocidad binaria objetivo deseada, de las propiedades del codificador central y/o de otros uno o más factores, una de las configuraciones puede preferirse sobre la otra con el fin de proporcionar el mejor rendimiento. Normalmente, para bajas velocidades binarias, puede preferirse la primera configuración, mientras que para altas velocidades binarias, puede preferirse la segunda configuración. Por tanto, es deseable que un sistema de codificador soporte ambas configuraciones diferentes para poder elegir una configuración preferida dependiendo de, por ejemplo, la velocidad

binaria objetivo deseada y/u otros uno o más criterios.

Además, en un sistema de descodificación que comprende un descodificador PS y un descodificador SBR, puede haber diferentes configuraciones PS/SBR. En una primera configuración, mostrada en la figura 14, el descodificador SBR 93 está conectado aguas arriba del descodificador PS 94. En una segunda configuración, mostrada en la figura 15, el descodificador SBR 96 está conectado aguas abajo del descodificador PS 94. Para conseguir el funcionamiento correcto, la configuración del sistema de descodificación tiene que ajustarse a la del sistema de codificador. Si el codificador está configurado según la figura 6, entonces el descodificador está configurado de manera correspondiente según la figura 14. Si el codificador está configurado según la figura 7, entonces el descodificador está configurado de manera correspondiente según la figura 15. Para garantizar el funcionamiento correcto, el codificador indica preferentemente al descodificador la configuración PS/SBR que eligió para la codificación (y, por tanto, la configuración PS/SBR que debe elegirse para la descodificación). En función de esta información, el descodificador selecciona la configuración de descodificación apropiada.

Tal y como se ha descrito anteriormente, para garantizar la operación de descodificación correcta, hay preferentemente un mecanismo para indicar desde el codificador al descodificador la configuración que va a usarse en el descodificador. Esto puede realizarse explícitamente (por ejemplo, mediante un bit o campo dedicados en la cabecera de configuración del flujo de bits, como se describe a continuación) o implícitamente (por ejemplo, comprobando si los datos SBR son mono o estéreo en caso de que haya datos PS).

Tal y como acaba de describirse, para indicar la configuración PS/SBR elegida, puede usarse un elemento dedicado en la cabecera de flujo de bits del flujo de bits transportado desde el codificador al descodificador. Esta cabecera de flujo de bits transporta información de configuración necesaria para permitir que el descodificador descodifique correctamente los datos del flujo de bits. El elemento dedicado en la cabecera de flujo de bits puede ser, por ejemplo, una bandera de bit, un campo o puede ser un índice que apunte a una entrada específica de una tabla que especifica diferentes configuraciones de descodificación.

En lugar de incluir en la cabecera de flujo de bits un elemento dedicado adicional para indicar la configuración PS/SBR, información ya presente en el flujo de bits puede evaluarse en el sistema de descodificación para seleccionar la configuración PS/SBR correcta. Por ejemplo, la configuración PS/SBR elegida puede obtenerse a partir de la información de configuración de cabecera de flujo de bits para el descodificador PS y el descodificador SBR. Esta información de configuración indica normalmente si el descodificador SBR va a configurarse para un funcionamiento mono o un funcionamiento estéreo. Si, por ejemplo, un descodificador PS está habilitado y el descodificador SBR está configurado para el funcionamiento mono (como se indica en la información de configuración), puede seleccionarse la configuración PS/SBR según la figura 14. Si un descodificador PS está habilitado y el descodificador SBR está configurado para el funcionamiento estéreo, puede usarse la configuración PS/SBR según la figura 15.

Las realizaciones descritas anteriormente son simplemente ilustrativas de los principios de la presente solicitud. Debe entenderse que modificaciones y variaciones de las disposiciones y detalles descritos en este documento resultarán evidentes a los expertos en la técnica. Por lo tanto, el alcance de la solicitud no está limitado por los detalles específicos presentados en este documento a modo de descripción y explicación de las realizaciones.

Los sistemas y los métodos dados a conocer en la solicitud pueden implementarse en software, firmware, hardware o una combinación de los mismos. Determinados componentes o todos los componentes pueden implementarse como software que se ejecuta en un procesador o microprocesador de señales digitales o implementarse como hardware y o como circuitos integrados de aplicación específica.

Dispositivos típicos que utilizan los sistemas y métodos dados a conocer son reproductores de audio portátiles, dispositivos de comunicaciones móviles, descodificadores de televisión, equipos de televisión, AVR (receptor de audio y vídeo), ordenadores personales, etc.

A continuación se presentan realizaciones a modo de ejemplo (denominadas "EE") enumeradas de manera consecutiva:

EE1. Un sistema de codificador configurado para codificar una señal estéreo en una señal de flujo de bits (6), comprendiendo el sistema de codificador:

- un medio de mezclado descendente (8) configurado para generar una señal de mezclado descendente y una señal residual en función de la señal estéreo;

- un medio de determinación de parámetros (9) configurado para determinar uno o más parámetros estéreo paramétricos (5);

- medios de codificación perceptual (2, 3) aguas abajo del medio de mezclado descendente (8), donde los medios de codificación perceptual (2, 3) están configurados seleccionar

- codificación basada en una suma de la señal de mezclado descendente y la señal residual y basada en una diferencia de la señal de mezclado descendente y la señal residual, o

5 - codificación basada en la señal de mezclado descendente y basada en la señal residual

de manera variable en frecuencia o invariable en frecuencia.

EE2. El sistema de codificador según la EE1, en el que los medios de codificación perceptual (2, 3) comprenden:

10 - un medio de transformación (2) configurado para realizar una transformación en función de la señal de mezclado descendente y la señal residual, generándose así una señal pseudoestéreo izquierda/derecha; y

15 - un codificador perceptual (3, 48) configurado para codificar la señal pseudoestéreo izquierda/derecha, donde el codificador perceptual (3, 48) está configurado para seleccionar

- codificación perceptual izquierda/derecha, o

- codificación perceptual central/lateral

20 de manera variable en frecuencia o invariable en frecuencia.

EE3. El sistema de codificador según la EE1, en el que los medios de codificación perceptual (2, 3) comprenden:

25 - un medio de transformación (2) configurado para realizar una transformación de suma y diferencia en función de la señal de mezclado descendente y la señal residual para generar una señal pseudoestéreo izquierda/derecha para una o más o todas las bandas de frecuencias usadas.

EE4. El sistema de codificador según la EE3, en el que

30 - los medios de codificación perceptual (2, 3) comprenden medios de decisión para decidir entre codificación perceptual L/R y codificación perceptual M/S de manera variable en frecuencia o invariable en frecuencia;

35 - la codificación basada en la señal de mezclado descendente y la señal residual se selecciona cuando los medios de decisión seleccionan la decodificación perceptual M/S, y

- la codificación basada en la suma y diferencia se selecciona cuando los medios de decisión seleccionan la decodificación perceptual L/R.

40 EE5. El sistema de codificador según la EE2, en el que el codificador perceptual (3) está configurado para decidir entre

- codificación izquierda/derecha, o

45 - codificación central/lateral

de manera variable en frecuencia o invariable en frecuencia en función de la señal pseudoestéreo.

EE6. El sistema de codificador según cualquiera de las EE anteriores, en el que el sistema de codificador está configurado para seleccionar de manera variable en frecuencia o invariable en frecuencia entre

50 - codificación estéreo paramétrica de la señal estéreo en la señal de flujo de bits (6) o

- codificación izquierda/derecha de la señal estéreo en la señal de flujo de bits (6).

55 EE7. El sistema de codificador según cualquiera de la EE2 o la EE5, en el que el codificador perceptual (3, 48) está configurado para realizar una transformación de izquierda/derecha a central/lateral (98) en función de la señal pseudoestéreo.

60 EE8. El sistema de codificador según cualquiera de las EE anteriores, en el que los parámetros estéreo paramétricos (5) comprenden

- un parámetro variable en frecuencia o invariable en frecuencia que indica una diferencia de intensidad entre canales, y

65 - un parámetro variable en frecuencia o invariable en frecuencia que indica una correlación cruzada entre canales.

- 5 EE9. El sistema de codificador según cualquiera de las EE2 a EE5 o la EE7, en el que la señal pseudoestéreo es proporcional a la señal estéreo para una banda de frecuencias, si para la banda de frecuencias los canales izquierdo y derecho de la señal estéreo son independientes y tienen el mismo nivel.
- 10 EE10. El sistema de codificador según cualquiera de las EE2 a EE5, la EE7 o la EE9, en el que
- un primer canal de la señal pseudoestéreo es proporcional a la suma de las señales de mezclado descendente y residuales; y
  - un segundo canal de la señal pseudoestéreo es proporcional a la diferencia de las señales de mezclado descendente y residuales.
- 15 EE11. El sistema de codificador según cualquiera de las EE anteriores, en el que el medio de codificación perceptual (3) comprende un codificador estéreo basado en AAC (48).
- 20 EE12. El sistema de codificador según cualquiera de las EE anteriores, en el que el medio de codificación perceptual (3) comprende un mecanismo de control psicoacústico, y el mecanismo de control psicoacústico tiene acceso
- a uno o más de los parámetros estéreo paramétricos y/o
  - a la señal estéreo.
- 25 EE13. El sistema de codificador según cualquiera de las EE anteriores,
- en el que el sistema de codificador está configurado para seleccionar de manera variable en frecuencia o invariable en frecuencia entre
- codificación estéreo paramétrica de la señal estéreo en la señal de flujo de bits (6), o
  - codificación izquierda/derecha de la señal estéreo en la señal de flujo de bits (6),
- 30 en el que el sistema de codificador comprende además medios de desactivación configurados para desactivar de manera eficaz la codificación estéreo paramétrica de manera variable en frecuencia o invariable en frecuencia.
- 35 EE14. El sistema de codificador según la EE13, en el que los medios de desactivación están configurados para recibir valores de parámetros estéreo paramétricos desde los medios de determinación de parámetros, y los medios de desactivación están configurados para enviar, para desactivar de manera eficaz la codificación estéreo paramétrica, valores de parámetros estéreo paramétricos a los medios de mezclado descendente.
- 40 EE15. El sistema de codificador según la EE14, en el que los valores de parámetros estéreo paramétricos modificados comprenden
- un valor de diferencia de intensidad entre canales de 0dB aproximadamente y
  - un valor de correlación cruzada entre canales de 0 aproximadamente.
- 45 EE16. El sistema de codificador según cualquiera de las EE anteriores, en el que el sistema de codificador comprende además un codificador SBR (32).
- 50 EE17. El sistema de codificador según la EE16, en el que el codificador SBR (32) está conectado aguas arriba del medio de mezclado descendente (8).
- 55 EE18. El sistema de codificador según cualquiera de las EE anteriores, en el que el medio de mezclado descendente (8) y el medio de determinación de parámetros (9) están configurados para funcionar en un dominio de frecuencia sobremuestreado.
- 60 EE19. El sistema de codificador según cualquiera de las EE anteriores, en el que la codificación perceptual en el medio de codificación perceptual (3) se lleva a cabo en un dominio MDCT críticamente muestreado.
- 65 EE20. El sistema de codificador según cualquiera de las EE2 a EE5, la EE7, la EE9 o la EE10, en el que el medio de transformación (2) está configurado para llevar a cabo la transformación en el dominio de tiempo.
- EE21. El sistema de codificador según cualquiera de las EE2 a EE5, la EE7, la EE9 o la EE10, en el que el medio de transformación (2) está configurado para llevar a cabo la transformación en un dominio de frecuencia sobremuestreado.

- 5 EE22. El sistema de codificador según cualquiera de las EE2 a EE5, la EE7, la EE9 o la EE10, en el que el medio de transformación (2) está configurado para llevar a cabo la transformación en un dominio MDCT críticamente muestreado.
- 10 EE23. El sistema de codificador según cualquiera de las EE2 a EE5, la EE7, la EE9 o la EE10, en el que el sistema de codificador comprende, además del codificador perceptual (3, 48), un segundo codificador (71) basado en un análisis predictivo lineal, y el sistema de codificador está configurado de manera que en un primer modo el codificador perceptual (3, 48) se usa para la codificación y en un segundo modo el segundo codificador (71) se usa para la codificación.
- 15 EE24. El sistema de codificador según la EE23, en el que el sistema de codificador está configurado de manera que el segundo codificador (71) codifica una señal aguas arriba del medio de transformación (2).
- 20 EE25. El sistema de codificador según cualquiera de las EE anteriores, en el que el sistema de codificador comprende además un medio de ajuste de fase (80) configurado para ajustar en fase una señal estéreo aguas arriba del medio de mezclado descendente (8).
- EE26. Un sistema de codificador configurado para codificar una señal estéreo en una señal de flujo de bits (6), comprendiendo el sistema de codificador:
- un medio de mezclado descendente (8) configurado para generar una señal de mezclado descendente y una señal residual en función de la señal estéreo;
  - 25 - un medio de determinación de parámetros (9) configurado para determinar uno o más parámetros estéreo paramétricos;
  - un medio de transformación (2) configurado para realizar una transformación en función de la señal de mezclado descendente y la señal residual, generándose así una señal pseudoestéreo izquierda/derecha; y
  - 30 - un codificador estéreo perceptual (3) configurado para codificar la señal pseudoestéreo izquierda/derecha, donde el codificador estéreo perceptual (3) está configurado para seleccionar
  - 35 - codificación perceptual izquierda/derecha, o
  - codificación perceptual central/lateral
- de manera variable en frecuencia o invariable en frecuencia.
- 40 EE27. Un sistema de descodificación configurado para descodificar una señal de flujo de bits que incluye uno o más parámetros estéreo paramétricos (5) en una señal estéreo, comprendiendo el sistema de descodificación:
- medios de descodificación perceptual (11, 12) configurados para descodificar en función de la señal de flujo de bits (6), donde los medios de descodificación (11, 12) están configurados para generar, descodificando una primera señal y una segunda señal, y proporcionar una señal de mezclado descendente y una señal residual, donde los medios de descodificación (11, 12) están configurados para seleccionar la señal de mezclado descendente y la señal residual
  - 45 - en función de una suma de la primera señal y de la segunda señal y en función de una diferencia de la primera señal y de la segunda señal, o
  - 50 - en función de la primera señal y en función de la segunda señal
- de manera variable en frecuencia o invariable en frecuencia; y
- 55 - un medio de mezclado ascendente (13) configurado para generar la señal estéreo en función de la señal de mezclado descendente y la señal residual, donde la operación de mezclado ascendente del medio de mezclado ascendente depende del uno o más parámetros estéreo paramétricos (5).
- 60 EE28. El sistema de descodificación según la EE27, en el que los medios de descodificación perceptual (11, 12) comprenden:
- un descodificador estéreo perceptual (11) configurado para descodificar en función de la señal de flujo de bits (6), generando el descodificador una señal pseudoestéreo, donde el descodificador está configurado para llevar a cabo de
  - 65 manera selectiva

- una descodificación perceptual izquierda/derecha, o
  - una descodificación perceptual central/lateral,
- 5 de manera variable en frecuencia o invariable en frecuencia; y
- un medio de transformación (12) configurado para realizar una transformación en función de la señal pseudoestéreo, generándose así la señal de mezclado descendente y la señal residual.
- 10 EE29. El sistema de descodificación según la EE27, en el que los medios de descodificación perceptual (11, 12) comprenden:
- un medio de transformación (12) configurado para realizar una transformación de suma y diferencia en función de la primera señal y de la segunda señal para una o más o todas las bandas de frecuencias usadas.
- 15 EE30. El sistema de descodificación según la EE29, en el que:
- los medios de descodificación perceptual (11, 12) comprenden un selector configurado para seleccionar entre descodificación perceptual L/R y descodificación perceptual M/S de manera variable en frecuencia o invariable en frecuencia;
  - la señal de mezclado descendente y la señal residual se seleccionan para que estén basadas en la suma de la primera señal y de la segunda señal y basadas en la diferencia de la primera señal y de la segunda señal cuando el selector selecciona descodificación perceptual L/R, y
  - la señal de mezclado descendente y la señal residual se seleccionan para que estén basadas en la primera señal y basadas en la segunda señal cuando el selector selecciona descodificación perceptual M/S.
- 25
- 30 EE31. El sistema de descodificación según cualquiera de las EE27 a EE30, en el que el sistema de descodificación está configurado para conmutar de manera variable en frecuencia o invariable en frecuencia entre
- descodificación estéreo paramétrica de la señal de flujo de bits en la señal estéreo, o
  - descodificación izquierda/derecha de la señal de flujo de bits en la señal estéreo.
- 35
- 40 EE32. El sistema de descodificación según la EE28, en el que el descodificador perceptual está configurado para realizar una transformación de central/lateral a izquierda/derecha (105) basándose en una señal pseudocentral/lateral descodificada.
- 45
- 45 EE33. El sistema de descodificación según cualquiera de las EE27 a EE32, en el que los parámetros estéreo paramétricos (5) comprenden
- un parámetro variable en frecuencia o invariable en frecuencia que indica una diferencia de intensidad entre canales, y
  - un parámetro variable en frecuencia o invariable en frecuencia que indica una correlación cruzada entre canales.
- 50
- 50 EE34. El sistema de descodificación según cualquiera de las EE28 a EE30, en el que la señal de entrada del medio de transformación (12) es proporcional a la señal estéreo para una banda de frecuencias si para la banda de frecuencias los canales izquierdo y derecho de la señal estéreo son independientes y tienen el mismo nivel.
- 55
- 55 EE35. El sistema de descodificación según la EE28, en el que
- la señal de mezclado descendente es proporcional a la suma de los dos canales de la señal pseudoestéreo; y
  - la señal residual es proporcional a la diferencia de los dos canales de la señal pseudoestéreo.
- 60
- 60 EE36. El sistema de descodificación según cualquiera de las EE27 a EE35, en el que los medios de descodificación perceptual comprenden un descodificador basado en AAC.
- 65
- 65 EE37. El sistema de descodificación según cualquiera de las EE27 a EE36, en el que en caso de que el canal izquierdo de la señal estéreo y el canal derecho de la señal estéreo sean independientes y tengan el mismo nivel para una banda de frecuencias, la operación de mezclado ascendente puede describirse según la siguiente ecuación:

$$\begin{pmatrix} L \\ R \end{pmatrix} = H \cdot \begin{pmatrix} DMX \\ RES \end{pmatrix}, \text{ donde } H = c \cdot \begin{pmatrix} 1 & 1 \\ 1 & -1 \end{pmatrix},$$

en la que L denota una componente de banda de frecuencias del canal izquierdo de la señal estéreo, R denota una componente de banda de frecuencias del canal derecho de la señal estéreo, DMX denota una componente de banda de frecuencias de la señal de mezclado descendente, RES denota una componente de banda de frecuencias de la señal residual y c es un factor.

EE38. El sistema de descodificación según cualquiera de la EE27 a la EE37, en el que el sistema de descodificación comprende además un descodificador SBR.

EE39. El sistema de descodificación según la EE38, en el que el descodificador SBR está situado aguas abajo del medio de mezclado ascendente (13).

EE40. El sistema de descodificación según cualquiera de las EE27 a EE39, en el que el medio de mezclado ascendente (13) está configurado para funcionar en un dominio de frecuencia sobremuestreado.

EE41. El sistema de descodificación según cualquiera de las EE28 a EE30, la EE32, la EE34 o la EE35, en el que el medio de transformación (12) está configurado para llevar a cabo la transformación en el dominio de tiempo.

EE42. El sistema de descodificación según cualquiera de las EE28 a EE30, la EE32, la EE34 o la EE35, en el que el medio de transformación (12) está configurado para llevar a cabo la transformación en un dominio de frecuencia sobremuestreado.

EE43. Un sistema de descodificación configurado para descodificar una señal de flujo de bits (6) que incluye uno o más parámetros estéreo paramétricos (5) en una señal estéreo, comprendiendo el sistema de descodificación:

- un descodificador estéreo perceptual (11) configurado para descodificar en función de la señal de flujo de bits (6), generando el descodificador una señal pseudoestéreo, en el que el descodificador está configurado para llevar a cabo de manera selectiva

- una descodificación perceptual izquierda/derecha, o

- una descodificación perceptual central/lateral

de manera variable en frecuencia o invariable en frecuencia;

- un medio de transformación de izquierda/derecha a central/lateral (12) configurado para realizar una transformación de izquierda/derecha a central/lateral en función de la señal pseudoestéreo, generándose así una señal de mezclado descendente y una señal residual; y

- un medio de mezclado ascendente (13) configurado para generar la señal estéreo en función de la señal de mezclado descendente y la señal residual, donde la operación de mezclado ascendente del medio de mezclado ascendente depende del uno o más parámetros estéreo paramétricos (5).

EE44. Un método para codificar una señal estéreo en una señal de flujo de bits (6), comprendiendo el método:

- generar una señal de mezclado descendente y una señal residual en función de la señal estéreo;

- determinar uno o más parámetros estéreo paramétricos (5);

- codificar de manera perceptual aguas abajo de la generación de la señal de mezclado descendente y la señal residual, donde

- la codificación basada en una suma de la señal de mezclado descendente y la señal residual y basada en una diferencia de la señal de mezclado descendente y la señal residual, o

- la codificación basada en la señal de mezclado descendente y basada en la señal residual

puede seleccionarse de manera variable en frecuencia o invariable en frecuencia.

EE45. El método según la EE44, en el que la codificación perceptual comprende:

- generar una señal pseudoestéreo izquierda/derecha realizando una transformación en función de la señal de mezclado descendente y la señal residual; y
- 5 - realizar una codificación estéreo perceptual de la señal pseudoestéreo izquierda/derecha, donde
- la codificación perceptual izquierda/derecha, o
- la codificación perceptual central/lateral
- 10 puede seleccionarse de manera variable en frecuencia o invariable en frecuencia.
- EE46. El método según la EE44, en el que la codificación perceptual comprende:
- 15 - realizar una transformación de suma y diferencia en función de la señal de mezclado descendente y la señal residual para generar una señal pseudoestéreo izquierda/derecha para una o más o todas las bandas de frecuencias usadas.
- EE47. El método según cualquiera de las EE44 a EE46, donde el método permite seleccionar de manera variable en frecuencia o invariable en frecuencia entre
- 20 - codificación estéreo paramétrica de la señal estéreo en la señal de flujo de bits (6), o
- codificación izquierda/derecha de la señal estéreo en la señal de flujo de bits (6).
- 25 EE48. El método según la EE45, en el que realizar la codificación perceptual de la señal pseudoestéreo izquierda/derecha comprende:
- realizar una transformación de izquierda/derecha a central/lateral en función de la señal pseudoestéreo.
- 30 EE49. El método según cualquiera de la EE45, la EE46 o la EE48, en el que la señal pseudoestéreo es proporcional a la señal estéreo para una banda de frecuencias si para la banda de frecuencias los canales izquierdo y derecho de la señal estéreo son independientes y tienen el mismo nivel.
- EE50. Un método para codificar una señal estéreo en una señal de flujo de bits (6), comprendiendo el método:
- 35 - generar una señal de mezclado descendente y una señal residual en función de la señal estéreo;
- determinar uno o más parámetros estéreo paramétricos (5);
- 40 - generar una señal pseudoestéreo izquierda/derecha realizando una transformación en función de la señal de mezclado descendente y la señal residual; y
- realizar una codificación estéreo perceptual de la señal pseudoestéreo izquierda/derecha, donde
- 45 - la codificación perceptual izquierda/derecha, o
- la codificación perceptual central/lateral
- puede seleccionarse de manera variable en frecuencia o invariable en frecuencia.
- 50 EE51. Un método para decodificar una señal de flujo de bits (6) que incluye parámetros estéreo paramétricos (5) en una señal estéreo, comprendiendo el método:
- 55 - decodificar de manera perceptual en función de la señal de flujo de bits (6), donde una primera señal y una segunda señal se generan mediante decodificación y una señal de mezclado descendente y una señal residual se proporcionan después de la decodificación perceptual, seleccionándose la señal de mezclado descendente y la señal residual
- en función de la suma de la primera señal y de la segunda señal y en función de la diferencia de la primera señal y de la segunda señal, o
- 60 - en función de la primera señal y en función de la segunda señal,
- de manera variable en frecuencia o invariable en frecuencia; y
- 65 - generar la señal estéreo en función de la señal de mezclado descendente y la señal residual mediante una

operación de mezclado ascendente, donde la operación de mezclado ascendente depende de los parámetros estéreo paramétricos (5).

5 EE52. El método según la EE51, en el que la descodificación perceptual basada en la señal de flujo de bits (6) comprende:

- realizar una descodificación estéreo perceptual en función de la señal de flujo de bits (6) para generar una señal pseudoestéreo, donde

10 - la descodificación perceptual izquierda/derecha, o

- la descodificación perceptual central/lateral

puede seleccionarse de manera variable en frecuencia o invariable en frecuencia; y

15 - generar una señal de mezclado descendente y una señal residual realizando una transformación en función de la señal pseudoestéreo.

20 EE53. El método según la EE51, en el que la descodificación perceptual basada en la señal de flujo de bits (6) comprende:

- realizar una transformación de suma y diferencia en función de la primera señal y una segunda señal para una o más o todas las bandas de frecuencia usadas.

25 EE54. El método según cualquiera de las EE51 a 53, en el que el método permite conmutar de manera variable en frecuencia o invariable en frecuencia entre

- descodificación estéreo paramétrica de la señal de flujo de bits (6) en la señal estéreo, o

30 - descodificación izquierda/derecha de la señal de flujo de bits (6) en la señal estéreo.

EE55. El método según la EE52, en el que realizar la descodificación perceptual en función de la señal de flujo de bits (6) para generar una señal pseudoestéreo comprende:

35 - realizar una transformación de central/lateral a izquierda/derecha en función de una señal pseudocentral/lateral descodificada.

EE56. Un método para descodificar una señal de flujo de bits (6) que incluye parámetros estéreo paramétricos (5) en una señal estéreo, comprendiendo el método:

40 - realizar una descodificación estéreo perceptual en función de la señal de flujo de bits (6) para generar una señal pseudoestéreo, donde

- la descodificación perceptual izquierda/derecha, o

45 - la descodificación perceptual central/lateral

puede seleccionarse de manera variable en frecuencia o invariable en frecuencia;

50 - generar una señal de mezclado descendente y una señal residual realizando una transformación en función de la señal pseudoestéreo; y

- generar la señal estéreo en función de la señal de mezclado descendente y la señal residual mediante una operación de mezclado ascendente, donde la operación de mezclado ascendente depende de los parámetros estéreo paramétricos (5).

55 EE57. El sistema de codificador según cualquiera de las EE1 a 25, en el que

60 - la codificación basada en una suma de la señal de mezclado descendente y la señal residual y basada en una diferencia de la señal de mezclado descendente y la señal residual, o

- la codificación basada en la señal de mezclado descendente y basada en la señal residual

puede seleccionarse de manera variable en frecuencia y/o de manera variable en el tiempo.

65 EE58. El sistema de codificador según la EE16, en el que el sistema de codificador puede funcionar en

- una primera configuración en la que un codificador SBR (32) está aguas abajo del medio de mezclado descendente (8), y

5 - una segunda configuración en la que un codificador SBR (32) está aguas arriba del medio de mezclado descendente (8).

10 EE59. El sistema de codificador según la EE58, en el que el sistema de descodificación está configurado para seleccionar la primera configuración o la segunda configuración dependiendo de la velocidad binaria objetivo deseada y/o de otros uno o más criterios.

EE60. El sistema de codificador según la EE58, en el que el sistema de codificador está configurado además para indicar en la señal de flujo de bits (6) la configuración utilizada de las dos configuraciones.

15 EE61. El sistema de codificador según la EE60, en el que el sistema de codificador está configurado para proporcionar

- un bit o campo dedicados, o

20 - un índice que apunta a una entrada específica de una tabla que especifica diferentes configuraciones de descodificador

en la cabecera del flujo de bits de la señal de flujo de bits (6) para indicar la configuración utilizada de las dos configuraciones.

25 EE62. El sistema de descodificación según la EE38, en el que el sistema de descodificación funciona en

- una primera configuración en la que un descodificador SBR está aguas arriba del medio de mezclado ascendente (13), y

30 - una segunda configuración en la que un descodificador SBR está aguas abajo del medio de mezclado ascendente (13).

35 EE63. El sistema de descodificación según la EE62, en el que el sistema de descodificación está configurado para seleccionar la primera configuración o la segunda configuración en función de información en la señal de flujo de bits (6).

40 EE64. El sistema de descodificación según la EE63, en el que el sistema de descodificación está configurado para seleccionar la primera configuración o la segunda configuración en función de un elemento dedicado en la cabecera de flujo de bits de la señal de flujo de bits (6).

EE65. El sistema de descodificación según la EE64, en el que el elemento dedicado es

- un bit o campo dedicados, o

45 - un índice que apunta a una entrada específica de una tabla que especifica diferentes configuraciones de descodificador.

50 EE66. El sistema de descodificación según la EE63, en el que dicha información en la señal de flujo de bits (6) indica si el descodificador SBR va a configurarse para un funcionamiento mono o un funcionamiento estéreo.

**REIVINDICACIONES**

- 1.- Un sistema de codificador, configurado para codificar una señal estéreo en una señal de flujo de bits (6), comprendiendo el sistema de codificador:
- 5
- un medio de mezclado descendente (8) configurado para generar una señal de mezclado descendente y una señal residual en base a la señal estéreo;
  - un medio de determinación de parámetros (9) configurado para determinar uno o más parámetros estéreo paramétricos (5);
  - medios de codificación perceptual (2, 3) aguas abajo del medio de mezclado descendente (8), donde los medios de codificación perceptual (2, 3) están configurados para seleccionar:
- 10
- codificación en base a una suma de la señal de mezclado descendente y la señal residual y en base a una diferencia de la señal de mezclado descendente y la señal residual, o
  - codificación en base a la señal de mezclado descendente y en base a la señal residual,
- 15
- de manera variable en frecuencia o invariable en frecuencia.
- 2.- El sistema de codificador según la reivindicación 1, en el que los medios de codificación perceptual (2, 3) comprenden:
- 20
- un medio de transformación (2) configurado para realizar una transformación en base a la señal de mezclado descendente y la señal residual, generándose así una señal pseudoestéreo izquierda/derecha; y
  - un codificador perceptual (3, 48) configurado para codificar la señal pseudoestéreo izquierda/derecha, donde el codificador perceptual (3, 48) está configurado para seleccionar:
- 25
- codificación perceptual izquierda/derecha, o
  - codificación perceptual central/lateral,
- 30
- de manera variable en frecuencia o invariable en frecuencia.
- 3.- El sistema de codificador según cualquiera de las reivindicaciones anteriores, en el que el sistema de codificador está configurado para seleccionar de manera variable en frecuencia o invariable en frecuencia entre:
- 35
- codificación estéreo paramétrica de la señal estéreo en la señal de flujo de bits (6), o
  - codificación izquierda/derecha de la señal estéreo en la señal de flujo de bits (6),
- 40
- donde el sistema de codificador comprende además medios de desactivación configurados para desactivar de manera eficaz la codificación estéreo paramétrica de manera variable en frecuencia o invariable en frecuencia.
- 45
- 4.- El sistema de codificador según la reivindicación 2, en el que el sistema de codificador comprende, además del codificador perceptual (3, 48), un segundo codificador (71) basado en un análisis predictivo lineal, y el sistema de codificador está configurado de manera que en un primer modo el codificador perceptual (3, 48) se usa para la codificación y en un segundo modo el segundo codificador (71) se usa para la codificación.
- 50
- 5.- Un sistema de codificador, configurado para codificar una señal estéreo en una señal de flujo de bits (6), comprendiendo el sistema de codificador:
- 55
- un medio de mezclado descendente (8) configurado para generar una señal de mezclado descendente y una señal residual en función de la señal estéreo;
  - un medio de determinación de parámetros (9) configurado para determinar uno o más parámetros estéreo paramétricos;
  - un medio de transformación (2) configurado para realizar una transformación en base a la señal de mezclado descendente y la señal residual, generándose así una señal pseudoestéreo izquierda/derecha; y
  - un codificador estéreo perceptual (3) configurado para codificar la señal pseudoestéreo izquierda/derecha, donde el codificador estéreo perceptual (3) está configurado para seleccionar:
- 60
- 65

- codificación perceptual izquierda/derecha, o
- codificación perceptual central/lateral,

5 de manera variable en frecuencia o invariable en frecuencia.

6.- Un sistema de descodificador, configurado para descodificar una señal de flujo de bits que incluye uno o más parámetros estéreo paramétricos (5) en una señal estéreo, comprendiendo el sistema de descodificador:

10 - medios de descodificación perceptual (11, 12) configurados para descodificar en función de la señal de flujo de bits (6), donde los medios de descodificación (11, 12) están configurados para generar, descodificando una primera señal y una segunda señal, y proporcionar una señal de mezclado descendente y una señal residual, donde los medios de descodificación (11, 12) están configurados para seleccionar la señal de mezclado descendente y la señal residual:

15 • en base a una suma de la primera señal y de la segunda señal y en función de una diferencia de la primera señal y de la segunda señal, o

20 • en base a una primera señal y basada en la segunda señal,

de manera variable en frecuencia o invariable en frecuencia; y

25 - un medio de mezclado ascendente (13) configurado para generar la señal estéreo en base a la señal de mezclado descendente y la señal residual, donde la operación de mezclado ascendente del medio de mezclado ascendente depende del uno o más parámetros estéreo paramétricos (5).

7.- El sistema de descodificador según la reivindicación 6, en el que los medios de descodificación perceptual (11, 12) comprenden:

30 - un descodificador estéreo perceptual (11) configurado para descodificar basada en la señal de flujo de bits (6), generando el descodificador una señal pseudoestéreo, donde el descodificador está configurado para realizar de manera selectiva:

35 • descodificación perceptual izquierda/derecha, o

• descodificación perceptual central/lateral,

de manera variable en frecuencia o invariable en frecuencia; y

40 - un medio de transformación (12) configurado para realizar una transformación en base a la señal pseudoestéreo, generándose así la señal de mezclado descendente y la señal residual.

8.- El sistema de descodificador según cualquiera de las reivindicaciones 5 a 7, en el que los parámetros estéreo paramétricos (5) comprenden:

45 - un parámetro variable en frecuencia o invariable en frecuencia que indica una diferencia de intensidad entre canales, y

50 - un parámetro variable en frecuencia o invariable en frecuencia que indica una correlación cruzada entre canales.

9.- El sistema de descodificador según cualquiera de las reivindicaciones 5 a 8, en el que, en caso de que el canal izquierdo de la señal estéreo y el canal derecho de la señal estéreo sean independientes y tengan el mismo nivel para una banda de frecuencias, la operación de mezclado ascendente puede describirse según la siguiente ecuación:

55

$$\begin{pmatrix} L \\ R \end{pmatrix} = H \cdot \begin{pmatrix} DMX \\ RES \end{pmatrix}, \text{ donde } H = c \cdot \begin{pmatrix} 1 & 1 \\ 1 & -1 \end{pmatrix},$$

60 en la que L denota una componente de banda de frecuencias del canal izquierdo de la señal estéreo, R denota una componente de banda de frecuencias del canal derecho de la señal estéreo, DMX denota una componente de banda de frecuencias de la señal de mezclado descendente, RES denota una componente de banda de frecuencias de la señal residual y c es un factor.

10.- Un sistema de descodificador, configurado para descodificar una señal de flujo de bits (6) que incluye uno o más parámetros estéreo paramétricos (5) en una señal estéreo, comprendiendo el sistema de descodificación:

5 - un descodificador estéreo perceptual (11) configurado para descodificar en base a la señal de flujo de bits (6), generando el descodificador una señal pseudoestéreo, donde el descodificador está configurado para realizar de manera selectiva:

- descodificación perceptual izquierda/derecha, o

10 • descodificación perceptual central/lateral,

de manera variable en frecuencia o invariable en frecuencia;

15 - un medio de transformación de izquierda/derecha a central/lateral (12) configurado para realizar una transformación de izquierda/derecha a central/lateral en función de la señal pseudoestéreo, generándose así una señal de mezclado descendente y una señal residual; y

20 - un medio de mezclado ascendente (13) configurado para generar la señal estéreo en base a la señal de mezclado descendente y la señal residual, donde la operación de mezclado ascendente del medio de mezclado ascendente depende del uno o más parámetros estéreo paramétricos (5).

11.- Un método para codificar una señal estéreo en una señal de flujo de bits (6), comprendiendo el método:

25 - generar una señal de mezclado descendente y una señal residual en base a la señal estéreo;

- determinar uno o más parámetros estéreo paramétricos (5);

30 - codificar de manera perceptual aguas abajo de la generación de la señal de mezclado descendente y la señal residual, donde:

- codificación basada en una suma de la señal de mezclado descendente y la señal residual y basada en una diferencia de la señal de mezclado descendente y la señal residual, o

35 • codificación basada en la señal de mezclado descendente y basada en la señal residual,

puede seleccionarse de manera variable en frecuencia o invariable en frecuencia.

12.- Un método para codificar una señal estéreo en una señal de flujo de bits (6), comprendiendo el método:

40 - generar una señal de mezclado descendente y una señal residual en base a la señal estéreo;

- determinar uno o más parámetros estéreo paramétricos (5);

45 - generar una señal pseudoestéreo izquierda/derecha realizando una transformación en base a la señal de mezclado descendente y la señal residual; y

- realizar una codificación estéreo perceptual de la señal pseudoestéreo izquierda/derecha, donde:

50 • codificación perceptual izquierda/derecha, o

• codificación perceptual central/lateral,

puede seleccionarse de manera variable en frecuencia o invariable en frecuencia.

55 13.- Un método para descodificar una señal de flujo de bits (6) que incluye parámetros estéreo paramétricos (5) en una señal estéreo, comprendiendo el método:

60 - descodificar de manera perceptual en base a la señal de flujo de bits (6), donde una primera señal y una segunda señal se generan mediante descodificación y una señal de mezclado descendente y una señal residual se proporcionan después de la descodificación perceptual, estando, de manera selectiva, la señal de mezclado descendente y la señal residual:

- basadas en la suma de la primera señal y de la segunda señal y basadas en la diferencia de la primera señal y de la segunda señal, o

65

- basadas en la primera señal y basadas en la segunda señal,  
de manera variable en frecuencia o invariable en frecuencia; y

5 - generar la señal estéreo basándose en la señal de mezclado descendente y la señal residual mediante una operación de mezclado ascendente, donde la operación de mezclado ascendente depende de los parámetros estéreo paramétricos (5).

10 14.- El método según la reivindicación 13, en el que la descodificación perceptual en base a la señal de flujo de bits (6) comprende:

- realizar una descodificación estéreo perceptual en base a la señal de flujo de bits (6) para generar una señal pseudoestéreo, donde:

15 • descodificación perceptual izquierda/derecha, o

• descodificación perceptual central/lateral,

puede seleccionarse de manera variable en frecuencia o invariable en frecuencia; y

20 - generar una señal de mezclado descendente y una señal residual realizando una transformación en función de la señal pseudoestéreo.

25 15.- Un método para descodificar una señal de flujo de bits (6) que incluye parámetros estéreo paramétricos (5) en una señal estéreo, comprendiendo el método:

- realizar una descodificación estéreo perceptual en base a la señal de flujo de bits (6) para generar una señal pseudoestéreo, donde:

30 • descodificación perceptual izquierda/derecha o

• descodificación perceptual central/lateral,

puede seleccionarse de manera variable en frecuencia o invariable en frecuencia;

35 - generar una señal de mezclado descendente y una señal residual realizando una transformación en base a la señal pseudoestéreo; y

40 - generar la señal estéreo en base a la señal de mezclado descendente y la señal residual mediante una operación de mezclado ascendente, donde la operación de mezclado ascendente depende de los parámetros estéreo paramétricos (5).

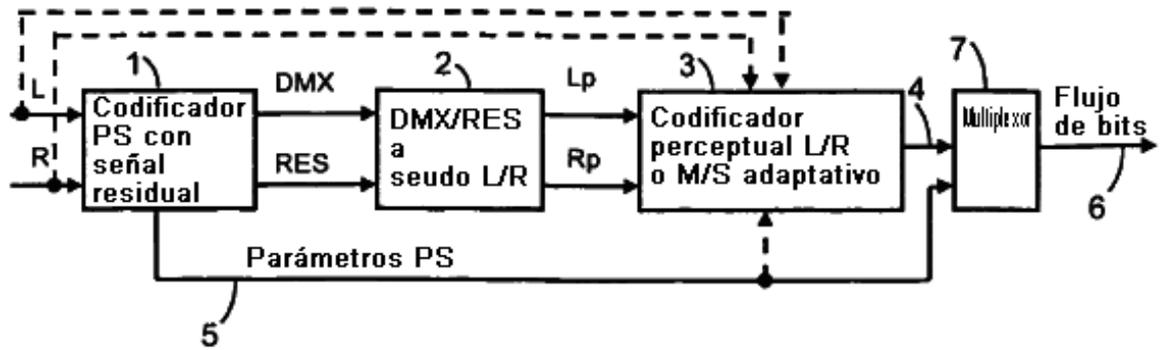


Fig. 1

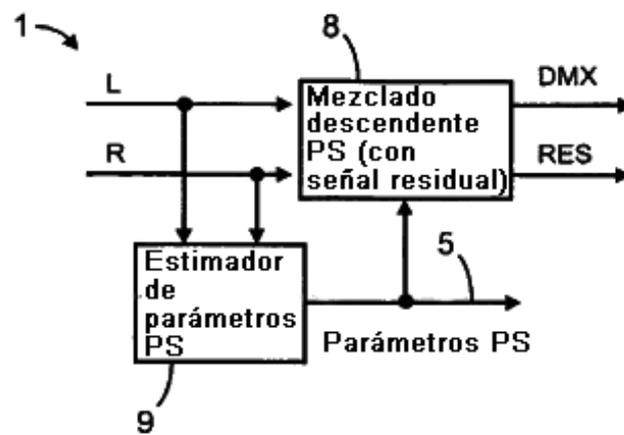


Fig. 2

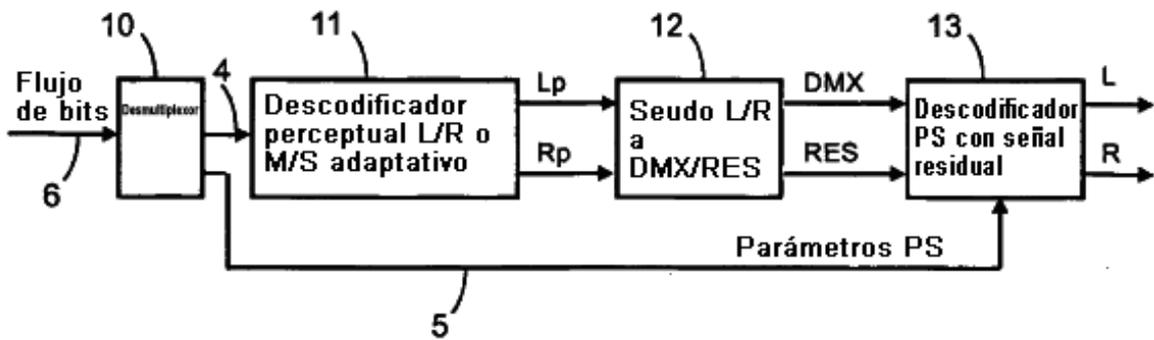


Fig. 3

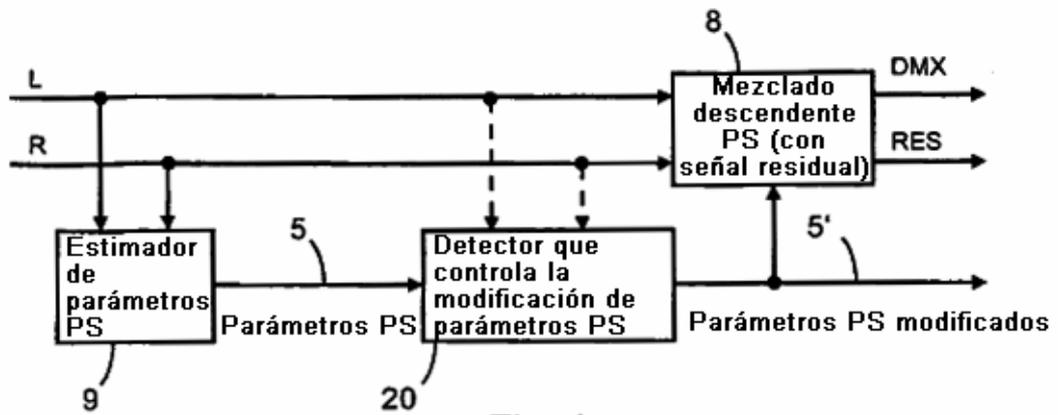


Fig. 4

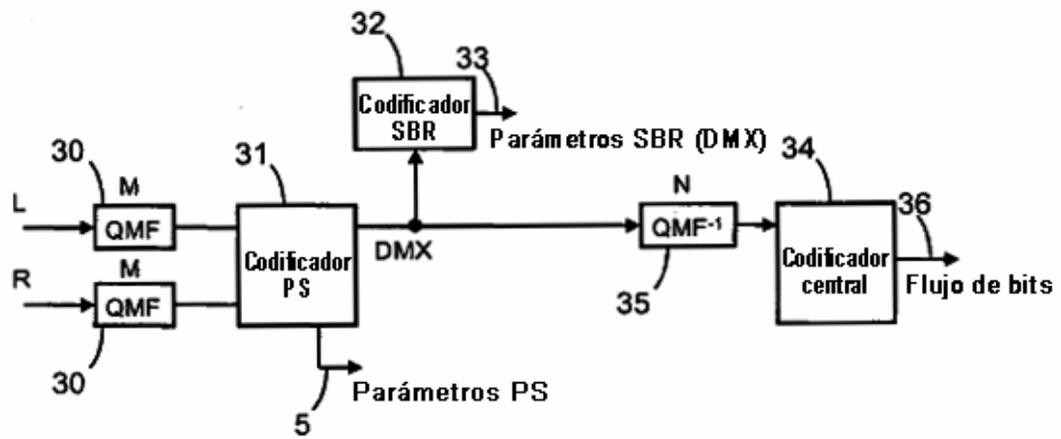


Fig. 5

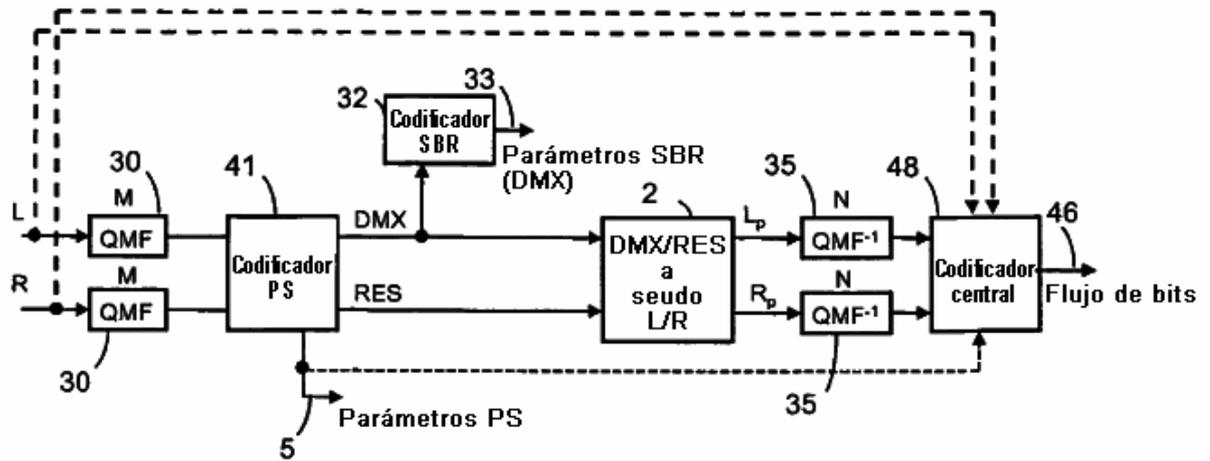


Fig. 6

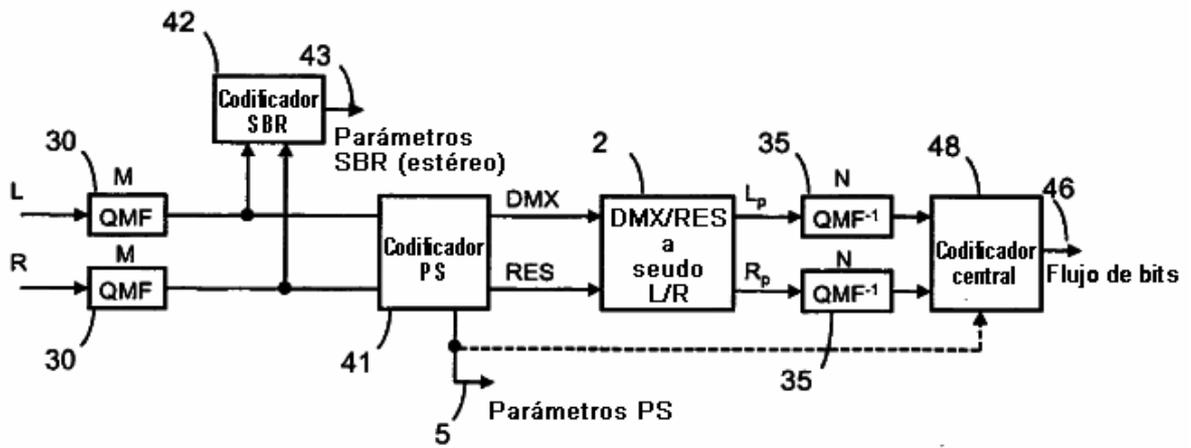


Fig. 7

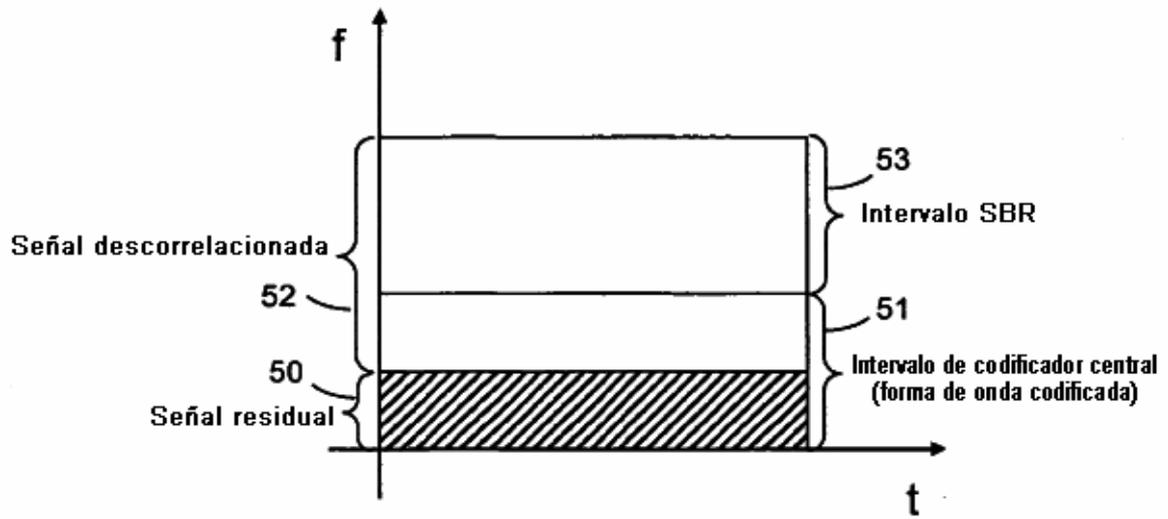


Fig. 8a

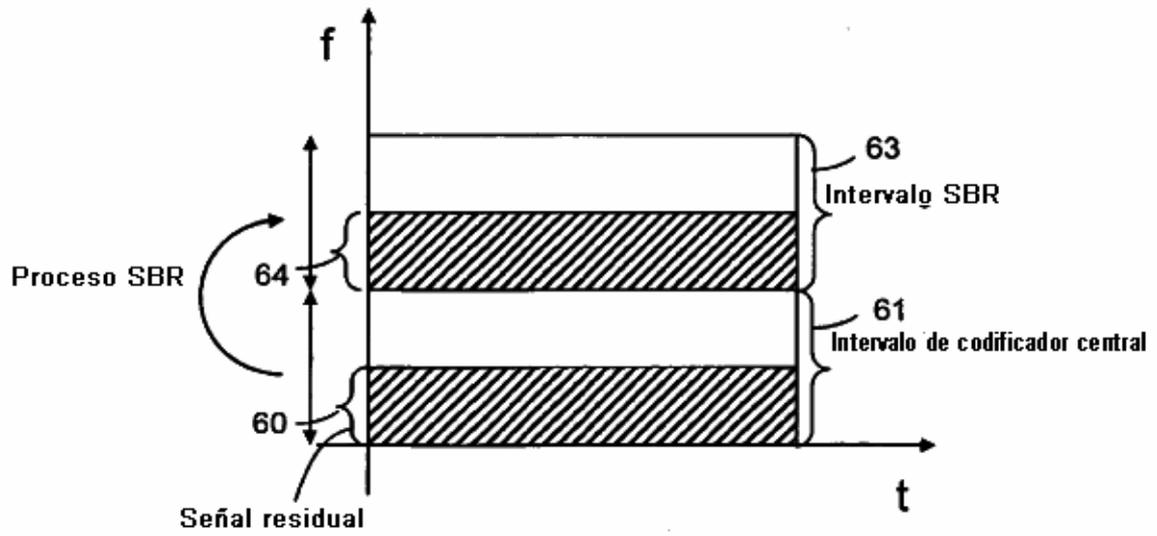
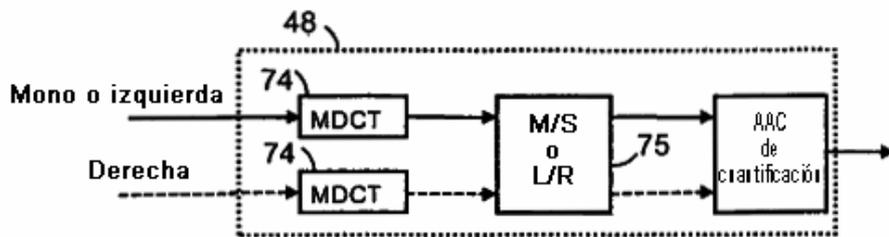
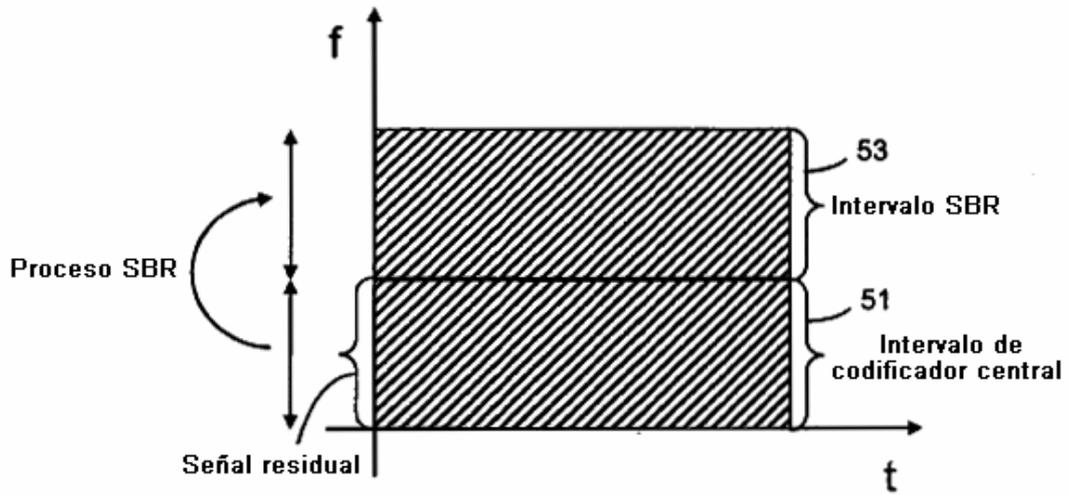
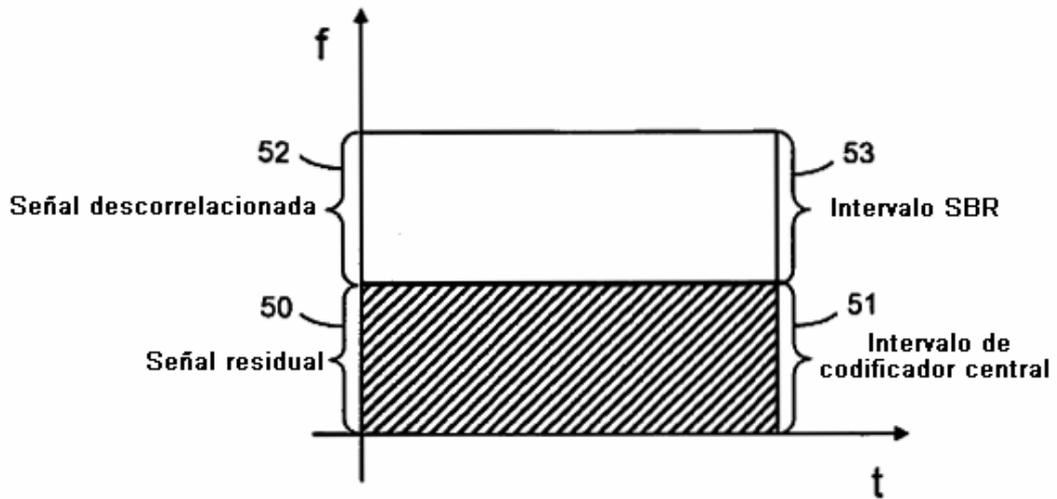


Fig. 8b



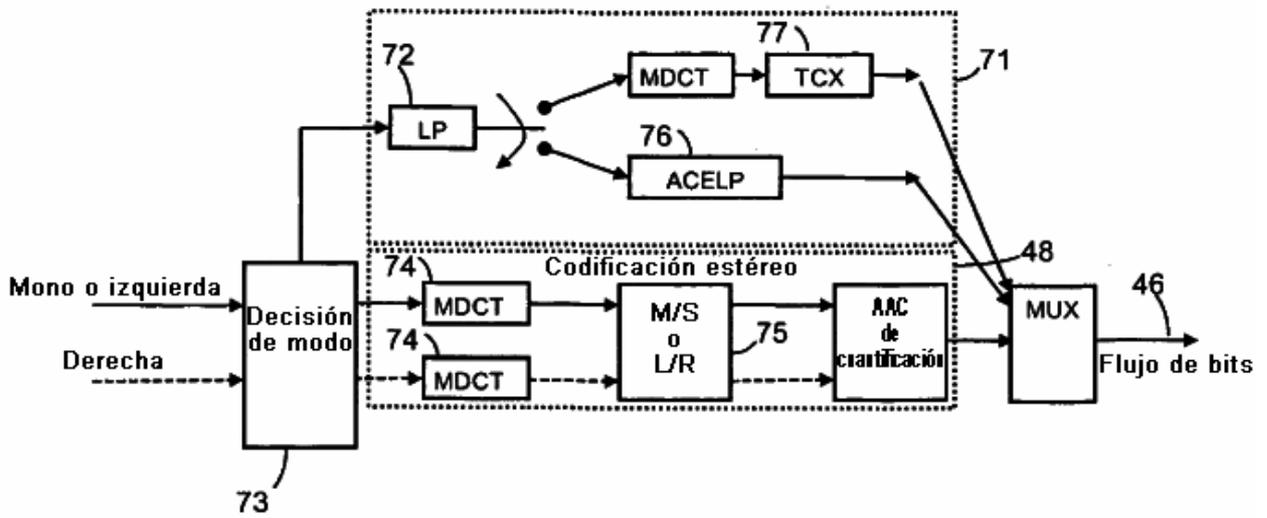


Fig. 9b

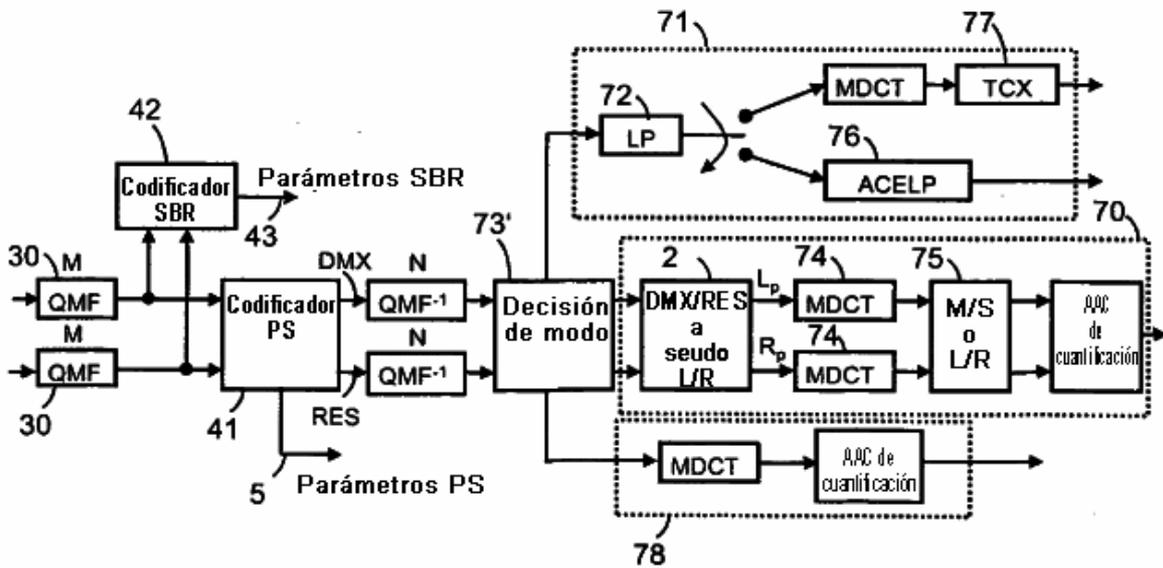


Fig. 10

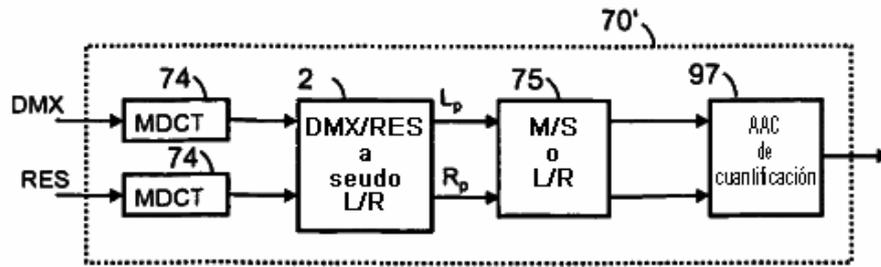


Fig. 11a

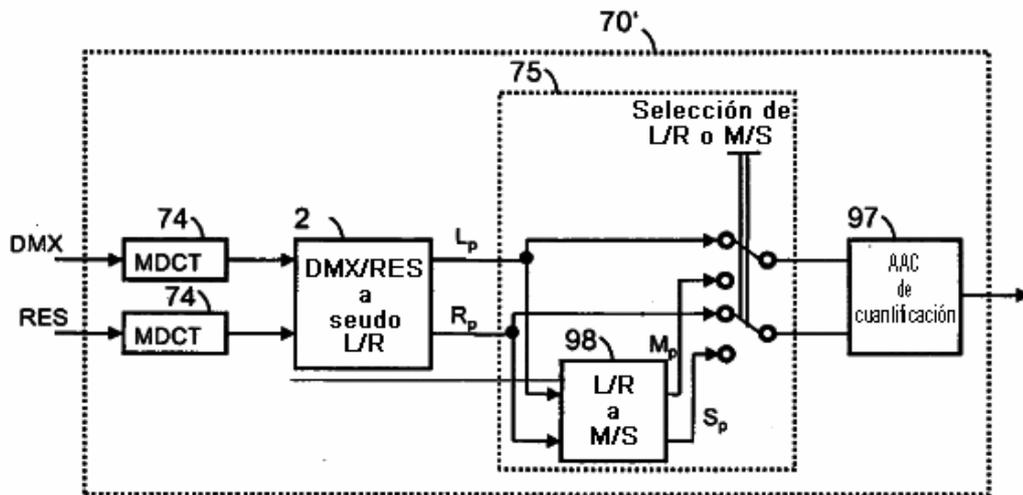


Fig. 11b

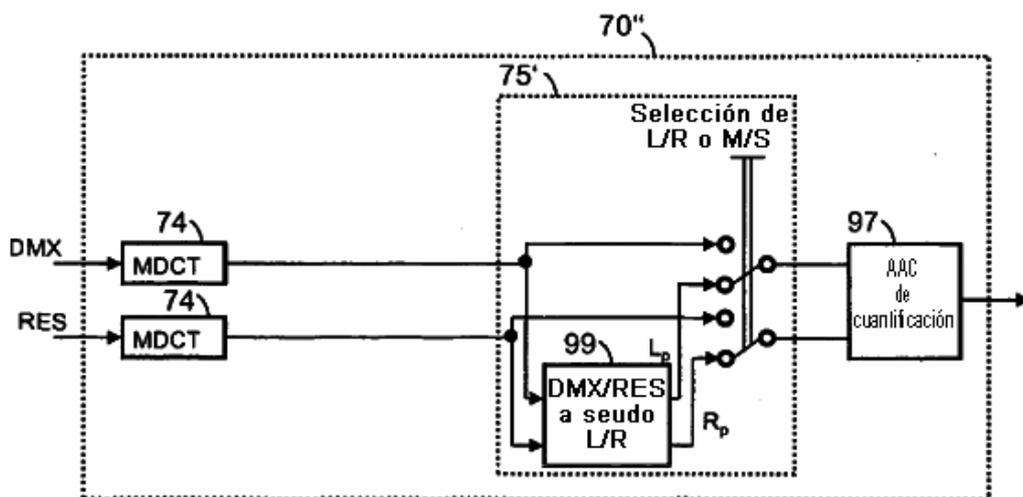


Fig. 11c

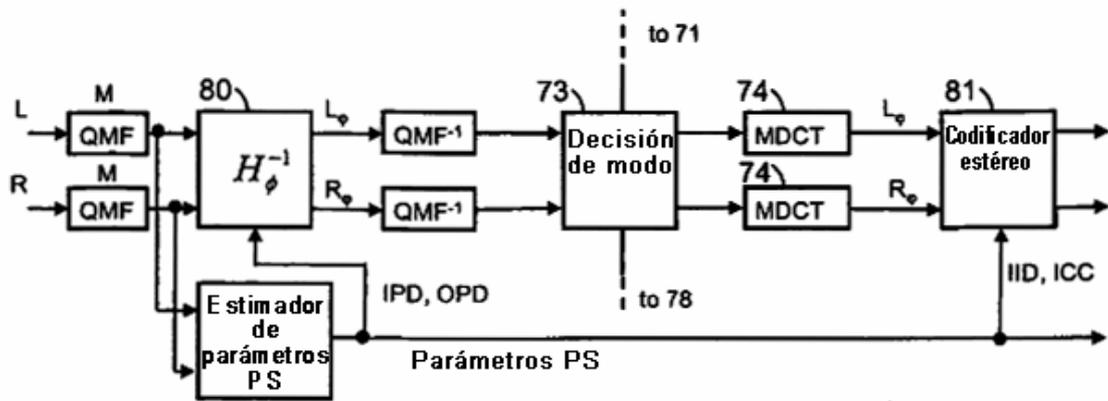


Fig. 12

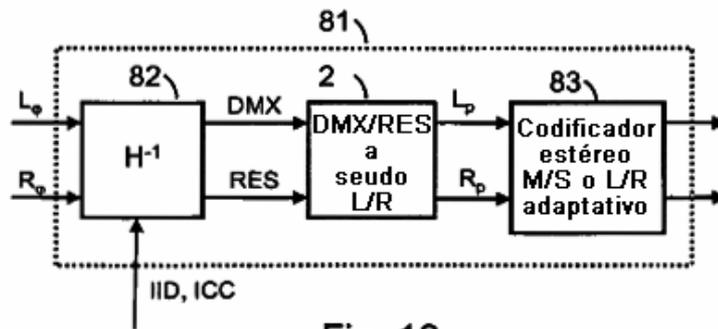


Fig. 13

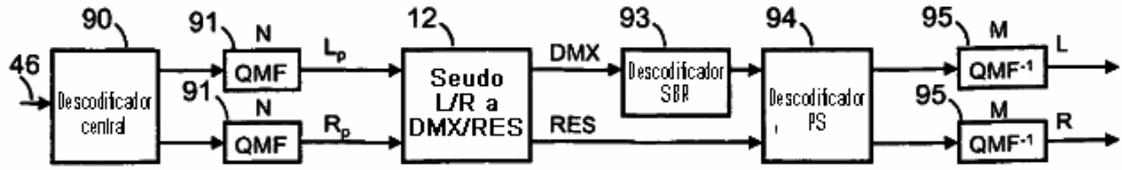


Fig. 14

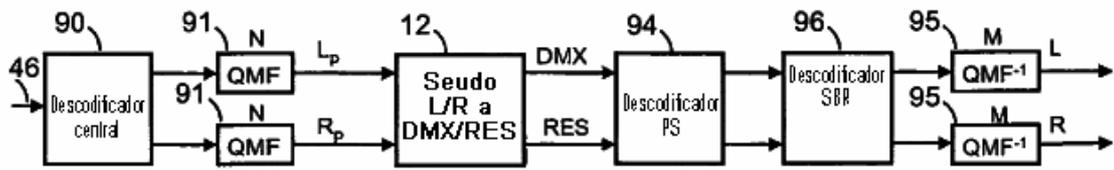


Fig. 15

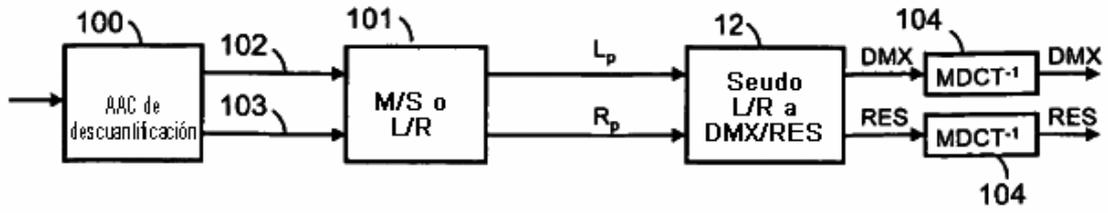


Fig. 16a

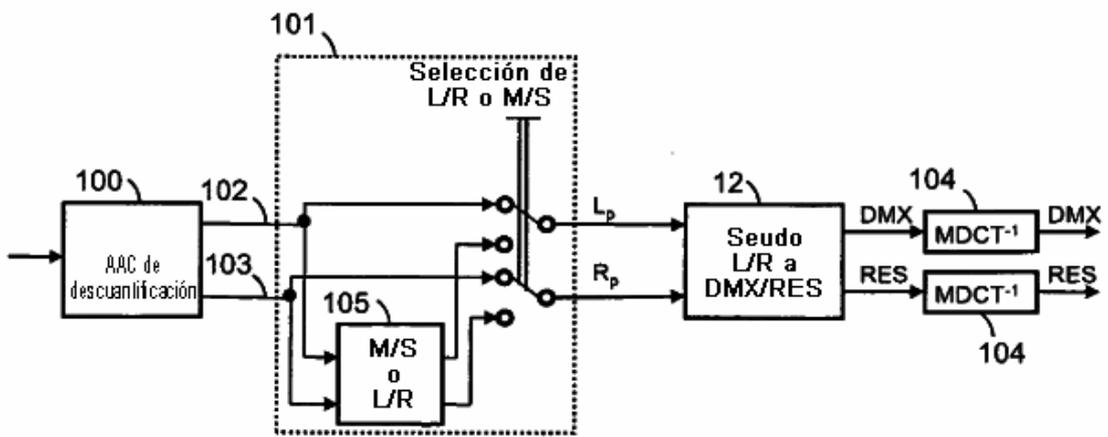


Fig. 16b

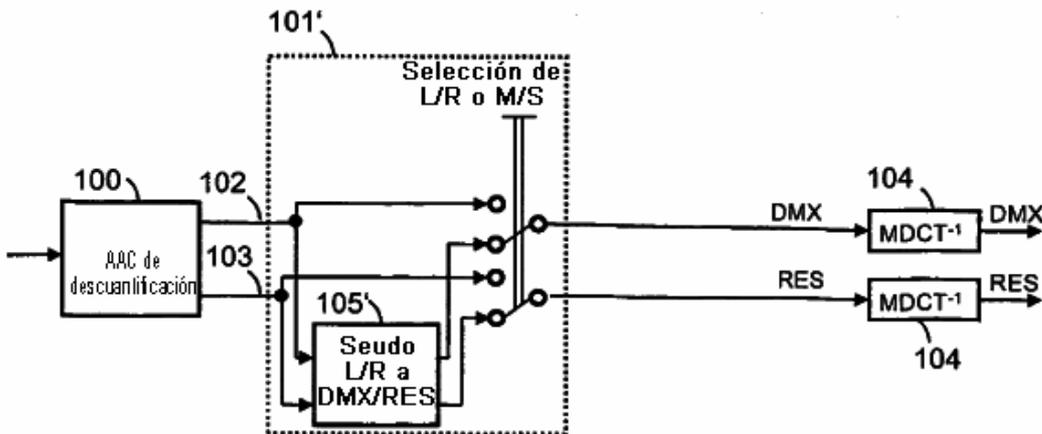


Fig. 16c

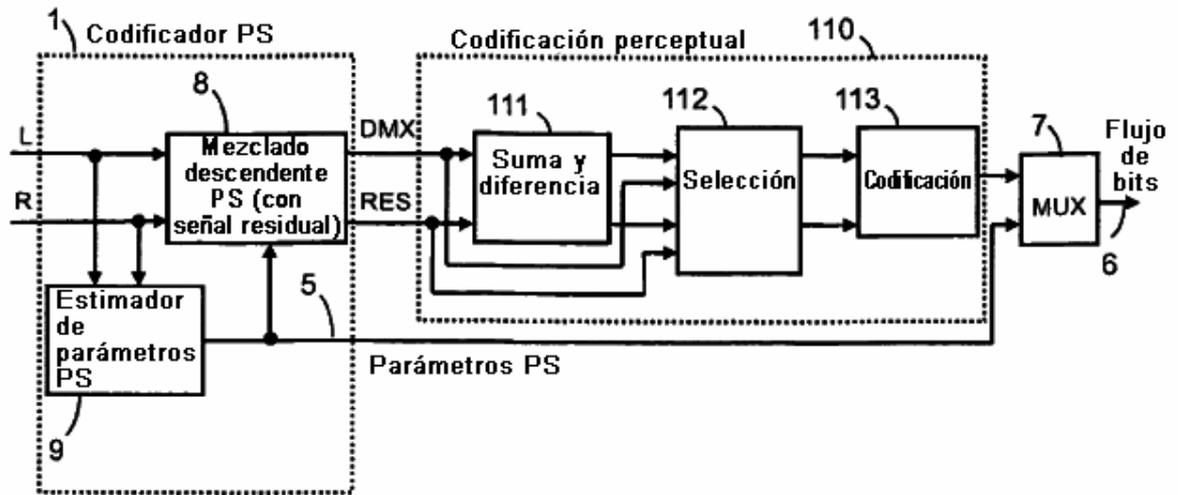


Fig. 17

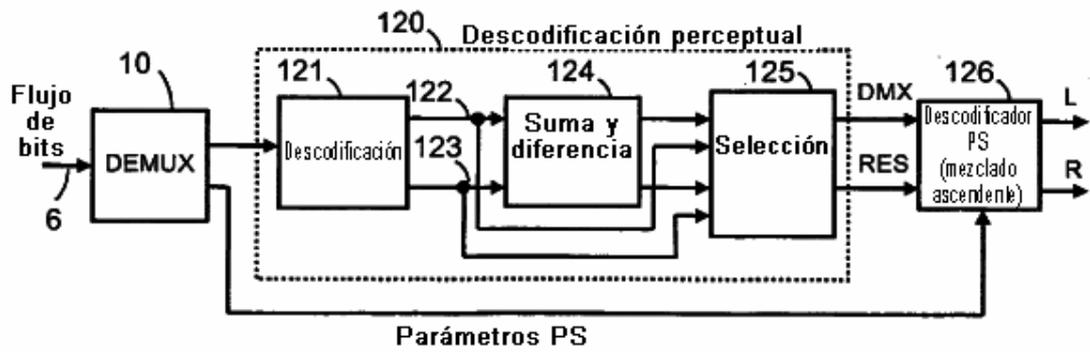


Fig. 18