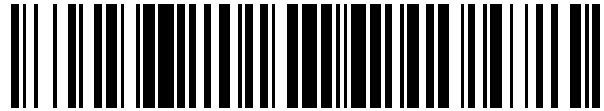


19



OFICINA ESPAÑOLA DE
PATENTES Y MARCAS

ESPAÑA



11 Número de publicación: **2 549 773**

51 Int. Cl.:

H03M 13/41 (2006.01)

12

TRADUCCIÓN DE PATENTE EUROPEA

T3

96 Fecha de presentación y número de la solicitud europea: **25.04.2011 E 11816024 (1)**

97 Fecha y número de publicación de la concesión europea: **30.09.2015 EP 2605410**

54 Título: **Método de decodificación de canales y decodificador convolucional en bucle**

30 Prioridad:

11.08.2010 CN 201010251684

45 Fecha de publicación y mención en BOPI de la traducción de la patente:

02.11.2015

73 Titular/es:

**ZTE CORPORATION (100.0%)
ZTE Plaza Keji Road South Hi-Tech Industrial
Park Nanshan District
Shenzhen, Guangdong 518057, CN**

72 Inventor/es:

DU, FANPING

74 Agente/Representante:

DE ELZABURU MÁRQUEZ, Alberto

ES 2 549 773 T3

Aviso: En el plazo de nueve meses a contar desde la fecha de publicación en el Boletín europeo de patentes, de la mención de concesión de la patente europea, cualquier persona podrá oponerse ante la Oficina Europea de Patentes a la patente concedida. La oposición deberá formularse por escrito y estar motivada; sólo se considerará como formulada una vez que se haya realizado el pago de la tasa de oposición (art. 99.1 del Convenio sobre concesión de Patentes Europeas).

DESCRIPCIÓN

Método de decodificación de canales y decodificador convolucional en bucle

Campo de la descripción

5 La descripción se refiere al campo de la comunicación y, en particular, a un método de decodificación de canales y a un decodificador convolucional en bucle

Antecedentes de la invención

10 En el sistema de evolución a largo plazo (LTE – Long Term Evolution, en inglés) de la comunicación por radio de tercera generación, la codificación convolucional se aplica ampliamente a los canales tales como el canal de difusión (BCH- Broadcast CHannel, en inglés), el canal de información de control del enlace descendente (DCI – Downlink Control Information, en inglés) y el canal de información de control del enlace ascendente (UCI – Uplink Control Information, en inglés). Para mejorar la velocidad de codificación y el rendimiento, se adopta la codificación convolucional en bucle para efectuar codificación de canal en el sistema LTE.

15 La estructura de un codificador de la codificación convolucional en bucle adoptado en el sistema LTE se muestra en la Fig. 1. La velocidad de codificación de la codificación convolucional en bucle es 1/3. El valor inicial del registro de estado del codificador se configura como el valor correspondiente de los últimos 6 bits de información del flujo de datos de entrada, para hacer que el estado inicial del registro de desfase sea el mismo que el estado final del registro de desfase.

Actualmente, el método de decodificación del código convolucional en bucle normalmente es el algoritmo de Viterbi, que principalmente comprende las siguientes etapas:

20 etapa 1: calcular el valor métrico de ruta de acuerdo con los datos de entrada para ser decodificados, y acumular el valor métrico de ruta al valor métrico del estado original para obtener un nuevo valor métrico de estado.

etapa 2: guardar 64 valores métricos máximos de estado mediante el tratamiento de añadir – comparar – seleccionar, y guardar la ruta de selección, donde el diagrama de relación de la ruta del tratamiento de añadir – comparar – seleccionar se muestra en la Fig. 3.

25 etapa 3: debido al bucle, la etapa 1 y la etapa 2 pueden repetirse hasta que el rendimiento de decodificación cumple el requisito, como se muestra en la Fig. 2.

etapa 4: retroceso. El estado de la convolución en bucle no efectúa un retorno a cero, de manera que el retroceso puede iniciarse bien desde cualquier punto de estado, o desde el punto de máximo valor métrico de estado.

30 Debido a que la corrección de los datos en el punto de retroceso no puede ser asegurada cuando se efectúa un retroceso desde cualquier punto de estado, se requiere una cierta profundidad de retroceso para asegurar que la ruta de retroceso está estabilizada en la ruta final (la profundidad de retroceso es habitualmente de 5 a 10 veces la longitud de restricción). Así, para conseguir el mismo rendimiento, el retroceso desde cualquier punto de inicio necesita más tiempo de cálculo y más recurso de ruta de almacenamiento que el retroceso desde el punto de máximo valor métrico de estado.

35 La ventaja del retroceso desde el punto de máximo valor métrico de estado es que: el valor métrico máximo cumple el principio fundamental de la decodificación de Viterbi: el principio de máxima probabilidad. Por ello, el punto de máximo valor métrico de estado es el punto de inicio de la ruta final. La confianza de los datos recuperados mediante retroceso desde este punto es la mayor, y los datos pueden ser emitidos directamente como datos decodificados sin necesidad de calcular los datos con una mayor profundidad de retroceso o de ahorrar el recurso de almacenamiento de esta ruta. La desventaja de efectuar un retroceso desde el punto de máximo valor métrico de estado es que: es necesario cierto recurso para buscar el punto de máximo valor métrico de estado, y el valor máximo es seleccionado de los 64 valores métricos de estado.

40 Buscar el valor máximo en 64 valores métricos de estado es un problema de búsqueda. Actualmente, para implementación mediante hardware, existen habitualmente dos métodos, a saber, la comparación en serie y la comparación en paralelo. La comparación en serie necesita solo un comparador, pero necesita comparar 64 veces sucesivamente. La comparación en serie necesita más tiempo de comparación, y por ello desperdicia tiempo. Si la comparación en paralelo desea obtener el valor máximo comparando solo con una etapa, necesita 63 comparadores, necesitando por ello más recursos de comparación.

45 El documento WO 2008/075125, WONJIN SUNG ET AL “Performance of a fixed delay decoding scheme for tail biting convolutional codes”, y el documento US 2008/250303 proporcionan soluciones técnicas respectivas; no obstante, el problema anterior aún permanece sin resolver.

Compendio de la invención

De acuerdo con un aspecto, la presente invención proporciona un método de decodificación de canales de acuerdo con la reivindicación 1. De acuerdo con otro aspecto, la presente invención proporciona un decodificador convolucional en bucle de acuerdo con la reivindicación 5.

5 La descripción proporciona un método de decodificación de canales y un decodificador convolucional en bucle, para al menos resolver los problemas de que la comparación en serie necesita más tiempo de comparación y que la comparación en paralelo necesita más recurso de comparación.

10 En un aspecto de la descripción, se proporciona un método de decodificación de canales, que comprende las siguientes etapas: efectuar, mediante un decodificador convolucional en bucle, el tratamiento de añadir – comparar – seleccionar sobre los valores métricos de 2^N estados de acuerdo con los datos de entrada para ser decodificados, e introducir N ceros después de los datos para ser decodificados para obtener valores métricos acumulativos finales de los 2^N estados, y almacenar, mediante el decodificador convolucional en bucle, un resultado de la selección del tratamiento de adición-comparación-selección, en el que N es una longitud de restricción de la codificación convolucional en bucle; efectuar un retroceso, mediante el decodificador convolucional en bucle, desde un estado de los 2^N estados de acuerdo con el resultado de selección para obtener un resultado de codificación intermedio, después de que el tratamiento de adición-comparación-selección ha finalizado; y emitir, mediante el decodificador convolucional en bucle, bits, con la excepción de los últimos N bits del resultado de la decodificación intermedio, como resultado decodificado de los datos para ser decodificados.

20 La obtención mediante el decodificador convolucional en bucle de los valores métricos acumulativos finales de los 2^N estados comprende las siguientes etapas: efectuar, mediante el decodificador convolucional en bucle, el tratamiento de adición-comparación-selección sobre los valores métricos de los 2^N estados de acuerdo con los datos de entrada para ser decodificados, para obtener los valores métricos acumulativos intermedios de los 2^N estados; y tomando los valores métricos acumulativos intermedios de los 2^N estados como valores iniciales, continuar realizando N veces el tratamiento de adición-comparación-selección sobre los valores métricos de los 2^N estados de acuerdo con los N ceros introducidos después de los datos para ser decodificados, para obtener los valores métricos acumulativos finales de los 2^N estados.

25 Una manera de efectuar el tratamiento de adición-comparación-selección comprende: en el proceso en el que los 2^N estados transitan desde un momento previo a un momento actual, acumular respectivamente un valor métrico recién añadido de esta transición a dos estados opcionales correspondientes a cada estado antes de esta transición, donde el valor métrico recién añadido es una distancia euclidiana calculada utilizando los datos de entrada; y seleccionar un valor mayor de acumulación como nuevo valor métrico acumulativo de un estado correspondiente después de esta transición.

30 El inicio del retroceso del decodificador convolucional en bucle desde un estado de los 2^N estados de acuerdo con el resultado de la selección para obtener el resultado de la decodificación intermedio comprende las siguientes etapas: tomando un estado de los 2^N estados como punto de inicio del retroceso, buscar, mediante el decodificador convolucional en bucle, un estado padre de acuerdo con el resultado de la selección hasta que se encuentran todos los estados históricos; y componer, mediante el decodificador convolucional en bucle los bits menores emitidos por todos los estados históricos en el resultado de decodificación intermedio, según una dirección negativa del retroceso.

40 Un estado de los 2^N estados es el estado cero.

45 En otro aspecto de la descripción, se proporciona un decodificador convolucional en bucle que comprende un módulo de adición-comparación-selección, configurado para efectuar un tratamiento de adición-comparación-selección sobre los valores métricos de 2^N estados de acuerdo con los datos para ser decodificados, que son introducidos en el decodificador convolucional en bucle y la introducción de N ceros tras los datos para ser decodificados para obtener valores métricos acumulativos finales de los 2^N estados, y almacenar un resultado de la selección del tratamiento de adición-comparación-selección, en el que N es una longitud de restricción de la codificación convolucional en bucle; un módulo de retroceso, configurado para efectuar un retroceso desde un estado de los 2^N estados de acuerdo con el resultado de la selección para obtener un resultado de decodificación intermedio después de que el módulo de adición-comparación-selección termina el tratamiento de adición-comparación-selección; y un módulo de emisión, configurado para emitir bits, con la excepción de los N bits últimos del resultado de la decodificación intermedio como resultado decodificado de los datos para ser decodificados.

50 El módulo de adición-comparación-selección comprende: un primer módulo de tratamiento, configurado para efectuar el tratamiento de adición-comparación-selección sobre los valores métricos de los 2^N estados de acuerdo con los datos para ser decodificados que son introducidos en el decodificador convolucional en bucle para obtener valores métricos acumulativos intermedios de los 2^N estados; y un segundo módulo de tratamiento, configurado para, tomando los valores métricos acumulativos intermedios de los 2^N estados como valores iniciales, continuar realizando N veces el tratamiento de adición-comparación-selección sobre los valores métricos de los 2^N estados de

acuerdo con los N ceros introducidos tras los datos para ser decodificados, para obtener los valores métricos acumulativos finales de los 2^N estados.

5 Una manera de efectuar el tratamiento de adición-comparación-selección mediante el módulo de adición-comparación-selección comprende: en el proceso de que los 2^N estados transitan desde un momento previo a un momento actual, acumular respectivamente un valor métrico recién añadido de esta transición de dos estados opcionales correspondientes a cada estado antes de esta transición, en el que el valor métrico recién añadido es una distancia euclidiana calculada utilizando los datos de entrada; y seleccionar un valor mayor de acumulación como un nuevo valor métrico acumulativo de un estado correspondiente después de esta transición.

10 El módulo de retroceso comprende: un módulo de búsqueda, configurado para, tomando un estado de los 2^N estados como punto de inicio del retroceso, buscar un estado padre de acuerdo con el resultado de la selección hasta que se encuentran todos los estados históricos; y un módulo de composición, configurado para componer la salida de los bits más bajos mediante todos los estados históricos en el resultado de decodificación intermedio, de acuerdo con una dirección negativa del retroceso.

Un estado de los 2^N estados es el estado cero.

15 En la descripción, cuando el proceso de decodificación tradicional se ha completado, adicionalmente se introducen N ceros, es decir, es necesario efectuar N etapas de cálculo adicionales cuyos datos de entrada representan 0. Finalmente, todos los valores métricos acumulativos de los 2^N estados son iguales a los valores máximos de los valores métricos acumulativos de los 2^N estados cuando el proceso de decodificación tradicional se ha completado. Así, no hay necesidad de buscar especialmente el valor métrico máximo de estado. Durante el retroceso, el punto de valor métrico máximo de estado puede ser alcanzado mediante retroceso desde cualquier estado solo mediante N etapas. Entonces, los datos decodificados emitidos pueden obtenerse mediante un retroceso normal desde el punto de valor métrico máximo de estado. Por ello, esta solución ahorra el recurso de búsqueda del valor métrico máximo de estado, es decir, ahorra el tiempo de comparación y el recurso de comparación.

Breve descripción de los dibujos

25 Los dibujos descritos en esta memoria se utilizan para proporcionar una comprensión más profunda de la descripción, y constituyen una parte de la solicitud. Las realizaciones esquemáticas de la descripción y la descripción de las mismas son utilizadas para ilustrar la descripción y no pretenden formar un límite impropio para la descripción. En los dibujos:

30 la Fig. 1 muestra un diagrama de estructura de un decodificador convolucional en bucle de acuerdo con tecnologías relacionadas;

la Fig. 2 muestra un diagrama de trellis de la codificación convolucional en bucle de acuerdo con tecnologías relacionadas;

la Fig. 3 muestra un diagrama de relación de ruta del tratamiento de adición-comparación-selección de acuerdo con tecnologías relacionadas;

35 la Fig. 4 muestra un diagrama de un método de decodificación de canales de acuerdo con una realización de la descripción;

la Fig. 5 es un diagrama de estructura de un decodificador convolucional en bucle de acuerdo con una realización de la descripción; y

40 la Fig. 6 muestra un diagrama de estructura de un decodificador convolucional en bucle de acuerdo con una realización preferida de la descripción.

Descripción detallada de las realizaciones

La descripción se describe en esta memoria en detalle con referencia a los dibujos y realizaciones. Debe observarse que las realizaciones y características de las realizaciones de la solicitud pueden ser combinadas entre sí si no entran en conflicto.

45 La Fig. 4 muestra un diagrama de un método de decodificación de canales de acuerdo con una realización de la descripción. El método de decodificación de canales comprende las etapas siguientes.

50 Etapa S402: el decodificador convolucional en bucle realiza el tratamiento de adición-comparación-selección sobre los valores métricos de los 2^N estados de acuerdo con los datos de entrada para ser decodificados y los N ceros de entrada tras los datos para obtener los valores métricos acumulativos finales de los 2^N estados, y almacena el resultado de la selección del tratamiento de adición-comparación-selección, en el que N es la longitud de restricción de la codificación convolucional en bucle.

Etapa S404: el decodificador convolucional en bucle realiza un retroceso desde un estado de los 2^N estados de acuerdo con el resultado de la selección para obtener el resultado de decodificación intermedio después de que el tratamiento de adición-comparación-selección ha finalizado.

5 Etapa S406: el decodificador convolucional en bucle emite los bits, con la excepción de los últimos N bits del resultado intermedio de la decodificación como resultado decodificado de los datos para ser decodificados.

10 Sobre la base de la total comprensión de la esencia del retroceso del método de decodificación de Viterbi, la realización adopta la idea del retorno a cero. Mediante la realización, cuando el proceso de decodificación tradicional se ha completado, adicionalmente se introducen N ceros, es decir, es necesario efectuar N etapas adicionales de cálculo, cuyos datos de entrada representan 0. Finalmente, todos los valores métricos acumulativos de los 2^N estados (es decir, los valores métricos acumulativos finales mencionados anteriormente) son iguales a los valores máximos de los valores métricos acumulativos de los 2^N estados (es decir, el valor métrico máximo de estado) cuando el tratamiento de decodificación tradicional se ha completado. Así, no es necesario buscar especialmente el máximo valor métrico de estado. Durante el retroceso, el punto de valor métrico máximo de estado puede alcanzarse mediante retroceso desde cualquier estado solo mediante N etapas. A continuación, los datos decodificados emitidos pueden ser obtenidos mediante retroceso normal desde el punto de máximo valor métrico de estado. Por 15 ello, esta realización ahorra el recurso de búsqueda del máximo valor métrico de estado, es decir, ahorra el tiempo de comparación y el recurso de comparación.

Debido a que el método anterior introduce adicionalmente N ceros para forzar el retorno a cero del estado del decodificador convolucional en bucle, el método puede denominarse también método de retorno a cero forzado.

20 Obviamente, en el método anterior, pueden introducirse M (M es mayor o igual que N) ceros tras los datos para ser decodificados. A continuación, todos los valores métricos acumulativos finales de los 2^N estados pueden ser también iguales al valor máximo de los valores métricos acumulativos de los 2^N estados cuando el proceso de decodificación tradicional se ha completado. Tras el subsiguiente retroceso, en la etapa S406, los bits, con la excepción de los últimos M bits del resultado de decodificación intermedio obtenido son emitidos como resultado decodificado de los 25 datos para ser decodificados. Pero preferiblemente, deben introducirse N ceros.

Preferiblemente, la etapa S402 comprende que: el decodificador convolucional en bucle realiza el tratamiento de adición-comparación-selección sobre los valores métricos de los 2^N estados de acuerdo con los datos de entrada para ser decodificados, para obtener los valores métricos acumulativos intermedios de los 2^N estados; y tomando los valores métricos acumulativos intermedios de los 2^N estados como valores iniciales, el decodificador convolucional 30 en bucle continúa realizando N veces del tratamiento de adición-comparación-selección sobre los valores métricos de los 2^N estados de acuerdo con los N ceros introducidos tras los datos para ser decodificados, para obtener los valores métricos acumulativos finales de los 2^N estados.

Específicamente, el principio del método anterior es que: el tratamiento de adición-comparación-selección de la decodificación de Viterbi es de hecho un comparador natural. Introduciendo los datos iguales a cero (es decir, el valor métrico de ruta representa cero), realmente completa la comparación de los valores métricos de los 2^N estados sin cambiar el propio valor métrico de estado. Así, calculando los ceros de los datos de entrada para N etapas (es decir, realizando N veces el tratamiento de adición-comparación-selección), realmente completa el tratamiento de selección del máximo valor entre los valores métricos de los 2^N estados. Este proceso puede ser realizado hacia atrás debido a que es el mismo que el proceso normal de introducción de datos distintos de cero. Almacenando la 35 ruta final (es decir, el resultado de la selección del tratamiento de adición-comparación-selección), realmente almacena la ruta de búsqueda del valor máximo, de manera que el punto de valor métrico máximo de estado puede ser alcanzado mediante retroceso solo mediante N etapas a través de un proceso de retroceso normal.

En realidad, el tratamiento de adición-comparación-selección siempre guarda los valores mayores. Así, todos los valores métricos acumulativos finales de los 2^N estados son actualizados al valor métrico máximo de estado a través 45 de las N etapas adicionales de cálculo de los ceros de datos de entrada. Por ello, retrocediendo desde cualquier punto de inicio, puede volver al punto de máximo valor métrico de estado mediante N etapas. Así, solo es necesario introducir adicionalmente N ceros, en lugar del proceso de comparar y buscar para obtener el valor máximo. Esta solución ahorra el tiempo de comparación y el recurso de comparación.

En lo anterior, la manera de efectuar el tratamiento de adición-comparación-selección comprende: como se muestra 50 en la Fig. 3, en el proceso de que los 2^N estados transitan desde el momento previo hasta el momento actual, acumulando respectivamente el valor métrico recién añadido de este tránsito a dos estados opcionales correspondientes a cada estado antes de este tránsito, donde el valor métrico recién añadido (denominado también el valor métrico de ruta) es la distancia euclidiana que se calcula utilizando los datos de entrada; y seleccionando el valor mayor de acumulación como los nuevos valores métricos acumulativos de un estado correspondiente después 55 de este tránsito.

El valor métrico del estado de orden $2k$ del momento T actual se obtiene realizando el tratamiento de adición-comparación-selección sobre el valor métrico del estado de orden k y el valor métrico del estado de orden $(k+32)$ del momento previo T-1 (el valor añadido es el valor métrico de ruta). De manera similar, el valor métrico del estado de

orden $(2k+1)$ del momento T actual se obtiene realizando el tratamiento de adición-comparación-selección sobre el valor métrico del estado de orden k y sobre el valor métrico del estado de orden $(k+32)$. Así, cuando el dato introducido es 0, es decir, el valor métrico de ruta representa 0, el mayor de los valores métricos de los dos estados opcionales es seleccionado como el valor métrico del momento T actual.

- 5 En el sistema LTE, la longitud del registro de codificación es configurada a 6. Es decir, la longitud de restricción N es igual a 6. Solo es necesario introducir adicionalmente 6 ceros y calcular adicionalmente 6 etapas (es decir, efectuar adicionalmente 6 veces del tratamiento de adición-comparación-selección).

10 Preferiblemente, la etapa S404 comprende que: tomando cualquiera de uno de los 2^N estados como el punto de inicio del retroceso, el decodificador convolucional en bucle busca el estado padre de acuerdo con el resultado de la selección hasta que se han encontrado todos los estados históricos; y el decodificador convolucional en bucle compone la salida de bits más bajos mediante todos los estados históricos en el resultado de la decodificación intermedio, según la dirección negativa del retroceso.

15 La realización preferida proporciona una implementación específica del retroceso mediante el decodificador convolucional en bucle. Todos los valores métricos acumulativos finales se los estados pueden hacerse iguales al máximo valor introduciendo adicionalmente N ceros y realizando adicionalmente N veces del tratamiento de adición-comparación-selección en la etapa S402. Así, durante el retroceso, mediante retroceso desde cualquier estado se puede volver al punto del máximo valor métrico. Es decir, retrocediendo desde cualquier estado es igual al retroceso desde el máximo valor métrico de estado.

20 La única diferencia entre las N etapas adicionales necesarias del proceso de cálculo y de retroceso en la realización preferida y el proceso de decodificación tradicional es que los datos de entrada se configuran a 0. Así, este proceso es fácil de efectuar y muy eficiente.

25 Preferiblemente, uno cualquiera de los 2^N estados puede ser el estado cero. Es decir, el retroceso desde el estado cero puede ser seleccionado en el retroceso de la etapa S404, lo que resulta más conveniente para la implementación mediante hardware. Y, es obvio para los expertos en la materia que el retroceso puede iniciarse también desde el último estado.

Esencialmente, el método de decodificación de canales anterior de acuerdo con una realización de la descripción es aún un método de retroceso desde el punto de máximo valor métrico de estado. Su ventaja es que no son necesarios ni tiempo ni recurso exclusivos para la búsqueda del máximo valor métrico de estado, y es fácil de efectuar y muy eficiente.

30 En la implementación real, el método de decodificación de canales (específicamente, el método de decodificación de Viterbi para codificación convolucional en bucle) de acuerdo con una realización preferida de la descripción se describe con detalle tomando la decodificación de canales del sistema LTE por ejemplo. En esta memoria, N es igual a 6. El método comprende las siguientes etapas:

35 etapa 1: efectuar el tratamiento de adición-comparación-selección y almacenar la ruta de acuerdo con el tratamiento de decodificación normal hasta que la codificación normal ha terminado;

etapa 2: configurar los datos de entrada a 0 (introduciendo adicionalmente 6 ceros), y continuar la realización del tratamiento de adición-comparación-selección y el almacenamiento de la ruta;

etapa 3: repetir la etapa 2 durante N veces; y

40 etapa 4: efectuar un retroceso desde el estado cero, descartando los N bits de datos que se obtienen desde el retroceso más antiguo, y emitiendo los bits de datos restantes como el resultado decodificado de los datos para ser decodificados.

45 La Fig. 5 muestra un diagrama de estructura de un decodificador convolucional en bucle de acuerdo con una realización de la descripción. El decodificador convolucional en bucle comprende: el módulo de adición-comparación-selección 10, configurado para efectuar el tratamiento de adición-comparación-selección sobre los valores métricos de los 2^N estados de acuerdo con los datos para ser decodificados, que son introducidos en el decodificador convolucional en bucle, y N ceros de entrada tras los datos para obtener los valores métricos acumulativos finales de los 2^N estados, y almacenar el resultado de la selección del tratamiento de adición-comparación-selección, donde N es la longitud de restricción de la codificación convolucional en bucle; el módulo de retroceso 20, configurado para efectuar un retroceso desde uno cualquiera de los 2^N estados de acuerdo con el resultado de la selección almacenado para obtener el resultado de decodificación intermedio, después de que el módulo de adición-comparación-selección 10 finaliza el tratamiento de adición-comparación-selección; y el módulo de emisión 30, configurado para emitir los bits, con la excepción de los últimos N bits del resultado de la decodificación intermedio como el resultado decodificado de los datos para ser decodificados.

55 Preferiblemente, como se muestra en la Fig. 6, el módulo de adición-comparación-selección 10 comprende: el primer módulo de tratamiento 102, configurado para efectuar el tratamiento de adición-comparación-selección sobre los

valores métricos de los 2^N estados de acuerdo con los datos para ser decodificados, que son introducidos en el decodificador convolucional en bucle, para obtener los valores métricos acumulativos intermedios de los 2^N estados; y el segundo módulo de tratamiento 104, configurado para, tomando los valores métricos acumulativos intermedios de los 2^N estados como valores iniciales, continuar realizando N veces del tratamiento de adición-comparación-selección sobre los valores métricos de los 2^N estados de acuerdo con los N ceros introducidos tras los datos para ser decodificados, para obtener los valores métricos acumulativos finales de los 2^N estados.

Preferiblemente, la manera de efectuar el tratamiento de adición-comparación-selección mediante el módulo de tratamiento 10 comprende: en el proceso de que los 2^N estados transitan desde el momento previo al momento actual, acumular respectivamente el valor métrico recién añadido de esta transición a dos estados opcionales correspondientes a cada estado antes de esta transición, donde el valor métrico recién añadido es la distancia euclidiana que se calcula utilizando los datos de entrada; y seleccionar el mayor valor de acumulación como los nuevos valores métricos acumulativos de un estado correspondiente tras esta transición.

Preferiblemente, el módulo de retroceso 20 comprende: el módulo de búsqueda 202, configurado para, tomando uno cualquiera de los 2^N estados como el punto de inicio del retroceso, buscar el estado padre de acuerdo con el resultado de la selección hasta que se han encontrado todos los estados históricos; y el módulo de composición 204, configurado para componer la salida de los bits más bajos mediante todos los estados históricos en el resultado de la decodificación intermedio, según la dirección negativa del retroceso.

Preferiblemente, uno cualquiera de los 2^N estados puede ser el estado cero. Es decir, durante el retroceso, el módulo de retroceso 20 puede seleccionar efectuar un retroceso desde el estado cero. Esta solución es más conveniente para la implementación mediante hardware.

Puede verse a partir de la descripción anterior que la descripción alcanza los siguientes efectos técnicos. El método del retorno a cero forzado se adopta para efectuar un retroceso en el proceso de decodificación de Viterbi de la codificación convolucional en bucle. Así, el rendimiento del retroceso desde el punto de máximo valor métrico de estado puede conseguirse solo calculando adicionalmente los ceros de los datos de entrada para las etapas de longitud de restricción y almacenar adicionalmente la ruta de retroceso para las etapas de longitud de restricción de acuerdo con el modo de decodificación normal. Y, el tiempo y el recurso para buscar el máximo valor métrico de estado ya no son necesarios.

Obviamente, resultará evidente para los expertos en la materia que los módulos y etapas de la descripción mencionados anteriormente pueden ser realizados mediante un dispositivo informático de propósito general. Esto puede estar centralizado en un solo dispositivo informático, o distribuido en una red compuesta por múltiples dispositivos informáticos. Opcionalmente, pueden ser realizados mediante un código de programa que es capaz de ser ejecutado mediante el dispositivo informático. Por lo tanto, pueden ser almacenados en un dispositivo de almacenamiento para ser ejecutados por el dispositivo informático. Además, en ciertas condiciones, las etapas presentadas o descritas pueden ser ejecutadas en un orden diferente del descrito en esta memoria. O bien, pueden efectuarse en módulos de circuitos integrados, respectivamente; o bien múltiples módulos o etapas de los mismos están realizados en un único módulo de circuitos integrados para efectuarlos. De esta manera, la descripción no se limita a ninguna combinación particular de hardware y software.

Lo anterior son solo las realizaciones preferidas de la descripción y no pretende limitar la descripción. Para los expertos en la materia, la descripción puede tener varias modificaciones y cambios. Cualquier modificación, sustitución equivalente, mejora y otros dentro del principio de la descripción se encontrará dentro del alcance de protección de la descripción.

REIVINDICACIONES

1. Un método de decodificación de canales para decodificar un código convolucional en bucle con longitud de restricción N+1, **caracterizado por que** comprende:
- 5 tras efectuar, mediante un decodificador convolucional en bucle, un tratamiento de adición-comparación-selección de acuerdo con los datos de entrada para ser decodificados, continuar realizando, mediante el decodificador convolucional en bucle, N etapas adicionales del tratamiento de adición-comparación-selección de datos de entrada que representan 0 (S402), en el que el hecho de que los datos de entrada de las N etapas adicionales del tratamiento de adición-comparación-selección sean 0 resulta en que los valores métricos de ruta representan 0 en las N etapas adicionales del tratamiento de adición-comparación-selección;
- 10 efectuar un retroceso, mediante el decodificador convolucional en bucle, desde uno cualquiera de los 2^N estados del decodificador convolucional en bucle para obtener un resultado de decodificación intermedio, después de que el tratamiento de adición-comparación-selección ha terminado (S404); y
- emitir, mediante el decodificador convolucional en bucle, bits excepto los N últimos bits del resultado de la decodificación intermedio como resultado decodificado de los datos de entrada para ser decodificados (S406).
- 15 2. El método de acuerdo con la reivindicación 1, **caracterizado por que**
- el efectuar, mediante el decodificador convolucional en bucle, el tratamiento de adición-comparación-selección de acuerdo con los datos de entrada para ser decodificados comprende:
- efectuar, mediante el decodificador convolucional en bucle, el tratamiento de adición-comparación-selección sobre los valores métricos de los 2^N estados de acuerdo con los datos de entrada para ser decodificados para obtener valores métricos acumulativos intermedios de los 2^N estados; y
- 20 el continuar realizando, mediante el decodificador convolucional en bucle, las N etapas adicionales del tratamiento de adición-comparación-selección los datos de entrada que representan 0 comprende: continuar realizando, mediante el decodificador convolucional en bucle, las N etapas adicionales del tratamiento de adición-comparación-selección los datos de entrada que representan 0 en los valores métricos de los 2^N estados para obtener los valores métricos acumulativos finales de los 2^N estados, en el que los valores métricos acumulativos finales de los 2^N estados son iguales a un valor métrico máximo de estado a través de las N etapas adicionales del tratamiento de adición-comparación-selección de los datos introducidos que representan 0.
- 25 3. El método de acuerdo con las reivindicaciones 1 o 2, **caracterizado por que** un modo de efectuar el tratamiento de adición-comparación-selección comprende:
- 30 en el proceso en que los 2^N estados transitan desde un momento previo a un momento actual, para cada estado, la acumulación respectivamente de un valor métrico de ruta con relación a los valores métricos de estado de dos estados opcionales correspondientes al estado antes de esta transición, en el que el valor métrico de ruta representa una distancia euclidiana calculada utilizando los datos de entrada; y
- 35 seleccionar un valor mayor de acumulación como nuevo valor métrico acumulativo de un estado correspondiente tras esta transición.
4. El método de acuerdo con la reivindicación 1, **caracterizado por que** un retroceso, mediante el decodificador convolucional en bucle, a partir de uno cualquiera de los 2^N estados del decodificador convolucional en bucle para obtener un resultado de decodificación intermedio después de que el tratamiento de adición-comparación-selección ha terminado comprende:
- 40 tomando un estado entre los 2^N estados como punto de partida del retroceso, la búsqueda, mediante el decodificador convolucional en bucle, de un estado padre en función de un resultado de selección del tratamiento de adición-comparación-selección hasta que todos los estados históricos se han encontrado; y
- la composición, mediante el decodificador convolucional en bucle, de los bits más bajos emitidos por todos los estados históricos en el resultado de decodificación intermedio, en función de una dirección negativa del retroceso.
- 45 5. Decodificador convolucional en bucle que permite la decodificación de un código convolucional en bucle con una longitud de restricción de N+1, **caracterizado por que** comprende:
- un módulo de adición-comparación-selección (10), configurado para, tras la ejecución del tratamiento de adición-comparación-selección en función de los datos de entrada en el decodificador, continuar con la ejecución de las N etapas adicionales del tratamiento de adición-comparación-selección de datos de entrada que representan 0, en el cual el hecho de que los datos de entrada de las N etapas adicionales del tratamiento de adición-comparación-selección que representen 0 resulta en valores métricos de ruta que representan 0 en las N etapas adicionales del tratamiento de adición-comparación-selección;
- 50

un módulo de retroceso (20), configurado para efectuar un retroceso desde un estado cualquiera de los 2^N estados del decodificador convolucional en bucle para obtener un resultado de decodificación intermedio después de que el módulo de adición-comparación-selección termina el tratamiento de adición-comparación-selección; y

un módulo de salida (30),

5 configurado para emitir bits, con la excepción de los N últimos bits del resultado de decodificación intermedio, como resultado decodificado de los datos de entrada para ser decodificados.

6. El decodificador convolucional en bucle de acuerdo con la reivindicación 5, **caracterizado por que** el módulo de adición-comparación-selección comprende:

10 un primer módulo de tratamiento, configurado para efectuar el tratamiento de adición-comparación-selección sobre los valores métricos de los 2^N estados de acuerdo con los datos para ser decodificados que son introducidos en el decodificador convolucional en bucle para obtener los valores métricos acumulativos intermedios de los 2^N estados; y

15 un segundo módulo de tratamiento, configurado para continuar realizando las N etapas adicionales del tratamiento de adición-comparación-selección los datos de entrada que representan 0 sobre los valores métricos de los 2^N estados para obtener valores métricos acumulativos finales de los 2^N estados, en el que los valores métricos acumulativos finales de los 2^N estados son iguales al valor métrico máximo de estado a través de las N etapas adicionales del tratamiento de adición-comparación-selección de los datos de entrada que representan 0.

20 7. El decodificador convolucional en bucle de acuerdo con la reivindicación 5 o 6, **caracterizado por que** un modo de efectuar el tratamiento de adición-comparación-selección mediante el módulo de adición-comparación-selección comprende: en el proceso en el que los 2^N estados transitan desde un momento previo a un momento actual, para cada estado, acumular respectivamente un valor métrico de ruta a valores métricos de estado de dos estados opcionales correspondientes al estado antes de esta transición, en el que el valor métrico de ruta representa una distancia euclidiana calculada utilizando los datos de entrada; y seleccionar un valor mayor de acumular como nuevo valor métrico acumulativo de un estado correspondiente tras esta transición.

25 8. El decodificador convolucional en bucle de acuerdo con la reivindicación 5, **caracterizado por que** el módulo de retroceso comprende:

un módulo de búsqueda, configurado para, tomando un estado de los 2^N estados como el punto de inicio del retroceso, buscar un estado padre de acuerdo con un resultado de selección del tratamiento de adición-comparación-selección hasta que se encuentren todos los estados históricos; y

30 un módulo de composición, configurado para componer los bits más bajos emitidos por todos los estados históricos en el resultado de decodificación intermedio, según una dirección negativa de retroceso.

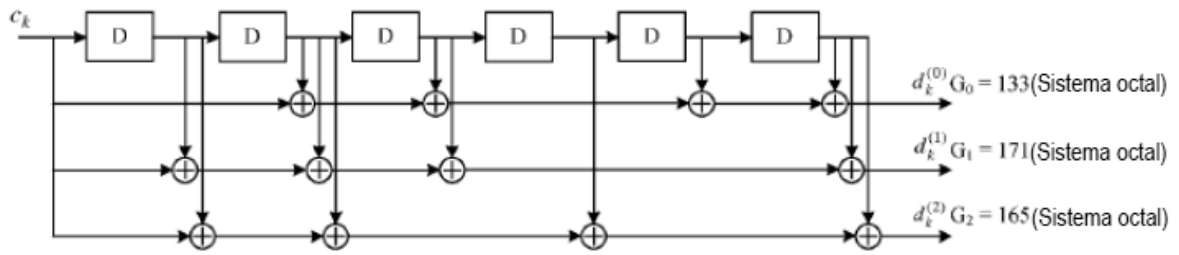


Fig. 1

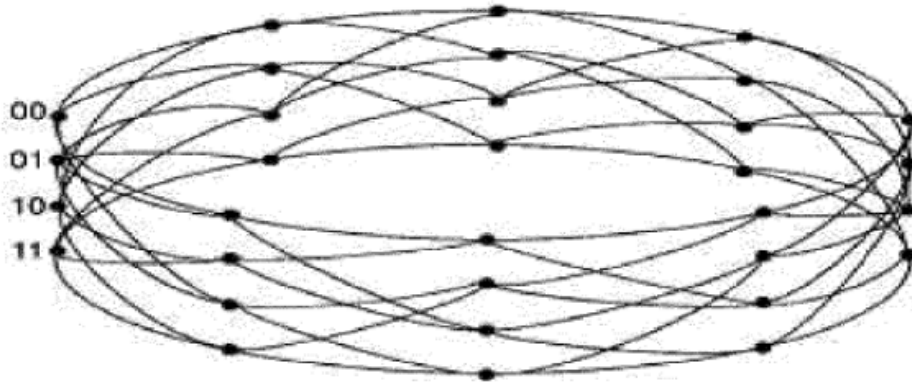


Fig. 2

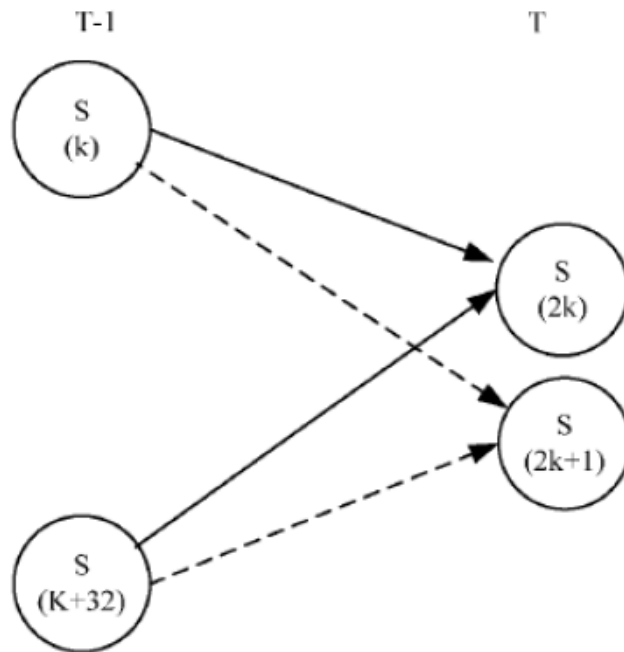


Fig. 3

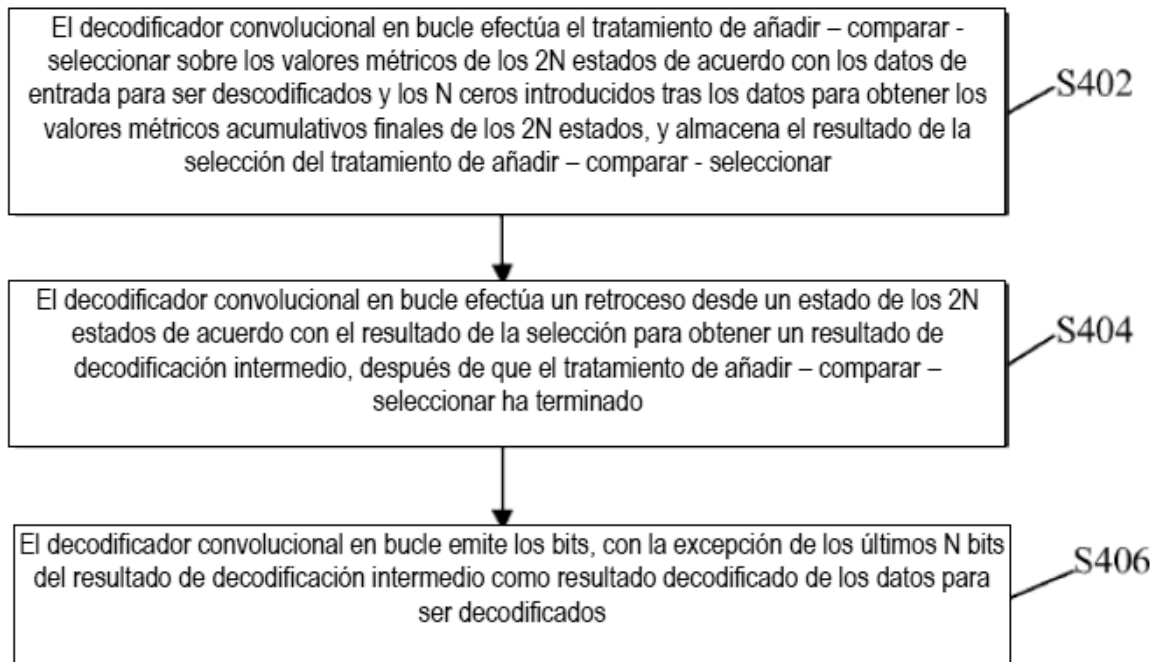


Fig. 4

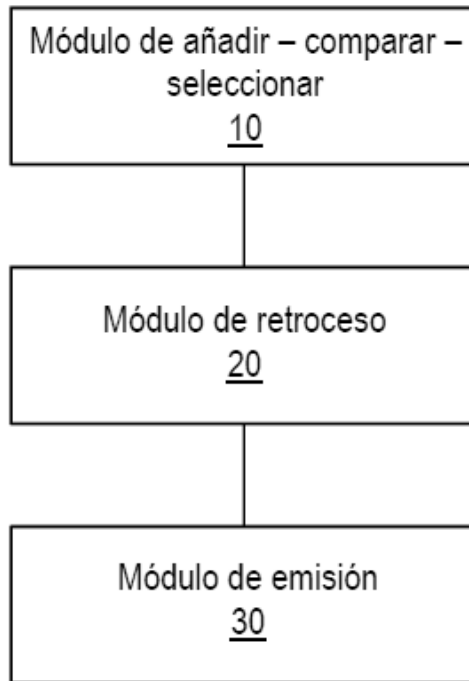


Fig. 5

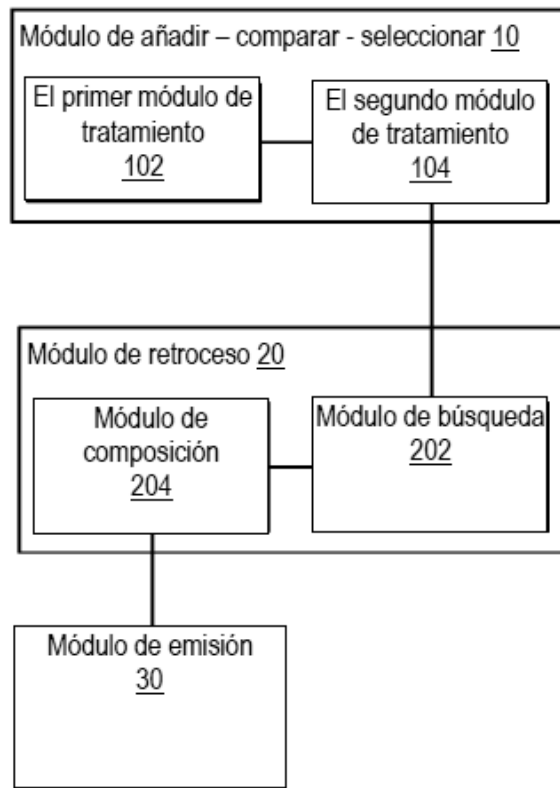


Fig. 6