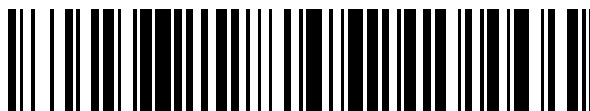


19



OFICINA ESPAÑOLA DE
PATENTES Y MARCAS

ESPAÑA



11 Número de publicación: **2 704 833**

51 Int. Cl.:

H04L 27/36 (2006.01)

12

TRADUCCIÓN DE PATENTE EUROPEA

T3

86 Fecha de presentación y número de la solicitud internacional: **17.12.2008 PCT/FI2008/050752**

87 Fecha y número de publicación internacional: **02.07.2009 WO09080877**

96 Fecha de presentación y número de la solicitud europea: **17.12.2008 E 08863556 (0)**

97 Fecha y número de publicación de la concesión europea: **10.10.2018 EP 2232713**

54 Título: **Procesamiento de señal eficaz en transmisores de radio inalámbricos**

30 Prioridad:

21.12.2007 FI 20075958
20.02.2008 US 71376

45 Fecha de publicación y mención en BOPI de la traducción de la patente:
20.03.2019

73 Titular/es:

NOKIA TECHNOLOGIES OY (100.0%)
Karaportti 3
02610 Espoo, FI

72 Inventor/es:

NENTWIG, MARKUS

74 Agente/Representante:

VALLEJO LÓPEZ, Juan Pedro

ES 2 704 833 T3

Aviso: En el plazo de nueve meses a contar desde la fecha de publicación en el Boletín Europeo de Patentes, de la mención de concesión de la patente europea, cualquier persona podrá oponerse ante la Oficina Europea de Patentes a la patente concedida. La oposición deberá formularse por escrito y estar motivada; sólo se considerará como formulada una vez que se haya realizado el pago de la tasa de oposición (art. 99.1 del Convenio sobre Concesión de Patentes Europeas).

DESCRIPCIÓN

Procesamiento de señal eficaz en transmisores de radio inalámbricos

5 **Campo**

La invención se refiere al campo de transmisores de radio y, particularmente, a procesamiento de señales de transmisión en un transmisor de radio.

10 **Antecedentes**

En transmisores de radio, una señal de transmisión, es decir la señal que se está transmitiendo, se amplifica en una frecuencia de amplificador de potencia de radio que amplifica la señal de transmisión a un nivel adecuado para transmisión a través de una interfaz aérea a un receptor de radio. El nivel de la señal de transmisión de potencia amplificada debería ser alto para posibilitar que el receptor de radio decodifique información contenida en la señal de transmisión.

En una estructura de transmisor polar, la señal de transmisión se separa en un componente de amplitud y componente de fase. El componente de fase se convierte de manera ascendente a una frecuencia de radio y a continuación se aplica a un nodo de entrada del amplificador de potencia. El componente de amplitud se aplica a una trayectoria de señal de fuente de alimentación en el transmisor y se usa para proporcionar al amplificador de potencia con una señal de fuente de alimentación.

Los componentes en la trayectoria de señal de fuente de alimentación inducen ruido al componente de amplitud de la señal de transmisión, y el ruido aparece como modulación de amplitud adicional en la señal de transmisión después de la amplificación de potencia. En sistemas de telecomunicación inalámbrica modernos que usan transmisiones de ancho de banda variable, las emisiones parásitas provocadas por el ruido darán como resultado interferencia entre bloques de recursos de frecuencia adyacente asignados a diferentes enlaces de comunicación y, de esta manera, reducirán la capacidad global del sistema. Por consiguiente, existe la necesidad de reducir la potencia de ruido en la señal de fuente de alimentación para obtener amplificación de potencia más eficaz.

El documento EP 1 598 943 desvela un transmisor que comprende una parte de extracción de fase de amplitud en la que se extraen datos de amplitud y datos de fase desde una señal de datos de transmisión y se emiten. A continuación, en una parte de modulación de amplitud, se modula la amplitud de los datos de amplitud y se introduce una señal de modulación de amplitud a una parte de amplificación no lineal como un valor de tensión de fuente. Además, en una parte de modulación de fase, se modula la fase de los datos de fase y se suministra una señal de modulación de fase a la parte de amplificación no lineal como una señal de entrada. En la parte de amplificación no lineal, la señal de modulación de fase se multiplica por la señal de modulación de amplitud para emitir una señal de RF con una ganancia amplificada prescrita. En este punto, se proporciona una parte de retardo en una etapa previa de la parte de modulación de amplitud y se proporciona una parte de retardo en una etapa previa de la parte de modulación de fase, respectivamente para ajustar el tiempo de retardo de una trayectoria de señal de amplitud y una trayectoria de señal de fase. Por lo tanto, las cantidades de retardo están permitidas para corresponder entre sí para reducir una distorsión generada debido a la diferencia en tiempo de retardo entre ambas de las trayectorias.

El documento US 2006/178119 desvela un transmisor de RF que tiene al menos un amplificador que tiene un terminal de entrada para recibir una señal de fase modulada a transmitirse en una portadora de RF y un nodo de entrada para recibir una señal de modulación para modular por amplitud la portadora de RF. El transmisor de RF incluye adicionalmente un modulador de amplitud que tiene una salida acoplada al nodo de entrada del amplificador de potencia a través de un filtro paso bajo. El filtro paso bajo incluye al menos un componente de filtro variable para variar un ancho de banda del filtro paso bajo. En una realización preferida un transmisor de RF de eliminación y restauración de envolvente (EER) incluye al menos un amplificador de RF de potencia que tiene el terminal de entrada para recibir la señal de fase modulada a transmitirse en la portadora de RF, y que incluye adicionalmente un nodo de potencia de entrada para recibir una tensión modulada para modulación de amplitud de la portadora de RF.; El transmisor de RF de EER incluye adicionalmente un modulador de clase S que tiene un filtro paso bajo de ancho de banda variable que tiene una salida acoplada al nodo de potencia de entrada y que incluye al menos una primera capacitancia variable.

Una publicación por Chen J-H et al: "A Low Voltage W-CDMA Polar Transmitter with Digital Envelope Path Gain Compensation", IEEE Microwave and Wireless Components Letters, vol. 16, n.º 7, 1 de julio de 2006, páginas 428-430 desvela un transmisor polar que usa un convertidor reductor de ancho de pulso modulado de fase doble con una frecuencia de conmutación efectiva de 50 MHz. Un filtro de respuesta al impulso finita digital está incluido en la trayectoria de envolvente para compensar la rebaja de ganancia a frecuencias de banda base superiores.

Breve descripción

De acuerdo con un aspecto de la presente invención, se proporciona un método como se especifica en la

reivindicación 1.

De acuerdo con otro aspecto de la presente invención, se proporciona un aparato como se especifica en la reivindicación 13.

5 Se proporcionan realizaciones preferidas de la presente invención en las reivindicaciones dependientes.

De acuerdo con otro aspecto más de la presente invención, se proporciona un producto de programa informático realizado en un medio de distribución legible por ordenador como se especifica en la reivindicación 14.

10 La presente invención se define por el alcance de las reivindicaciones adjuntas. A continuación, cualquier realización o realizaciones a las que se hace referencia y que no caen dentro del alcance de dichas reivindicaciones adjuntas se ha (han) de interpretar como ejemplo o ejemplos útiles para entender la presente invención.

Lista de dibujos

15 Las realizaciones de la presente invención se describen a continuación, a modo de ejemplo únicamente, con referencia a los dibujos adjuntos, en los que

La Figura 1 ilustra una estructura de transmisor polar general;

20 La Figura 2 ilustra una estructura de transmisor polar de acuerdo con una realización de la invención;

La Figura 3 ilustra una estructura de transmisor polar de acuerdo con otra realización de la invención;

La Figura 4 ilustra una estructura de transmisor polar de acuerdo con una realización de la invención derivada de la realización de la Figura 2;

25 La Figura 5 es un diagrama de flujo que ilustra un proceso para configurar parámetros del transmisor polar de acuerdo con una realización de la invención;

La Figura 6 ilustra otra realización de la estructura de transmisor polar;

La Figura 7 ilustra otra realización más de la estructura de transmisor polar; y

La Figura 8 ilustra un filtro paso bajo que tiene parámetros ajustables de acuerdo con una realización de la invención.

30

Descripción de las realizaciones

35 Las siguientes realizaciones son a modo de ejemplo. Aunque la memoria descriptiva puede hacer referencia a "una" o "alguna" realización o realizaciones en varias localizaciones, esto no significa necesariamente que cada tal realización sea a la misma realización o realizaciones, o que la característica únicamente se aplique a una única realización. Características únicas de diferentes realizaciones pueden combinarse también para proporcionar otras realizaciones.

40 Una estructura general de un transmisor polar se ilustra en la Figura 1. El transmisor polar incluye una fuente de modulación 102 que proporciona símbolos de datos a transmitirse a través de una interfaz de radio a un lado de receptor. La fuente de modulación puede emitir los símbolos como una señal de transmisión que puede ser en forma de una señal digital compleja que comprende un componente en fase (I) y un componente de cuadratura (Q). Los componentes I y Q de la señal de transmisión se aplican a un convertidor polar 104 que convierte los componentes I y Q en un componente de amplitud (AMP) y un componente de fase (PFIA). El componente de amplitud lleva la información de amplitud de la señal de transmisión, mientras que el componente de fase lleva la información de fase de la señal de transmisión. El componente de amplitud se aplica a una trayectoria de amplitud, y el componente de fase se aplica a una trayectoria de fase del transmisor polar.

50 El componente de fase digital es una fase modulada desde una señal de banda base digital a una señal de frecuencia de radio analógica en un modulador de fase 108. En el modulador de fase 108, el componente de fase modula en fase una señal de oscilador proporcionada por un oscilador local, tal como un bucle de enganche de fase, y la señal de frecuencia del oscilador define la frecuencia (central) de radio del componente de fase convertido de manera ascendente. La modulación de fase puede implementarse a través de conexión directa en la que una parte real y una imaginaria del componente de fase con valor complejo que tiene amplitud unitaria y la fase variable en el tiempo se mezclan con un componente en fase y uno de cuadratura de una señal de oscilador de frecuencia de radio proporcionada por el oscilador local. Otro ejemplo de la modulación de fase es dirigir síntesis digital de una señal de frecuencia intermedia (IF) con amplitud constante y fase variable en el tiempo usando un oscilador numéricamente controlado (NCO), que convierte el componente de fase de IF digital en una señal analógica usando un convertidor de digital a analógico, y convirtiendo de manera ascendente el componente de fase de IF analógico a una frecuencia de radio mezclando con una señal de oscilador local. Otro ejemplo más de la modulación de fase incluye variar la frecuencia de un bucle de enganche de fase que controla el oscilador local con la derivada del tiempo del componente de fase. Naturalmente, estos son únicamente ejemplos de la modulación de fase, que de esta manera no limitando la invención de manera alguna. A continuación, el componente de fase analógico convertido de manera ascendente se aplica a un amplificador de potencia 110 para amplificación.

65

El componente de amplitud digital de la señal de transmisión se convierte en un componente de amplitud analógico

en un convertidor de digital a analógico 114. A continuación, el componente de amplitud analógico se aplica a una unidad de fuente de alimentación de modo conmutado (SMPS) 116 configurada para proporcionar al amplificador de potencia 110 con una señal de fuente de alimentación. La unidad de fuente de alimentación de modo conmutado 116 suministra la señal de fuente de alimentación bajo el control del componente de amplitud analógico de entrada. Por consiguiente, la señal de fuente de alimentación proporcionada por la unidad de fuente de alimentación de modo conmutado 116 sigue los niveles de amplitud del componente de amplitud. Como consecuencia, la señal de frecuencia de radio de fase modulada se modula en amplitud con la señal de fuente de alimentación y se amplifica en el amplificador de potencia 110. A continuación la señal de transmisión de potencia amplificada emitida desde el amplificador de potencia 110 se aplica a circuitería de transmisión 112 y se transmite a través de una antena. La circuitería de transmisión 112 puede incluir componentes analógicos generales que siguen al amplificador de potencia en un transmisor de radio, y los componentes pueden seleccionarse de acuerdo con el diseño del transmisor. Anteriormente, se ha descrito la unidad de SMPS 116 únicamente como una unidad de fuente de alimentación a modo de ejemplo para el amplificador de potencia 110. Otras posibles unidades de fuente de alimentación incluyen una unidad de fuente de alimentación lineal, una combinación de la fuente de alimentación lineal y la unidad de fuente de alimentación de SMPS, y otra configuración de circuito que pueda combinar el componente de amplitud con el componente de fase en cooperación con el amplificador de potencia 110. En caso de una combinación de la fuente de alimentación lineal y la unidad de fuente de alimentación de SMPS, las dos unidades de fuente de alimentación pueden disponerse ya sea en serie o en paralelo.

El transmisor polar anteriormente descrito con referencia a la Figura 1 puede incluir componentes adicionales, tales como un filtro paso bajo configurado para filtrar componentes de señal parásita resultantes de la conversión en el DAC 114. Adicionalmente, la trayectoria de amplitud puede incluir un elemento de retardo configurado para compensar diferentes retardos entre la trayectoria de amplitud y la trayectoria de fase. La diferencia en retardos se provoca por diferentes operaciones de procesamiento de señal, entre otros.

El transmisor polar ilustrado en la Figura 1 implementa una estructura de eliminación de envoltorio y transmisor de restauración general basándose en el "esquema Kahn". La Figura 6 ilustra otra implementación del transmisor polar, en el que el convertidor polar 600 convierte los componentes I y Q de la señal de transmisión en un componente de fase PFIA y dos componentes de amplitud AMP1 y AMP 2, en el que los componentes de amplitud AMP1 y AMP2 obedecen las siguientes ecuaciones:

$$AMP1 \times AMP2 = \sqrt{I^2 + Q^2}, \text{ y} \quad (1)$$

$$AMP1 > TH1, \quad (2)$$

donde TH1 es un umbral predeterminado que puede definir una tensión de fuente de alimentación mínima introducida en el amplificador de potencia 110. Por consiguiente, un primer componente de amplitud AMP1 lleva una porción de la información de amplitud de la señal de transmisión, mientras que el resto de la información de amplitud de la señal de transmisión puede llevarse en la trayectoria de fase por un segundo componente de amplitud introducido a una unidad de escalamiento 602 implementada por un multiplicador, por ejemplo. La unidad de escalamiento puede estar dispuesta entre el modulador de fase 108 y el amplificador de potencia para escalar (o dar amplitud-modular) el componente de fase. El primer componente de amplitud AMP1 puede estar dispuesto para tener un nivel que provoca que la unidad de SMPS 116 aplique al amplificador de potencia 110 una señal de fuente de alimentación por encima de un nivel mínimo requerido por el amplificador de potencia 110 para rendimiento deseado.

La Figura 7 ilustra otra realización más del transmisor polar. Esta realización también divide el componente de amplitud de la señal de transmisión en dos componentes de amplitud AMP1 y AMP2, pero también implementa una distorsión previa del componente de amplitud AMP y del componente de fase PHA en una unidad de distorsión previa 700. La unidad de distorsión previa 700 puede almacenar tablas de búsqueda para distorsión previa de amplitud y fase. La distorsión previa puede llevarse a cabo para compensar la distorsión previa provocada por el amplificador de potencia 110, por ejemplo. Por consiguiente, los componentes de fase y amplitud AMP y PFIA de la señal de transmisión se distorsionan previamente de manera no lineal en la unidad de distorsión previa 700 de acuerdo con las propiedades de distorsión conocidas del amplificador de potencia 110. Una tabla de búsqueda de distorsión previa de amplitud AM-AM puede mapear cada valor de un componente de amplitud de entrada a dos valores de amplitud, en el que un valor corresponde a un valor de salida de un primer componente de amplitud distorsionado previamente AMP1_p, y el otro valor corresponde a un valor de salida de un segundo componente de amplitud distorsionado previamente AMP2_p. De manera similar, una tabla de búsqueda de distorsión previa de fase AM-PM puede mapear cada valor de un componente de fase de entrada a un valor de fase que corresponde a un valor de salida de un componente de fase distorsionado previamente PHA_p.

La Figura 2 ilustra una estructura de transmisor polar que incluye componentes de acuerdo con una realización de la invención. La realización es igualmente aplicable a cualquier estructura de transmisor polar anteriormente descrita, y un experto en la materia puede aplicar las realizaciones descritas a continuación también a otras estructuras de transmisor. El transmisor polar descrito a continuación con referencia a la Figura 2 está configurado para su uso en un transmisor de radio de una versión de la evolución a largo plazo (LTE) de UMTS (Sistema Universal de

Telecomunicación Móvil) especificado dentro del 3GPP (Proyecto Común de Tecnologías Inalámbricas de la 3ª Generación). La versión de LTE del UMTS utiliza acceso múltiple por división ortogonal de frecuencia (OFDMA) para comunicaciones de enlace descendente y acceso múltiple por división en frecuencia de portadora única (SC-FDMA) para comunicaciones de enlace descendente. Como es conocido a partir de las especificaciones del 3GPP para la LTE, SC-FDMA es una versión modificada del esquema de acceso múltiple de OFDMA. El transmisor polar de acuerdo con una realización de la invención puede implementarse en un terminal de la versión de LTE del UMTS, es decir puede configurarse para transmitir señales de radio de portadora única.

Con respecto a las comunicaciones de enlace descendente en la versión de LTE del UMTS, el espectro de frecuencia disponible para su uso en una célula se divide en bloques de recursos de transmisión, en el que cada bloque de recursos de transmisión tiene un ancho de banda predeterminado, por ejemplo 180 kHz. Cada bloque de recursos de transmisión puede incluir un número fijo de subportadoras, y cada subportadora puede tener un ancho de banda de 15 kHz. Por consiguiente, un bloque de recursos de transmisión puede incluir 12 subportadoras. Uno o más bloques de recursos de transmisión pueden asignarse a un terminal dado para transmisión de datos. En otras palabras, el número de bloques de recursos de transmisión asignados al terminal define de manera eficaz el ancho de banda y tasa de datos asignada al terminal. Por consiguiente, el ancho de banda asignado al terminal puede indicarse como $n \cdot 180$ kHz, donde n es el número de bloques de recursos de transmisión asignados al terminal. El número de recursos de transmisión disponibles para asignación al terminal puede ser hasta 100, donde $n=100$ proporciona el ancho de banda de 18 MHz.

La Figura 2 ilustra una estructura de transmisor polar en la que el ancho de banda de la trayectoria de amplitud está limitado de acuerdo con una realización de la invención para suprimir componentes de señal parásita provocados por ruido en la trayectoria de amplitud. Se obtienen ventajas cuando suprimir los componentes de señal parásita incluye la mejora en la calidad de comunicaciones de enlace descendente y en la capacidad de la célula. Los componentes de señal parásita normalmente provocan fuga de canal adyacente que degrada la calidad de comunicaciones en frecuencias vecinas.

Haciendo referencia a la Figura 2, los componentes que tienen los mismos números de referencia como aquellos en la Figura 1 pueden ser componentes correspondientes. En la realización ilustrada en la Figura 2, en el componente de amplitud de la señal de transmisión emitido desde el convertidor polar 104 se realiza filtración de paso bajo en un filtro paso bajo 200 que tiene sus parámetros de filtración definidos de acuerdo con el número de bloques de recursos de transmisión asignados a un terminal en el que se implementa el transmisor polar de la Figura 2. El filtro paso bajo 200 puede ser un filtro paso bajo analógico localizado antes del SMPS 116 en la trayectoria de amplitud. En más detalle, el filtro paso bajo 200 puede estar dispuesto entre el DAC 114 y el SMPS 116.

El filtro paso bajo 200 puede incluir al menos un componente de circuito analógico que tiene sus valores de parámetro ajustables, ajustando de esta manera de manera eficaz el ancho de banda de un paso banda del filtro paso bajo 200. El filtro paso bajo puede controlarse por un controlador 204. La operación del controlador 204 puede definirse por software almacenado en un medio de almacenamiento y leerse por el controlador 204. Como alternativa, el controlador 204 puede implementarse por un circuito integrado específico de la aplicación. Naturalmente, son factibles también otras implementaciones dependiendo del diseño del terminal.

La Figura 5 ilustra un proceso para controlar el filtro paso bajo 200 de acuerdo con una realización de la invención. El proceso puede ejecutarse como un proceso informático en el controlador 204. El proceso se inicia en S1. En S2, el controlador 204 determina el número de bloques de recursos de transmisión actualmente asignados al terminal para su uso en transmisión de enlace ascendente. El controlador 204 determina el número de bloques de recursos de transmisión asignados de parámetros de transmisión asignados al terminal y almacenados en una unidad de memoria 202 del terminal. En S3, el controlador halla parámetros de filtración asociados con el número de bloques asignados de recursos determinados en S2. Para este fin, la unidad de memoria 202 almacena una base de datos en la que cada número de bloques de recursos asignados se vincula a un conjunto de parámetros. Cada conjunto de parámetros puede incluir los parámetros de filtración para su uso al configurar el filtro paso bajo 200. La Tabla 1 a continuación ilustra un ejemplo de una base de datos de este tipo. Haciendo referencia a la Tabla 1, un campo que indica el número de bloques de recursos asignados que es 1 se vincula al conjunto de parámetros N.º 1, un campo que indica el número de bloques de recursos asignados que es 2 se vincula al conjunto de parámetros N.º 2, etc. El vínculo similar entre un número de bloques de recursos y conjuntos de parámetros correspondientes puede estar dispuesto para todos los números de bloques de recursos posibles para asignar al terminal. La base de datos de la Tabla 1 puede construirse en la fase de diseño, producción y/o ensayo de la circuitería del transmisor. Los conjuntos de parámetros óptimos que incluyen los parámetros de filtración para cada número de bloques de recursos de transmisión asignados pueden determinarse, por ejemplo, a partir de respuestas medidas del filtro paso bajo y almacenarse en la base de datos de la Tabla 1.

Por consiguiente, el controlador 204 en S3 en primer lugar busca la base de datos para un campo que indica el número de bloques de recursos de transmisión que corresponden al número de bloques de recursos de transmisión determinados en S2. A continuación, el controlador 204 busca un conjunto de parámetros vinculados a ese campo, es decir al número de bloques de recursos de transmisión asignados, y selecciona el conjunto de parámetros hallado para vincularse al número de bloques de recursos de transmisión asignados.

(Tabla 1)

Número de bloques de recursos	Parámetros de filtración
1	Conjunto de parámetros N.º 1
2	Conjunto de parámetros N.º 2
...	...
100	Conjunto de parámetros N.º 100

En S4, el controlador 204 configura el filtro paso bajo 200 con los parámetros de filtración. En la práctica, los parámetros de filtración pueden definir una o más señales de control a aplicarse al filtro paso bajo 200 para ajustar el filtro paso bajo 200 para tener propiedades deseadas. Por ejemplo, el filtro paso bajo 200 puede incluir una pluralidad de componentes seleccionables con una o más señales de control proporcionadas por el controlador 204. Los componentes pueden seleccionarse, por ejemplo, cerrando conmutadores apropiados en el filtro paso bajo 200. Por consiguiente, el controlador 204 puede seleccionar el componente o componentes determinados del filtro paso bajo a conectarse en un circuito entre un nodo de entrada y nodo de salida del filtro paso bajo 200, configurado de esta manera el filtro paso bajo 200 para tener propiedades de filtración deseadas, por ejemplo ancho de banda de paso banda. La selección de los componentes del filtro paso bajo puede definirse por el conjunto de parámetros seleccionado en S3. La Figura 8 ilustra una estructura de filtro activo que comprende una primera resistencia Ra conectada a un nodo de entrada IN, una segunda resistencia Rb dispuesta entre la primera resistencia Ra y una entrada positiva de un amplificador operacional 800. Un primer condensador Ca está localizado en un bucle de realimentación del circuito y conectado entre las resistencias Ra y Rb. Un segundo condensador Cb conectado entre el nodo de entrada positivo del amplificador operacional y la tierra está conectado de manera selectiva al circuito cerrando un conmutador SW1 conectado al segundo condensador. Un tercer condensador Cc está conectado en paralelo con el segundo condensador Cb, pero el tercer condensador puede estar conectado de manera constante al circuito. Por consiguiente, el controlador 204 puede cerrar de manera selectiva el conmutador SW1 de acuerdo con los parámetros de filtración seleccionados para conectar el segundo condensador Cb al circuito entre el nodo de entrada IN y un nodo de salida OUT de la circuitería de filtro paso bajo. Cuando la potencia de una señal procesada en el circuito de filtro es alta (como en la etapa de salida de la unidad de SMPS 116), es ventajoso conectar conmutadores a la tierra en un extremo. Pero para un nodo de señal pequeña como en el filtro activo anteriormente descrito, en el que el filtro paso bajo está dispuesto antes de la unidad de SMPS 116, el conmutador puede estar localizado también entre dos componentes del circuito de filtro paso bajo.

La Figura 8 ilustra un filtro simplificado que tiene parámetros de filtración ajustables, e implementaciones reales que pueden ser más complejas dependiendo del número de diferentes configuraciones necesarias para el filtro paso bajo 200. Como alternativa, los parámetros de uno o más componentes, por ejemplo uno o más condensadores, del filtro paso bajo 200 pueden ajustarse por el controlador, y el grado de ajuste puede definirse por el conjunto de parámetros seleccionado en S3.

Una ventaja de proporcionar el filtro paso bajo analógico 200 entre el DAC 114 y el SMPS 116 es que el filtro paso bajo 200 filtra componentes de señal al exterior del ancho de banda asignado al terminal pero también componentes de señal parásita provocados por no idealidades del DAC 114 antes de que el componente de amplitud se aplique a la unidad de SMPS 116 para la generación de señal de fuente de alimentación. Adicionalmente, se consigue el nivel de integración alto del filtro paso bajo 200. Si el filtro paso bajo estuviera localizado después de la unidad de SMPS 116, el filtro paso bajo 200 tendría que manejar corrientes de alto nivel que degradarían el nivel de integración del filtro paso bajo 200.

Por consiguiente, el SMPS 116 genera una señal de fuente de alimentación para el amplificador de potencia 110 a partir del componente de amplitud filtrada de paso bajo. El filtro paso bajo 200 puede implementarse en un circuito integrado separado, o puede aplicarse al mismo circuito integrado junto con el SMPS 116. Además, el filtro paso bajo 200 puede estar integrado en la circuitería del SMPS 116, y la filtración de paso bajo puede llevarse a cabo antes o durante la generación de la señal de fuente de alimentación bajo del control del componente de amplitud. En una realización donde el filtro paso bajo está integrado en la unidad de SMPS 116, el bucle de realimentación de la unidad de SMPS 116 puede estar configurado para realizar la filtración de paso bajo con los parámetros de filtración seleccionados. La filtración de paso bajo puede realizarse disponiendo un filtro en una trayectoria de alimentación directa o en una trayectoria de realimentación de la unidad de SMPS 116. Adicionalmente, el filtro paso bajo 200 puede implementarse en el mismo circuito integrado junto con el DAC 114.

La Figura 3 ilustra otra realización de la invención en la que el filtro paso bajo es un filtro paso bajo digital 300 localizado antes del DAC 114 en la trayectoria de amplitud del transmisor polar. El filtro paso bajo 300 puede ser un filtro de respuesta al impulso finita (FIR) o un filtro de respuesta al impulso infinita (MR). El filtro paso bajo 300 está controlado por un controlador 304 que tiene funcionalidad ligeramente diferente de la del controlador 204 de la

Figura 2 en el sentido que el controlador 304 ahora controla un filtro paso bajo digital. En otras palabras, el controlador 304 selecciona parámetros de filtración que incluyen coeficientes para el filtro paso bajo 300. El proceso anteriormente descrito con referencia a la Figura 5 puede modificarse para adaptar esta realización. De acuerdo con esta realización, el controlador 304 selecciona los coeficientes para el filtro paso bajo 300 de acuerdo con el número de bloques de recursos de transmisión asignados al terminal para las comunicaciones de enlace descendente. Las etapas S1 y S2 pueden ser similares a aquellas anteriormente descritas. En S3, el controlador 304 comprueba una unidad de memoria 302 para parámetros de filtración enlazados al número determinado de bloques de recursos de transmisión asignados. La unidad de memoria 302 puede almacenar la base de datos de la Tabla 1, en la que la base de datos puede modificarse de manera que cada conjunto de parámetros de filtración incluye coeficientes de filtro paso bajo para el filtro paso bajo digital 300. Por consiguiente, el controlador 304 halla en S3 coeficientes vinculados al número determinado de bloques de recursos de transmisión asignados desde la base de datos almacenada en la unidad de memoria 302 y selecciona los coeficientes como los parámetros de filtración para el filtro paso bajo digital 300. En S4, el controlador 304 configura el filtro paso bajo digital 300 con los coeficientes seleccionados, es decir aplica los coeficientes seleccionados al filtro paso bajo 300.

En la realización anteriormente descrita con referencia a la Figura 3, la compensación para el retardo variable entre la trayectoria de amplitud y la trayectoria de fase puede estar integrada en el filtro paso bajo 300, y el retardo variable puede tenerse en cuenta en los parámetros de filtración almacenados en la base de datos de la Tabla 1. Por consiguiente, el filtro paso bajo 300 puede realizar tanto filtración de paso bajo como la compensación de retardo bajo el control del controlador 304. La ventaja de esta realización es la reducción de los componentes necesarios en el transmisor polar, puesto que un único filtro paso bajo 300 puede realizar las dos operaciones.

Otra realización puede derivarse a partir de la realización anteriormente descrita con referencia a la Figura 2. El filtro paso bajo 200 no es necesariamente un componente ideal y puede distorsionar el componente de amplitud introduciendo distorsión de retardo de grupo, ondulación residual de tensión de paso banda, y/o retardo nominal en el componente de amplitud. Estas distorsiones pueden depender de los parámetros que configuran el filtro paso bajo 200. Estas distorsiones pueden compensarse en una realización descrita a continuación con referencia a la Figura 4.

Haciendo referencia a la Figura 4, se proporciona el filtro paso bajo 200 entre el DAC 114 y la unidad de SMPS 116, como en la realización de la Figura 2. Los parámetros de filtración para el filtro paso bajo 200 pueden seleccionarse por un controlador 404 como se ha descrito con referencia a la Figura 2. Por consiguiente, el controlador 404 configura el filtro paso bajo 200 con los parámetros de filtración seleccionados de acuerdo con el número de bloques de recursos de transmisión asignados al terminal para comunicaciones de enlace descendente. Adicionalmente, un ecualizador 400 está dispuesto antes del DAC 114 en forma de un filtro digital. El ecualizador puede ser un filtro FIR de polifase o un filtro de MR de polifase, dependiendo del diseño del transmisor polar de acuerdo con esta realización. El controlador 404 puede seleccionar parámetros de ponderación que incluyen coeficientes de filtro para el ecualizador 400 de acuerdo con el número de bloques de recursos de transmisión asignados al terminal para comunicaciones de enlace descendente.

El proceso de la Figura 5 puede modificarse para esta realización, como se describe a continuación. Las etapas S1 y S2 pueden llevarse a cabo, como se ha descrito anteriormente, y las etapas S3 y S4 pueden llevarse a cabo para la selección de los parámetros de filtración para el filtro paso bajo, como se ha descrito anteriormente en conjunto con la realización de la Figura 2. Las etapas S3 y S4 y la base de datos de la Tabla 1 se modifican, sin embargo, para incorporar los parámetros de ponderación para el ecualizador 400. En S3, el controlador 404 comprueba una unidad de memoria 402 para parámetros de filtración y parámetros de ponderación asociados con el número de bloques de recursos de transmisión asignados al terminal para las comunicaciones de enlace descendente. Los parámetros se almacenan en la base de datos de la Tabla 1 en la que cada conjunto de parámetros incluye parámetros de filtración para el filtro paso bajo 200 y parámetros de ponderación para el ecualizador 400, en el que los parámetros de filtración y parámetros de ponderación en cada conjunto de parámetros se determinan para que sean óptimos para el número de bloques de recursos de transmisión vinculados a un conjunto de parámetros dado en la base de datos. Por consiguiente, el controlador 404 selecciona en S3 los parámetros de filtración y los parámetros de ponderación desde el conjunto de parámetros vinculado al número de bloques de recursos de transmisión asignados determinados en S2.

En S4, el controlador 404 configura el filtro paso bajo 200 con los parámetros de filtración y el ecualizador 400 con los parámetros de ponderación seleccionados en S3. Por consiguiente, el controlador 404 puede aplicar al ecualizador 400 coeficientes comprendidos en el conjunto de parámetros seleccionado y, como consecuencia, el ecualizador 400 pondera el componente de amplitud con los coeficientes proporcionados por el controlador 404.

Los parámetros de ponderación para diferentes números de bloques de recursos de transmisión pueden determinarse durante la fase de diseño, producción y/o prueba de la circuitería del transmisor. Por ejemplo, puede medirse una respuesta del filtro paso bajo configurada por parámetros de filtración dados vinculados a un número dado de bloques de recursos de transmisión, y la distorsión provocada por el filtro paso bajo puede determinarse a partir de la respuesta medida. A continuación, los coeficientes para compensar la distorsión pueden calcularse y almacenarse en un conjunto de parámetros en la base de datos, vinculándose el conjunto de parámetros al número de bloques de recursos de transmisión en cuestión. Por ejemplo, la distorsión de retardo de grupo, ondulación

- residual de paso banda, y retardo nominal del filtro paso bajo y la totalidad de la trayectoria de amplitud pueden medirse para diferentes números de bloques de recursos de transmisión, y los parámetros de ponderación que compensan el retardo de grupo medido, ondulación residual de paso banda, y retardo nominal pueden calcularse y almacenarse en la base de datos. Como consecuencia, la compensación para el retardo variable entre la trayectoria de amplitud y la trayectoria de fase puede estar integrada en el ecualizador 400, y el retardo variable puede tenerse en cuenta en los parámetros de ponderación almacenados en la base de datos de la Tabla 1. Por consiguiente, el ecualizador 400 puede realizar tanto compensación para la distorsión provocada por el filtro paso bajo 200 como la compensación de retardo de la trayectoria de amplitud bajo el control del controlador 404.
- 5
- 10 En realizaciones adicionales, el filtro paso bajo 300 de la Figura 3 y/o el ecualizador 400 de la Figura 4 pueden modificarse para incorporar operación de decimación para reducir la tasa de muestreo del componente de amplitud digital antes de que se aplique el componente de amplitud al DAC 114. La reducción en la tasa de muestreo de un DAC da como resultado procesamiento reducido en el DAC y, como consecuencia, reducción en el consumo de potencia del DAC. Para llevar a cabo la decimación, el filtro paso bajo 300 y/o el ecualizador 400 pueden configurarse para incorporar un filtro de polifase digital que lleva a cabo la decimación convirtiendo m muestras de entrada en n muestras de salida, en el que $n < m$, llevando a cabo de esta manera la decimación por un factor de m/n . La operación de decimación real con, por ejemplo, un filtro de polifase, como tal, es bien conocido en la técnica y, por lo tanto, no se describe en el presente documento en mayor detalle.
- 15
- 20 En la realización que utiliza la decimación, el factor de la decimación n/m puede hacerse variable de acuerdo con el número de bloques de recursos de transmisión asignados al terminal móvil para las comunicaciones de enlace descendente. Por consiguiente, los parámetros para la operación de decimación pueden almacenarse en la base de datos de la Tabla 1 para cada número de bloques de recursos de transmisión. La idea es tener una tasa de muestreo mínima posible para cada número de bloques de recursos de transmisión de modo que el DAC 114 pueda operarse a la tasa de muestreo más baja posible, optimizando de esta manera el consumo de potencia del DAC 114.
- 25
- En la realización de la Figura 3, los parámetros de decimación pueden incluirse en los parámetros de filtración para el filtro paso bajo 300 de modo que el filtro paso bajo 300 realiza ambas operaciones de filtración de paso bajo y decimación. El filtro paso bajo 300 puede incluir una estructura de filtro de polifase configurada para realizar tanto filtración de paso bajo como la decimación de manera simultánea, o el filtro paso bajo 300 puede incluir una sección de filtro paso bajo que realiza la filtración de paso bajo y una sección de decimación que realiza la decimación. Lo mismo se aplica a la realización de la Figura 4, es decir el ecualizador 400 opera como un filtro digital configurado por los parámetros de filtración calculados para suprimir componentes parásitos provocados por el filtro paso bajo y como un filtro de decimación que realiza la decimación. El filtro paso bajo analógico 200 funciona en esta realización también como un filtro anti-solapamiento para el DAC 114.
- 30
- 35
- En la operación, el controlador 304 o 404 lee desde la unidad de memoria 302 o 402 los parámetros de filtración que incluyen los parámetros de decimación que corresponden al número de bloques de recursos de transmisión asignados y configura el filtro paso bajo 300 o el ecualizador 400 con los parámetros. Adicionalmente, el controlador puede controlar la tasa de muestreo del DAC 114 para adaptarse con la tasa de muestreo del componente de amplitud de entrada en el que se ha realizado decimación en el filtro paso bajo 300 o ecualizador 400. Por consiguiente, la base de datos de la Tabla 1 puede también almacenar parámetros de muestreo para el DAC 114 para cada número de bloques de recursos de transmisión, y el controlador 304 o 404 puede leer desde la base de datos los parámetros de muestreo asociados con el número de bloques de recursos de transmisión asignados y controlar el DAC 114 (o un generador de reloj del DAC 114) de acuerdo con los parámetros de muestreo seleccionados.
- 40
- 45
- Los procesos o métodos descritos con referencia a la Figura 5 pueden también llevarse a cabo en forma de un proceso informático definido por un programa informático. El programa informático puede ser en forma de código fuente, forma de código objeto, o en alguna forma intermedia, y puede almacenarse en algún tipo de soporte, que puede ser cualquier entidad o dispositivo que pueda llevar el programa. Tales soportes incluyen un medio de grabación, memoria informática, memoria de solo lectura, señal de portadora eléctrica, señal de telecomunicaciones, y paquete de distribución de software, por ejemplo. Dependiendo de la potencia de procesamiento necesaria, el programa informático puede ejecutarse en una única unidad de procesamiento digital electrónica o puede distribuirse entre un número de unidades de procesamiento.
- 50
- 55
- La presente invención es aplicable a transmisores celulares o de telecomunicación móvil pero también a otros transmisores de radio adecuados. Será evidente para un experto en la materia que, a medida que la tecnología avanza, el concepto inventivo puede implementarse de diversas maneras. La invención y sus realizaciones no están limitadas a los ejemplos anteriormente descritos sino que pueden variar dentro del alcance de las reivindicaciones.
- 60

REIVINDICACIONES

1. Un método, que comprende:

5 obtener un componente de amplitud de una señal de transmisión que incluye símbolos de transmisión distribuidos a un número de bloques de recursos de transmisión asignados a un transmisor de radio para transmisión;
 seleccionar parámetros de filtración de acuerdo con el número de bloques de recursos de transmisión;
 10 filtrar en paso bajo el componente de amplitud en un filtro paso bajo configurado por los parámetros de filtración seleccionados; y
 usar el componente de amplitud filtrada de paso bajo en una fuente de alimentación de un amplificador de potencia configurado para amplificar potencia de un componente de fase de la señal de transmisión, en donde la etapa de selección de los parámetros de filtración comprende:

15 determinar el número de bloques de recursos de transmisión a partir de parámetros de transmisión asignados al transmisor de radio para transmisión de la señal de transmisión; y
 seleccionar, desde diferentes conjuntos de parámetros de filtración, los parámetros de filtración asociados al número determinado de recursos de transmisión, estando dichos diferentes conjuntos de parámetros de filtración almacenados en una unidad de memoria y estando cada uno de ellos vinculado a un número
 20 diferente de bloques de recursos de transmisión.

2. El método de la reivindicación 1, que comprende adicionalmente: generar, en una unidad de fuente de alimentación, una señal de fuente de alimentación para el amplificador de potencia desde el componente de amplitud filtrada de paso bajo.

25 3. El método de cualquier reivindicación anterior, en el que el filtro paso bajo incluye al menos un componente de circuito analógico que tiene parámetros ajustables, comprendiendo el método adicionalmente: ajustar los parámetros de al menos un componente de circuito analógico con los parámetros de filtración seleccionados de acuerdo con el número de bloques de recursos de transmisión.

30 4. El método de cualquier reivindicación anterior, en el que el filtro paso bajo incluye componentes de circuito conectables en un circuito entre un nodo de entrada y un nodo de salida del filtro paso bajo, comprendiendo el método adicionalmente: conectar de manera selectiva componentes de circuito determinados del filtro paso bajo en el circuito entre el nodo de entrada y el nodo de salida de acuerdo con el número de bloques de recursos de
 35 transmisión.

5. El método de cualquier reivindicación anterior 1, 3 o 4, que comprende adicionalmente: configurar un bucle de realimentación de una unidad de fuente de alimentación para realizar la filtración de paso bajo con los parámetros de filtración seleccionados, en donde la unidad de fuente de alimentación está configurada para generar una señal de
 40 fuente de alimentación para el amplificador de potencia.

6. El método de cualquier reivindicación anterior 1 o 2, en el que el filtro paso bajo es un filtro paso bajo digital, comprendiendo el método adicionalmente: seleccionar los parámetros de filtración que incluyen coeficientes para el filtro paso bajo digital de acuerdo con el número de bloques de recursos de transmisión.

45 7. El método de la reivindicación 6, que comprende adicionalmente: configurar el filtro paso bajo digital para compensar el retardo del componente de amplitud con respecto al componente de fase, en donde el componente de amplitud y el componente de fase se aplican al amplificador de potencia a través de diferentes trayectorias.

50 8. El método de las reivindicaciones 6 o 7, que comprende adicionalmente:
 determinar un factor de decimación de acuerdo con el número de bloques de recursos de transmisión; y
 realizar decimación a una tasa de muestreo del componente de amplitud en el filtro paso bajo digital configurado por el factor de decimación determinado.

55 9. El método de cualquier reivindicación anterior, en el que la filtración de paso bajo está integrada en una unidad de fuente de alimentación configurada para generar una señal de fuente de alimentación para el amplificador de potencia desde el componente de amplitud filtrada de paso bajo.

60 10. El método de cualquier reivindicación anterior, que comprende adicionalmente:
 seleccionar parámetros de ponderación de acuerdo con el número de bloques de recursos de transmisión; y
 ponderar el componente de amplitud en un ecualizador configurado por los parámetros de ponderación.

65 11. El método de la reivindicación 10, que comprende adicionalmente:

medir propiedades de distorsión de señal del filtro paso bajo con diferentes números de bloques de recursos de transmisión;

determinar los parámetros de ponderación para cada número de bloques de recursos de transmisión a partir de las propiedades de distorsión de señal medidas del filtro paso bajo; y

5 almacenar, en la unidad de memoria, los parámetros de ponderación determinados con un vínculo al número correspondiente de bloques de recursos de transmisión.

10 12. El método de las reivindicaciones 10 u 11, que comprende adicionalmente: configurar el ecualizador con los parámetros de ponderación para compensar al menos uno del siguiente tipo de distorsión provocada por el filtro paso bajo: distorsión de retardo de grupo, ondulación residual de tensión de paso banda y retardo nominal del componente de amplitud con respecto al componente de fase.

15 13. Un aparato que comprende medios para llevar a cabo el método de acuerdo con cualquier reivindicación anterior 1 a 12.

14. Un producto de programa informático realizado en un medio de distribución legible por un ordenador y que comprende instrucciones de programa que, cuando se cargan en un ordenador, provocan que dicho ordenador ejecute el método de cualquier reivindicación anterior 1 a 12.

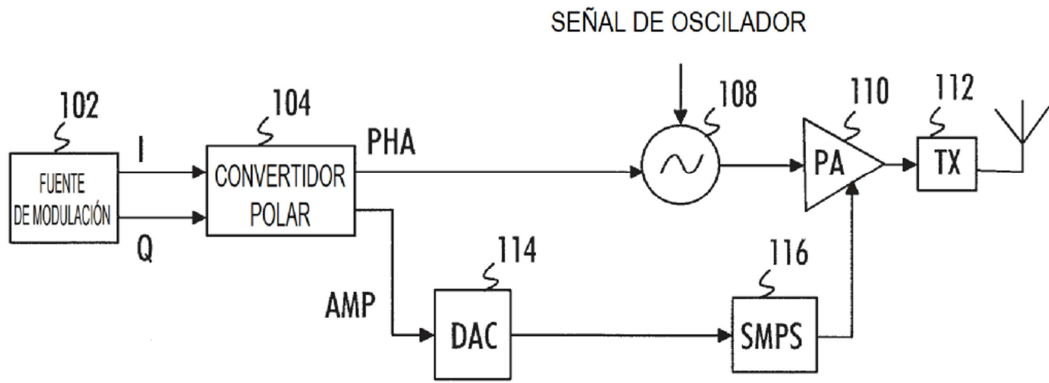


Fig 1

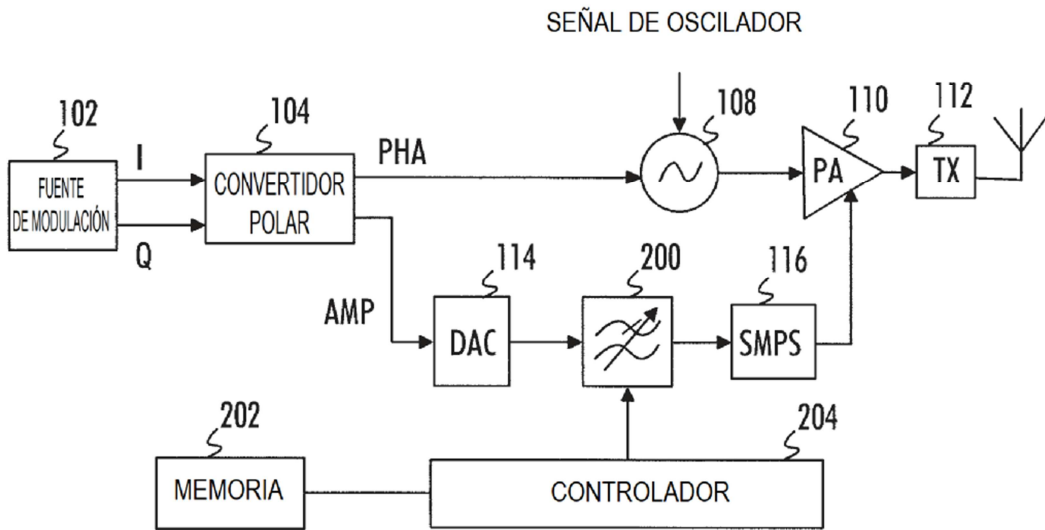


Fig 2

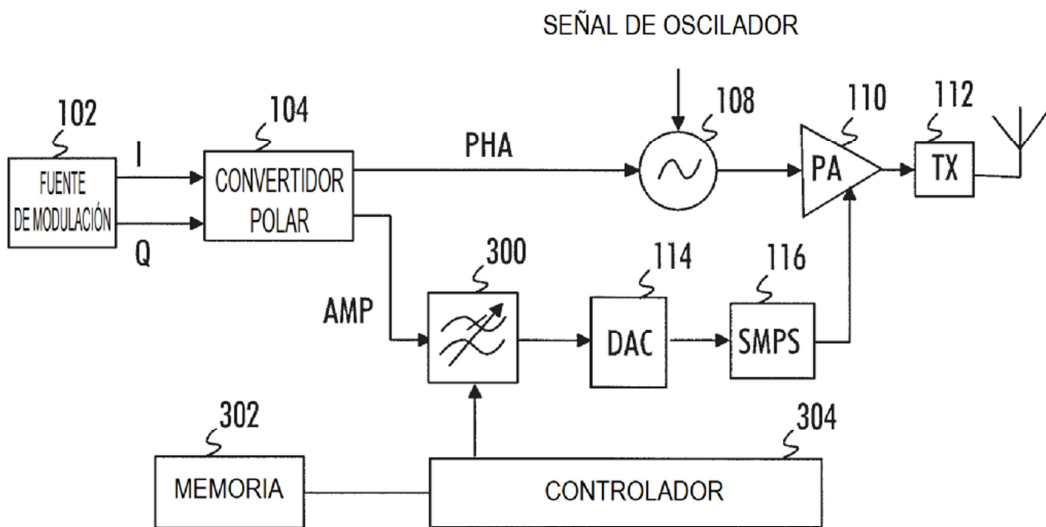


Fig 3

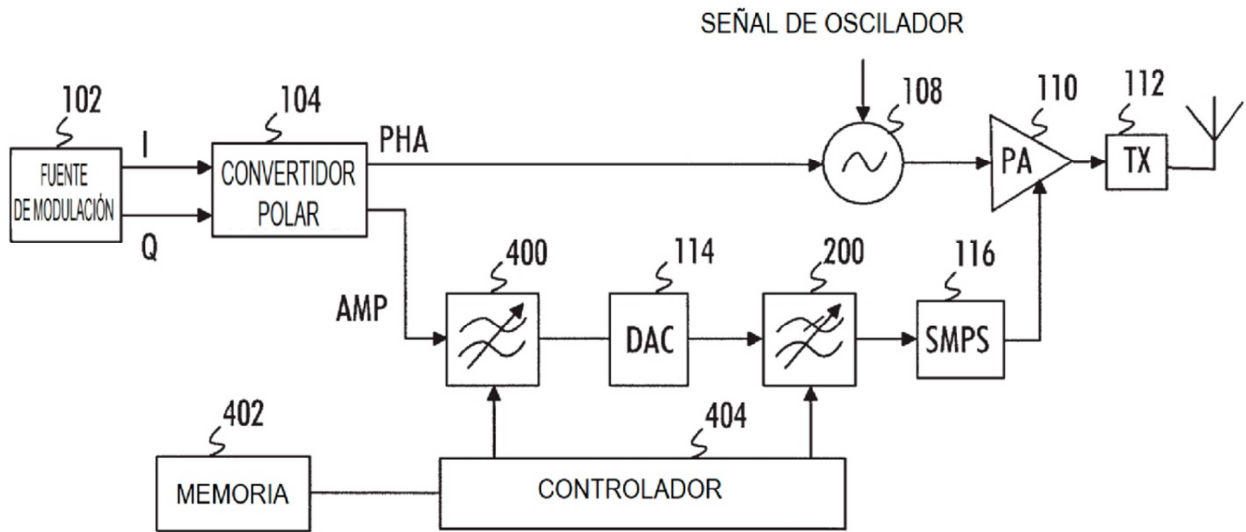


Fig 4

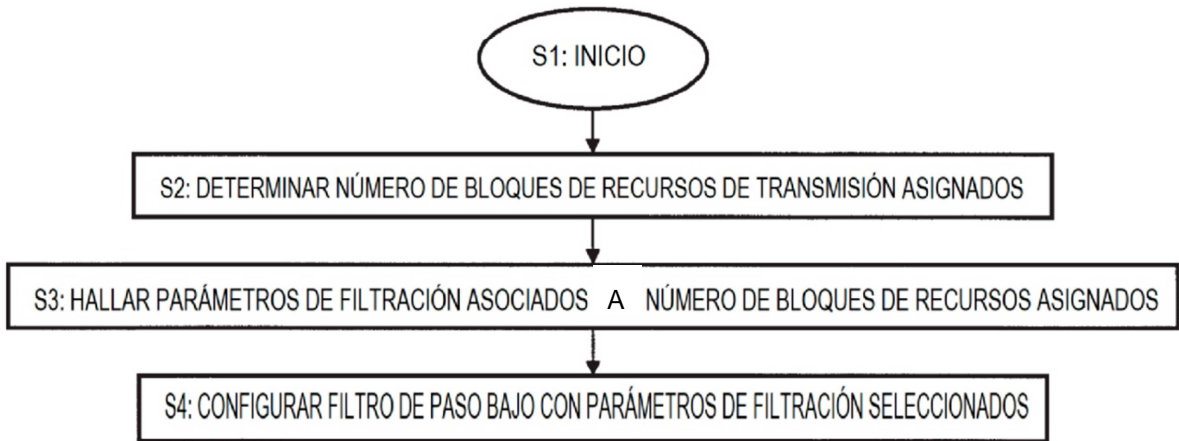


Fig 5

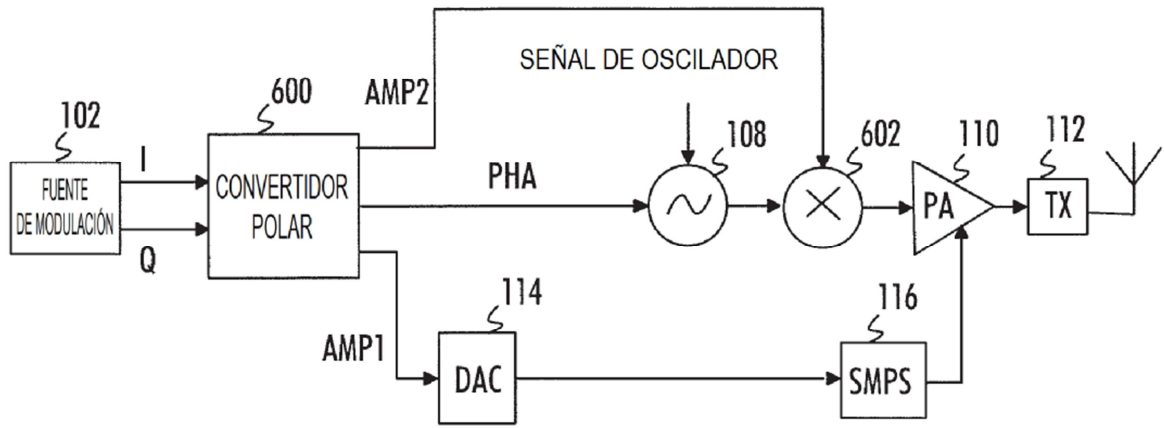


Fig 6

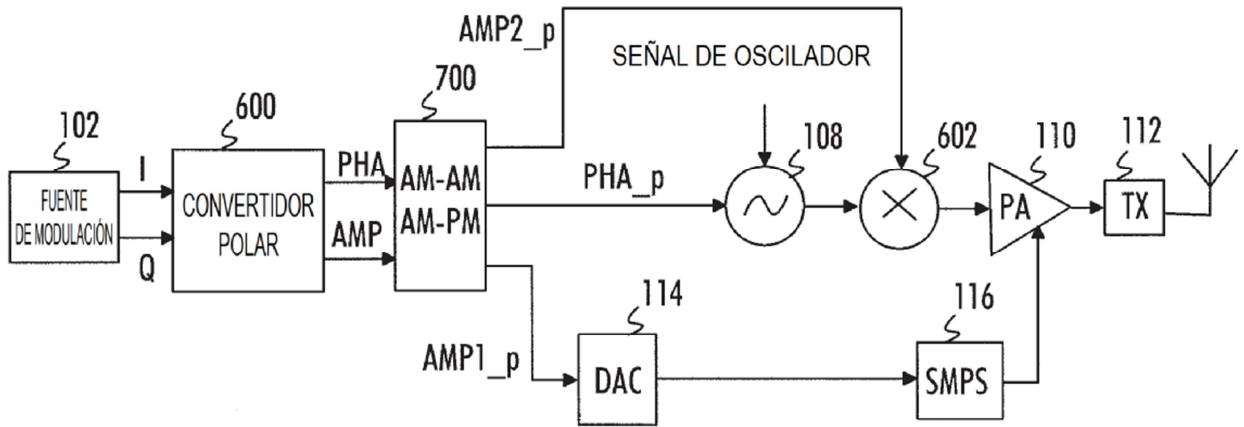


Fig 7

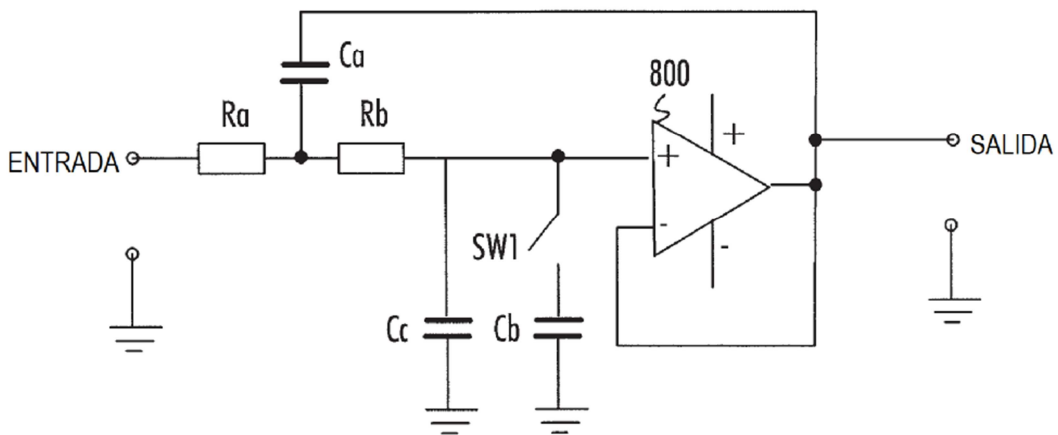


Fig 8